

请注意以下有关 Microchip 器件代码保护功能的要点:

- Microchip 的产品均达到 Microchip 数据手册中所述的技术指标。
- Microchip 确信:在正常使用的情况下, Microchip 系列产品是当今市场上同类产品中最安全的产品之一。
- 目前,仍存在着恶意、甚至是非法破坏代码保护功能的行为。就我们所知,所有这些行为都不是以 Microchip 数据手册中规定的操作规范来使用 Microchip 产品的。这样做的人极可能侵犯了知识产权。
- Microchip 愿与那些注重代码完整性的客户合作。
- Microchip 或任何其他半导体厂商均无法保证其代码的安全性。代码保护并不意味着我们保证产品是 "牢不可破"的。

代码保护功能处于持续发展中。 Microchip 承诺将不断改进产品的代码保护功能。任何试图破坏 Microchip 代码保护功能的行为均可视为违反了《数字器件千年版权法案(Digital Millennium Copyright Act)》。如果这种行为导致他人在未经授权的情况下,能访问您的软件或其他受版权保护的成果,您有权依据该法案提起诉讼,从而制止这种行为。

提供本文档的中文版本仅为了便于理解。 Microchip Technology Inc. 及其分公司和相关公司、各级主管与员工及事 务代理机构对译文中可能存在的任何差错不承担任何责任。建议 参考 Microchip Technology Inc. 的英文原版文档。

本出版物中所述的器件应用信息及其他类似内容仅为您提供便利,它们可能由更新之信息所替代。确保应用符合技术规范,是您自身应负的责任。 Microchip 对这些信息不作任何明示或暗示、书面或口头、法定或其他形式的声明或担保,包括但不限于针对其使用情况、质量、性能、适销性或特定用途的适用性的声明或担保。 Microchip 对因这些信息及使用这些信息而引起的后果不承担任何责任。未经 Microchip 书面批准,不得将 Microchip 的产品用作生命维持系统中的关键组件。在 Microchip 知识产权保护下,不得暗中或以其他方式转让任何许可证。

商标

Microchip 的名称和徽标组合、 Microchip 徽标、 Accuron、dsPIC、 KEELOQ、 microID、 MPLAB、 PIC、 PICmicro、 PICSTART、 PRO MATE、 PowerSmart、 rfPIC 和 SmartShunt 均为 Microchip Technology Inc. 在美国和其他国家或地区的注册商标。

AmpLab、FilterLab、Migratable Memory、MXDEV、MXLAB、PICMASTER、SEEVAL、SmartSensor 和 The Embedded Control Solutions Company 均为 Microchip Technology Inc. 在美国的注册商标。

Analog-for-the-Digital Age、Application Maestro、dsPICDEM、dsPICDEM.net、dsPICworks、ECAN、ECONOMONITOR、FanSense、FlexROM、fuzzyLAB、In-Circuit Serial Programming、ICSP、ICEPIC、Linear Active Thermistor、MPASM、MPLIB、MPLINK、MPSIM、PICkit、PICDEM、PICDEM.net、PICLAB、PICtail、PowerCal、PowerInfo、PowerMate、PowerTool、Real ICE、rfLAB、rfPICDEM、Select Mode、Smart Serial、SmartTel、Total Endurance、UNI/O、WiperLock和Zena均为Microchip Technology Inc. 在美国和其他国家或地区的商标。

SQTP 是 Microchip Technology Inc. 在美国的服务标记。

在此提及的所有其他商标均为各持有公司所有。

© 2005, Microchip Technology Inc. 版权所有。

QUALITY MANAGEMENT SYSTEM

CERTIFIED BY DNV

ISO/TS 16949:2002

Microchip 位于美国亚利桑那州 Chandler 和 Tempe 及位于加利福尼亚州 Mountain View 的全球总部、设计中心和晶侧生产厂均于2003 年10月通过了ISO/TS-16949:2002 质量体系认证。公司在PICmicro® 8 位单片机、KEELO® 跳码器件、串行 EEPROM、单片机外设、非易失性存储器和模拟产品方面的质量体系流程均符合ISO/TS-16949:2002。此外,Microchip 在开发系统的设计和生产方面的质量体系也已通过了ISO 9001:2000 认证。



目录

			_
前 言			1
第1章 简介			
	1.1 栩	私述	. 7
		月用编译器	
	1.	2.1 生成输出文件	. 8
	1.	2.2 显示诊断信息	. 8
	1.	2.3 定义宏	. (
		2.4 选择处理器	
	1.	2.5 选择模式	. 9
第2章 语法说			
		y据类型及数值范围1	1 -
	<u>2</u> .	1.1 整型	11
		1.2 浮点型	
;	2.2 字	空节存储顺序 — Endianness1	12
9		F储类别1	
•		3.1 Overlay	
		3.2 static 型函数参数	
;	2.4 存	F储限定符1	14
	2.	4.1 near/far 数据存储对象	14
	2.	4.2 near/far 程序存储对象	14
	2.	4.3 ram/rom 限定符	14
	2.5 包	1含文件搜索路径1	15
	2.	5.1 系统头文件	15
	2.	5.2 用户头文件	15
;	2.6 预	f定义宏名1	15
;		j ISO 的差异1	
		7.1 整型的提升	
	2.	7.2 数字常量	16
	2.	7.3 字符串常量	16
	2.	7.4 stdio.h 函数	18
	2.8 语	言的扩展1	18
		8.1 匿名结构	
	2.	8.2 行内汇编	19

	2.9	Pragma 伪指令	
		2.9.1 #pragma sectiontype	20
		<pre>2.9.2 #pragma interruptlow fname /</pre>	27
		2.9.3 #pragma tmpdata [section-name]	
		2.9.4 #pragma varlocate bank variable-name	
		#pragma varlocate "section-name" variable-name	33
		2.9.5 #pragma config	
	2.10	针对处理器的头文件	36
	2.11	针对处理器的寄存器定义文件	38
第3章	运行时模型	면 	
	3.1	存储模型	39
	3.2	关于调用的约定	40
		3.2.1 非扩展模式的约定	
		3.2.2 扩展模式约定	
		3.2.3 返回值	
		3.2.4 管理软件堆栈	
	3.3	启动代码	
		3.3.2 定制	
	3.4	编译器管理的资源	
第4章			
<i>7</i> 7 T T	4.1	合并相同的字符串	49
	4.2	转移优化	
	4.3	存储区选择优化	
	4.4	W 寄存器内容跟踪	
	4.5	代码排序	
	4.6	尾部合并	
	4.0	删除执行不到的代码	
	4.8	复制传递	
	4.9	冗余存储删除	
	4.10	删除死代码	
		过程抽象	55
第5章	应用实例		
	5.1	应用程序:使用 LED 和中断的嵌入式 "Hello, World!"程序	
	5.2	应用程序: 创建大数据对象及读写 USART	
	5.3	应用程序: 使用 EEDATA 和多个中断源	67

附录 A COFF 文件格式 A.1 A.1.1 unsigned short f magic......73 A.1.3 unsigned long f timdat.......73 A.1.4 unsigned long f symptr.......73 A.1.6 unsigned short f opthdr73 A.1.7 unsigned short f flags......74 A.2 A.2.1 unsigned short magic74 A.2.3 unsigned long proc type75 struct scnhdr — 段头.......77 A.3.3 unsigned long s scnptr.......78 A.3.8 unsigned long s flags......79 A.4.2 unsigned long r symndx......79 A.4.3 shortr offset......79 A.4.4 unsigned short r type......80 struct syment — 符号表记录......81 A.5.2 unsigned long n value......81 A.5.4 unsigned long n type......82 A.5.6 unsigned charn numaux......83 A.6 struct coff lineno — 行号记录......84 A.6.1 unsigned long 1 srcndx.....84 A.6.2 unsigned short 1 lnno......84 A.6.3 unsigned long l paddr......84 A.6.4 unsigned short 1 flags......84 A.6.5 unsigned long 1 fcnndx......84 struct aux file — 源文件的附加符号表记录......84 A.7.1 unsigned long x offset......84 A.7.2 unsigned long x incline84 A.7.3 unsigned char x flags......85

A.8	struct aux_scn — 段的附加符号表记录	.85 .85
A.9	_	85 .85
A.1	O struct aux_eos — struct/union/enum 结束的附加符号表记录 A.10.1 unsigned long x_tagndx A.10.2 unsigned short x_size	.86
A.1	1 struct aux_fcn — 函数名的附加符号表记录 A.11.1 unsigned long x_tagndx A.11.2 unsigned long x_lnnoptr A.11.3 unsigned long x_endndx A.11.4 short x_actscnum.	.86 .86 .86
A.1.	2 struct aux_fcn_calls — 函数调用的附加符号表记录 A.12.1 unsigned long x_calleendx A.12.2 unsigned long x_is_interrupt	.87
A.1	3 struct aux_arr — 数组的附加符号表记录	.87 .87
A.1	4 s truct aux_eobf — 块或函数结尾的附加符号表记录 A.14.1 unsigned short x_lnno	
A.1	5 struct aux_bobf — 块或函数开头的附加符号表记录	.88
	6 struct aux_var— struct/union/enum 型变量的附加符号表记录A.16.1 unsigned long x_tagndxA.16.2 unsigned short x_size	.88
A.1	7 struct aux_field — 位域的附加记录 A.17.1 unsigned short x_size	
附录 B 采用 ANS B.1		
B.2	标识符	
B.3	字符	
B.4	整型	92
B.5	浮点数	
B.6	数组和指针	
B.7	寄存器	
B.8	结构和联合	93

	B.9	位域	93
	B.10	枚举	94
		Switch 语句	
		预处理伪指令	
WI = •			
附来 C	命令行概法	$\overline{\mathcal{D}}$	
附录 D	MPLAB C	18 诊断	
	D.1	错误	97
	D.2	敬生 言口	109
	D.3	消息	112
附录 E	扩展模式		
	E.1	源代码兼容性	113
		E.1.1 栈帧大小	
		E.1.2 static 型参数	113
		E.1.3 overlay 关键字	113
		E.1.4 行内汇编	114
		E.1.5 预定义宏	114
	E.2	命令行选项差别	115
	E.3	COFF 文件差别	
		E.3.1 一般处理器	
		E.3.2 文件头的 f_flags 字段	115
术语表.			117
索引			123
全球销售	善及服务网	点	128





MPLAB[®] C18 C 编译器 用户指南

前言

客户须知

所有文档均会过时,本文档也不例外。 Microchip 的工具和文档将不断演变以满足客户的需求,因此实际使用中有些对话框和 / 或工具说明可能与本文档所述之内容有所不同。请访问我们的网站(www.microchip.com)获取最新文档。

文档均标记有 "DS"编号。该编号出现在每页底部的页码之前。 DS 编号的命名约定为 "DSXXXXXA",其中 "XXXXX" 为文档编号,"A" 为文档版本。

欲了解开发工具的最新信息,请参考 MPLAB[®] IDE 在线帮助。从 Help (帮助)菜单选择 Topics (主题),打开现有在线帮助文件列表。

简介

本文档论述 MPLAB[®] C18 编译器的技术细节,并讲解 MPLAB C18 编译器的所有功能。这里假定读者已经具备如下基本素质:

- 知道如何编写 C 程序
- 知道如何使用 MPLAB 集成开发环境 (Integrated Development Environment, IDE) 来创建和调试项目
- 已经阅读并理解了所使用单片机的数据手册

文档内容编排

文档内容编排如下:

- 第1章: 简介 提供对 MPLAB C18 编译器的概述以及有关调用编译器的信息。
- 第 2 章: 语法说明 论述 MPLAB C18 编译器与 ANSI 标准的不同之处。
- **第3章 运行时模型** 论述 MPLAB C18 编译器如何利用 PIC18 PICmicro[®] 单片机的资源。
- **第 4 章: 优化** 论述 MPLAB C18 编译器执行的优化功能。
- 第5章: 示例应用程序 给出了几个示例应用程序,并就本用户指南中论述的各主题,对源代码进行了说明。

- 附录 A: COFF 文件格式 详细阐述了 Microchip 的 COFF 格式。
- 附录 B. 采用 ANSI 定义的方式 论述按照 ANSI 标准的要求, MPLAB C18 实现所 定义的执行方式。
- 附录 C: 命令行概述 列出了命令行选项以及论述每个命令行选项的参考章节。
- 附录 D: MPLAB C18 诊断 列出了错误、警告和消息。
- 附录 E: 扩展模式 论述非扩展模式和扩展模式之间的区别。

本指南中使用的约定

本用户指南使用如下文档约定:

文档约定

说明	涵义	示例
Arial 字体:		
斜体字	参考书目	MPLAB [®] IDE User's Guide
Courier New 字体:		
常规 Courier New	示例源代码	#define START
	文件名	autoexec.bat
	文件路径	c:\mcc18\h
	关键字	_asm, _endasm, static
	命令行选项	-Opa+, -Opa-
斜体 Courier New	可变参数	file.o, 其中 file 可以是任意有效的 文件名
0b <i>nnnn</i>	二进制数, n 为其中一位	0b00100,0b10
0xnnnn	十六进制数,其中 n 是一个十 六进制数字	0xffff, 0x007A
方括号[]	可选项	mcc18 [options] file [options]
省略号	代替重复文字	<pre>var_name [, var_name]</pre>
	表示用户提供的代码	<pre>void main (void) { }</pre>
图标:	·	·
Full Version Only	仅完全版软件支持的功能	Version 1.2.5 Selecting the Mode Only

PIC18 参考读物

readme.c18

这个文件随软件提供,包含本文档中可能未提供的最新信息。

PIC18 Configuration Settings Addendum (DS51537)

列出了由 MPLAB C18 C 编译器的 #pragma config 伪指令和 MPASM™ 汇编器的 CONFIG 伪指令所支持的 Microchip PIC18 器件配置位设置。

MPLAB[®] C18 C 编译器入门(DS51295E_CN)

描述如何安装 MPLAB C18 编译器,如何编写简单的程序以及如何在 MPLAB IDE 中使用编译器。

MPLAB[®] C18 C 编译器函数库(DS51297F_CN)

关于 MPLAB C18 函数库和预编译目标文件的参考指南。列出了随 MPLAB C18 C 编译 器提供的所有库函数,并详细描述了这些库函数的使用。

MPLAB® IDE V6.XX 快速入门指南 (DS51281C CN)

描述如何安装 MPLAB IDE 软件,以及如何使用它来创建项目和烧写器件。

MPASM[™] 汇编器、 MPLINK[™] 目标链接器和 MPLIB[™] 目标库管理器用户指南(DS33014J_CN)

讲述如何使用 Microchip PICmicro MCU 汇编器 (MPASM)、链接器 (MPLINK)和库管理器 (MPLIB)。

PICmicro® 18C MCU 系列参考手册 (DS39500A_CN)

重点介绍增强型单片机系列器件。说明了增强型单片机系列的架构和外设模块的工作原理,但没有涉及到每个器件的具体细节。

PIC18 器件数据手册和应用笔记

讲述 PIC18 器件工作和电气特性的数据手册。应用笔记介绍了如何使用 PIC18 器件。要获得上面列出的任何文档,请访问 Microchip 的网站(www.microchip.com),获得 Adobe Acrobat (.pdf)格式的文档。

C语言参考读物

American National Standard for Information Systems – *Programming Language* – *C.* American National Standards Institute (ANSI), 11 West 42nd. Street, New York, New York, 10036.

此标准规定了用 C 语言编写程序的格式,并对 C 程序进行了解释。其目的是提高 C 程序在多种计算机系统上的可移植性、可靠性、可维护性及执行效率。

Harbison, Samuel P. and Steele, Guy L., *C: A Reference Manual,* Fourth Edition. Prentice-Hall, Englewood Cliffs, New Jersey 07632.

详细地讲述了 C 编程语言。这本书是一本权威性的参考手册,它对 C 语言、运行时库以及 C 编程的风格都进行了完整的描述,C 编程强调正确性、可移植性和可维护性。

Huang, Han-Way. PIC[®] Microcontroller: An Introduction to Software & Hardware Interfacing. Thomson Delmar Learning, Clifton Park, New York 12065.

对 Microchip PIC18 单片机系列进行了全面介绍,包括 PIC 单片机外设功能的编程和接口。这本书可用作大学教科书,其中使用了 PIC 单片机汇编语言和 MPLAB C18 C 编译器。

Kernighan, Brian W. and Ritchie, Dennis M. *The C Programming Language*, Second Edition. Prentice Hall, Englewood Cliffs, New Jersey 07632.

对由 ANSI 标准定义的 C 语言进行了简明阐述。对于 C 程序员来说是一本出色的参考书。

Kochan, Steven G. *Programming In ANSI C*, Revised Edition. Hayden Books, Indianapolis, Indiana 46268.

学习 ANSI C 的另一本出色的参考书,用作大学教材。

Peatman, John B. *Embedded Design with the PIC18F452 Microcontroller*, First Edition. Pearson Education, Inc., Upper Saddle River, New Jersey 07458.

重点介绍 Microchip 公司的 PIC18FXXX 系列单片机以及如何编写优化的应用代码。

Van Sickle, Ted. *Programming Microcontrollers in C*, First Edition. LLH Technology Publishing, Eagle Rock, Virginia 24085.

尽管这本书主要讲的是 Motorola 单片机,但其中单片机 C 语言编程的基本原理是很有用的。

其他参考读物

Standards Committee of the IEEE Computer Society – *IEEE Standard for Binary Floating-Point Arithmetic*. The Institute of Electrical and Electronics Engineers, Inc., 345 East 47th Street, New York, New York 10017.

这个标准描述了 MPLAB C18 采用的浮点数格式。

MICROCHIP 网站

Microchip 网站(www.microchip.com)为客户提供在线支持。客户可通过该网站方便 地获取文件和信息。只要使用常用的因特网浏览器即可访问。网站提供以下信息:

- **产品支持**——数据手册和勘误表、应用笔记和样本程序、设计资源、用户指南以及 硬件支持文档、最新的软件版本以及存档软件
- 一般技术支持——常见问题(FAQ)、技术支持请求、在线讨论组以及 Microchip 顾问计划成员名单
- **Microchip 业务** 产品选型和订购指南、最新 Microchip 新闻稿、研讨会和活动安排表、 Microchip 销售办事处、代理商以及工厂代表列表

开发系统变更通知客户服务

Microchip 的客户通知服务有助于客户了解 Microchip 产品的最新信息。注册客户可在他们感兴趣的某个产品系列或开发工具发生变更、更新、发布新版本或勘误表时,收到电子邮件通知。

欲注册,请登录 Microchip 网站 www.microchip.com,点击 "变更通知客户 (Customer Change Notification)"服务并按照注册说明完成注册。

开发系统产品的分类如下:

- **编译器** Microchip C 编译器及其他语言工具的最新信息,包括 MPLAB C18 和 MPLAB C30 C 编译器、 MPASM™ 和 MPLAB ASM30 汇编器、 MPLINK™ 和 MPLAB LINK30 目标链接器,以及 MPLIB™ 和 MPLAB LIB30 目标库管理器。
- **仿真器** Microchip 在线仿真器的最新信息,包括 MPLAB ICE 2000 和 MPLAB ICE 4000。
- 在线调试器——Microchip 在线调试器 MPLAB ICD 2 的最新信息。
- **MPLAB[®] IDE**——关于支持开发系统工具的 Windows[®] 集成开发环境 Microchip MPLAB IDE 的最新信息,主要针对 MPLAB IDE、 MPLAB SIM 模拟器、 MPLAB IDE 项目管理器以及一般编辑和调试功能。
- 编程器 Microchip 编程器的最新信息,包括 MPLAB PM3 和 PRO MATE[®] II 器件编程器以及 PICSTART[®] Plus 和 PICkit[®] 1 开发编程器。

客户支持

Microchip 产品的用户可通过以下渠道获得帮助:

- 代理商或代表
- 当地销售办事处
- 应用工程师 (FAE)
- 技术支持
- 开发系统信息热线

客户应联系其代理商、代表或应用工程师(FAE)寻求支持。当地销售办事处也可为客户提供帮助。本文档后附有销售办事处的联系方式。

也可通过 http://support.microchip.com 获得网上技术支持。



第1章 简介

1.1 概述

MPLAB C18 编译器是适用于 PIC18 PICmicro 单片机 (MCU)的独立而优化的 ANSI C 编译器。仅在 ANSI 标准 X3.159-1989 与高效的 PICmicro 单片机支持有冲突的情况下,此编译器才会与 ANSI 标准有所偏离。此编译器是一个 32 位 Windows[®] 平台应用程序,与 Microchip 的 MPLAB IDE 完全兼容,它允许使用 MPLAB ICE 在线仿真器、MPLAB ICD 2 在线调试器或 MPLAB SIM 软件模拟器进行源代码级调试。

MPLAB C18 编译器有以下特点:

- 与 ANSI '89 兼容
- 能集成到 MPLAB IDE, 便于进行项目管理和源代码级调试
- 能生成可重定位的目标模块,增强代码的重用性
- 与由 MPASM 汇编器生成的目标模块兼容,允许在同一个项目中自由地进行汇编语言和 C 语言的混合编程
- 对外部存储器的读/写访问是透明的
- 当需要进行实时控制时能很好地支持行内汇编
- 具有多级优化的高效代码生成引擎
- 拥有广泛的库支持,包括 PWM、SPI、I²C™、UART、USART、字符串操作和数 学函数库
- 用户能对数据和代码的存储空间分配进行完全控制

1.2 调用编译器

《MPLAB® C18 C 编译器入门》(DS51295E_CN)描述了如何在 MPLAB IDE 中使用 C18 编译器。也可以通过命令行调用编译器,命令行用法如下:

mcc18 [options] file [options]

可以指定一个源文件和任意个命令行选项。--help 命令行选项列出编译器接受的所有命令行选项。-verbose 命令行选项使编译器在编译结束时显示版本号以及错误、警告和消息的总数等信息。

1.2.1 生成输出文件

默认情况下,编译器会生成一个名为 file.o 的输出目标文件,其中, file是在命令行上指定的源文件名,不包括扩展名。可通过-fo 命令行选项改变输出目标文件名。例如:

mcc18 -fo bar.o foo.c

如果源文件有错误,那么编译器会生成一个名为 file.err 的错误文件,其中,file 是在命令行上指定的源文件名,不包括扩展名。可通过-fe 命令行选项改变错误文件名。例如:

mcc18 -fe bar.err foo.c

1.2.2 显示诊断信息

诊断信息可通过-w和-nw命令行选项控制。-w命令行选项设置警告诊断的级别(1、2或3)。表 1-1列出了警告诊断的级别以及所表示的诊断类型。-nw命令行选项禁止特定的消息(附录 D"MPLAB C18诊断"或--help-message-list命令行选项列出由编译器生成的所有消息)。使用--help-message-all命令行选项,可得到关于所有消息的帮助。若要获得关于某个特定诊断的帮助,可使用--help-message命令行选项。例如:

mcc18 --help-message=2068

会显示以下结果:

2068: obsolete use of implicit 'int' detected.

The ANSI standard allows a variable to be declared without a base type being specified, e.g., "extern x;", in which case a base type of 'int' is implied. This usage is deprecated by the standard as obsolete, and therefore a diagnostic is issued to that effect.

表 1-1: 警告级别

警告级别	所表示的诊断		
1	错误 (致命的和非致命的)		
2	级别 1 加警告		
3	级别 2 加消息		

1.2.3 定义宏

-D 命令行选项允许定义宏。可以用如下两种方式之一指定-D 命令行选项: -Dname 或 -Dname=value。-Dname定义宏名为name并设定其值为1; -Dname=value定义宏名为 name 并设定其值为 value。例如:

mcc18 -DMODE

定义了宏 MODE, 其值为 1, 而:

mcc18 -DMODE=2

定义宏 MODE 的值为 2。

使用-D命令行选项的一个例子是条件编译,例如:

#if MODE == 1
 x = 5;
#elif MODE == 2
 x = 6;
#else
 x = 7;
#endif

1.2.4 选择处理器

默认情况下, MPLAB C18 针对一般的 PIC18 PICmicro 单片机编译应用程序。可以利用-pprocessor 命令行选项指定为某个特定的处理器生成目标文件,其中 processor 指定要使用的处理器型号。例如,要生成仅供 PIC18F452 使用的目标文件,应该使用命令行选项-p18f452。命令行选项-p18cxx 明确指定针对一般的 PIC18 单片机编译源文件。



1.2.5 选择模式

编译器可工作在如下两种不同的工作模式:扩展模式¹和非扩展模式。工作在扩展模式时,编译器使用扩展指令(即 ADDFSR、ADDULNK、CALLW、MOVSF、MOVSS、PUSHL、SUBFSR 和 SUBULNK)和立即数变址寻址,这种寻址方式通常需要较少的指令来访问基于堆栈的变量(因此占用较小的程序存储空间)。工作在非扩展模式时,编译器不使用扩展指令或立即数变址寻址。——extended 和——no—extended 命令行选项告知编译器工作模式。当指定——extended 命令行选项时,编译器要求用—p选项选择的处理器支持扩展指令集,或者在为一般的 PIC18 单片机编译应用程序(参见第 1.2.4 节 "选择处理器")。可将——no—extended 命令行选项用于任何 PIC18 单片机,包括一般的单片机。如果在命令行中既不指定——extended 也不指定——no—extended 命令行选项,编译器将工作在非扩展模式,而与所选择的处理器无关。表 1-2 概括了基于所指定命令行选项的编译器工作模式。

^{1.} 当演示版过期时,编译器不能工作在扩展模式。

表 1-2: 模式选择

	-p extended	-p no-extended	-р18схх	不指定 编译器
extended	扩展	错误	扩展	扩展
no-extended	非扩展	非扩展	非扩展	非扩展
不指定	非扩展	非扩展	非扩展	非扩展

注: 如果使用 mcc18 --help 调用编译器,将显示关于编译器工作在非扩展模式的帮助;但是,当编译器工作在非扩展模式时,不是所有的命令行选项都有效。要查看关于编译器工作在扩展模式时的帮助,应该使用命令行选项 mcc18 --extended --help。

注: 其他命令行选项将在本用户指南的后面部分中论述,在**附录 C"命令行概述"**中可以找到对所有命令行选项的概括。



第2章 语法说明

2.1 数据类型及数值范围

2.1.1 整型

MPLAB C18 编译器支持由 ANSI 定义的标准整型。标准整型的数值范围如表 2-1 所示。另外, MPLAB C18 还支持 24 位整型 short long int(或 long short int),分为有符号和无符号两种类型。表 2-1 也列出了 24 位整型的数值范围。

表 2-1: 整型数据的长度及数值范围

类型	长度	最小值	最大值
char ^(1,2)	8位	-128	127
signed char	8位	-128	127
unsigned char	8位	0	255
int	16 位	-32,768	32,767
unsigned int	16 位	0	65535
short	16 位	-32,768	32,767
unsigned short	16 位	0	65,535
short long	24 位	-8,388,608	8,388,607
unsigned short long	24 位	0	16,777,215
long	32 位	-2,147,483,648	2,147,483,647
unsigned long	32 位	0	4,294,967,295

注 1: 若 char 前没有符号说明,则默认为有符号型。

2.1.2 浮点型

对 MPLAB C18 来说, double 或 float 数据类型都是 32 位浮点型。 MPLAB C18 利用 IEEE 754 浮点型标准表示浮点类型。表 2-2 列出了浮点型数据的数值范围。

表 2-2: 浮点型数据的长度及数值范围

类型	长度	最小指数	最大指数	规格化的最小值	规格化的最大值
float	32 位	-126	128	$2^{-126} \approx 1.17549435e - 38$	$2^{128} * (2-2^{-15}) \approx 6.80564693e + 38$
double	32 位	-126	128	$2^{-126} \approx 1.17549435e - 38$	$2^{128} * (2-2^{-15}) \approx 6.80564693e + 38$

^{2:} 可通过-k 命令行选项使无符号说明的 char 默认为无符号型。

2.2 字节存储顺序 — ENDIANNESS

Endianness 指多字节数据中的字节存储顺序。 MPLAB C18 采用低字节低地址 (little-endian) 格式存储数据,低字节存储在较低地址中 (即数据是按"低字节先存"的方式存储的)。例如:

#pragma idata test=0x0200
long l=0xAABBCCDD;

数据在存储器中的存放结果如下:

地址	0x0200	0x0201	0x0202	0x0203
内容	0xDD	0xCC	0xBB	0xAA

2.3 存储类别

MPLAB C18 支持 ANSI 标准的存储类别 (auto、extern、register、static 和 typedef)。

2.3.1 Overlay

MPLAB C18 编译器引入了 overlay (重叠) 存储类别,仅当编译器工作在非扩展模式 (参见**第 1.2.5 节 "选择模式"**) 时才使用此存储类别。 overlay 存储类别可用于局部变量 (但不能用于形式参数、函数定义或全局变量)。 overlay 存储类别将相关变量分配到一个特定于函数的静态重叠存储区。这种变量是静态分配存储空间的,但每次进入函数时都要被初始化。例如:

```
void f (void)
{
  overlay int x = 5;
  x++;
}
```

尽管x的存储空间是静态分配的,x在每次进入函数时都会被初始化为x5。如果没有初始化,那么进入函数时其值是不确定的。

MPLINK 链接器将使确保不会同时运行的函数中定义为 overlay 的局部变量共享存储空间。例如,在下面的函数中:

```
int f (void)
{
  overlay int x = 1;
  return x;
}

int g (void)
{
  overlay int y = 2;
  return y;
}
```

如果 f 和 g 永远不会同时运行,则 x 和 y 共享相同的存储空间。但是,在下面的函数中:

```
int f (void)
{
  overlay int x = 1;
  return x;
}
int g (void)
{
  overlay int y = 2;
  y = f ();
  return y;
}
```

由于 f 和 g 可能会同时运行,x 和 y 不能共享相同的存储空间。使用 overlay 局部 变量的优点是,其存储空间是静态分配的,也就是说,在一般情况下,存取这种变量 所需要的指令较少(因此所生成代码占用的程序存储空间也较小)。同时,由于一些 变量可以共享相同的存储空间,这些变量所需分配的总的数据存储空间比定义为 static 时要小。

如果 MPLINK 链接器检测到包含 overlay 局部变量的递归函数,就会发出错误并中止编译。如果 MPLINK 链接器检测到,在任意模块中有通过指针进行的函数调用,在任意模块(不一定和上述模块是同一模块)中有存储类别为 overlay 的局部变量,就会发出错误并中止编译。

局部变量默认的存储类别是 auto。可以使用关键字 static 或 overlay 显式地定义存储类别,或使用-scs(static 局部变量)或-sco(overlay 局部变量)命令行选项隐式地定义存储类别。为保持完整性, MPLAB C18 也支持-sca 命令行选项,该选项允许把局部变量的存储类别显式地定义为 auto 型。

2.3.2 static 型函数参数

函数参数的存储类别可以是 auto 型或 static 型。 auto 型参数存放在软件堆栈中,允许重入。 static 型参数是全局分配存储空间的,允许直接访问,通常所需代码较少。 static 型参数仅当编译器工作在非扩展模式(参见**第 1.2.5 节 "选择模式"**)时有效。

函数参数默认的存储类别是 auto 型。可以使用关键字 static 显式地定义存储类别或使用-scs 命令行选项隐式地定义存储类别。-sco 命令行选项也可以隐式地把函数参数的存储类别改变为 static 型。

2.4 存储限定符

除 ANSI 标准的存储限定符(const 和 volatile)外, MPLAB C18 编译器还引入了 far、near、rom 和 ram 存储限定符。在语句构成上,这些新限定符与标识符之间的约束关系与 ANSI C 中 const 和 volatile 限定符与标识符的关系相同。表 2-3表明,定义对象时所指定的存储限定符决定了对象在存储器中的位置。对于一个没有用显式的存储限定符定义的对象,其默认的存储限定符是 far 和 ram。

表 2-3: 存储限定符指定对象在存储器中的位置

	rom	ram
far	程序存储器中的任何位置	数据存储器中的任何位置 (默认)
near	在程序存储器中的地址小于 64K	存取存储区

2.4.1 near/far 数据存储对象

far 限定符表示变量存储在数据存储器的存储区中,访问这一变量之前需要存储区切换指令。 near 限定符表示变量存储在快速存取 RAM 中。

2.4.2 near/far 程序存储对象

far 限定符表示变量可以位于程序存储器中的任何位置,或者,如果是一个指针变量,那么它能访问 64K 或者更大的程序存储空间。 near 限定符表示变量只能位于地址小于 64K 的程序存储空间,或者,如果是一个指针变量,那么它只能访问不超过 64K 的程序存储空间。

2.4.3 ram/rom 限定符

因为 PICmicro 单片机使用独立的程序存储器和数据存储器地址总线,所以 MPLAB C18 需要一些扩展来区分数据是位于程序存储器还是位于数据存储器。 ANSI/ISO C 标准允许代码和数据位于不同的地址空间,但并不足以定位代码空间中的数据。为此,MPLAB C18 引入了 rom 和 ram 限定符。rom 限定符表示对象位于程序存储器中,而 ram 限定符表示对象位于数据存储器中。

指针既可以指向数据存储器(ram 指针),也可以指向程序存储器(rom 指针)。一般将指针视为 ram 指针,除非定义为 rom。指针的长度取决于指针的类型,如表 2-4 所示。

注: 写入一个 rom 变量时,编译器使用 TBLWT 指令;但可能还需要根据所使用的存储器类型编写附加的应用代码。详情请参阅数据手册。

表 2-4: 指针长度

指针类型	例子	长度
数据存储器指针	char * dmp;	16 位
Near 程序存储器指针	rom near char * npmp;	16 位
Far 程序存储器指针	rom far char * fpmp;	24 位

2.5 包含文件搜索路径

2.5.1 系统头文件

在 MCC_INCLUDE 环境变量中指定的路径和由-I 命令行选项指定的目录中搜索用 #include <filename> 包含的源文件。MCC_INCLUDE 环境变量和-I 值都是由分号 界定的搜索目录列表。如果被包含的文件在 MCC_INCLUDE 环境变量列出的目录和-I 命令行选项列出的目录中都存在,那么将从由-I 命令行选项列出的目录中包含此文件,而忽略 MCC_INCLUDE 环境变量列出的目录。

2.5.2 用户头文件

先在引用被包含文件的源文件所在目录中搜索用 #include "filename" 包含的源文件。如果找不到,则采用搜索系统头文件的方式搜索此文件 (参见**第 2.5.1 节 "系统头文件"**)。

2.6 预定义宏名

除了标准的预定义宏名外,MPLAB C18 还提供了如下预定义宏:

__18CXX 常数 1,用来表明使用的是 MPLAB C18 编译器。
__PROCESSOR 如果是为某个处理器进行编译的话,则相应的值为常数 1。例如,如果是用-p18c452 命令行选项编译,那么 __18c452 为常数 1。如果是用-p18f258 命令行选项编译,那么 __18F258 为常数 1。
__SMALL__ 若是用-ms 命令行选项编译,为常数 1。
__LARGE__ 若是用-ml 命令行选项编译,为常数 1。
__TRADITIONAL18__ 如果使用非扩展模式(参见第 2.5.1 节 "系统头文件"),为常数 1。
EXTENDED18 如果使用扩展模式(参见第 2.5.1 节 "系统头文件"),为常数 1。

2.7 与 ISO 的差异

2.7.1 整型的提升

根据 ISO 的要求,所有算术运算都以 int 精度或更高精度进行。在默认情况下,MPLAB C18 的算术运算以最大操作数的长度进行,即使两个操作数长度都小于 int 也不例外。可通过-Oi 命令行选项设定按 ISO 标准进行运算。例如:

unsigned char a, b;
unsigned i;

a = b = 0x80;

i = a + b; /* ISO requires that i == 0x100, but in C18 i == 0 */

注意,常数也存在同样的差异。为常数选择的类型是所有合适的类型中长度最小的类型,所谓合适的类型指能无溢出地表示常数值的类型。

例如:

2.7.2 数字常量

MPLAB C18 支持指定十六进制 (0x) 和八进制 (0) 值的标准前缀,另外还支持用前缀 0b 来指定二进制值。例如,数值 237 可以表示为二进制常数 0b11101101。

2.7.3 字符串常量

程序存储器中的数据主要是静态字符串。为此,MPLAB C18 自动把所有字符串常量存放在程序存储器中。这种类型的字符串常量是 "位于程序存储器的 char 数组"(const rom char [])。.stringtable 段是一个包含所有常量字符串的romdata(参见**第 2.9.1 节 "#pragma sectiontype"**)段。例如,如下的字符串"hello"将被置于.stringtable 段:

```
strcmppgm2ram (Foo, "hello");
```

由于常量字符串存放在程序存储器中,所以标准字符串处理函数有多种形式。例如, strcpy 函数就有四种形式,允许把数据存储器或程序存储器中的字符串拷贝到数据 存储器或程序存储器:

```
/*
 * Copy string s2 in data memory to string s1 in data memory
 */
char *strcpy (auto char *s1, auto const char *s2);

/*
 * Copy string s2 in program memory to string s1 in data
 * memory
 */
char *strcpypgm2ram (auto char *s1, auto const rom char *s2);

/*
 * Copy string s2 in data memory to string s1 in program
 * memory
 */
rom char *strcpyram2pgm (auto rom char *s1, auto const char *s2);

/*
 * Copy string s2 in program memory to string s1 in program
 * memory
 */
rom char *strcpypgm2pgm (auto rom char *s1,
 auto const rom char *s2);

auto const rom char *s2);
```

当使用 MPLAB C18 时,程序存储器中的一个字符串表可以定义为:

table 定义为一个由四个字符串组成的数组,每个字符串的长度为 20 个字符,所以在程序存储器中占据 80 个字节。 table2 定义为一个指向程序存储器的指针数组。 * 后面的 rom 限定符表示把指针数组也存放在程序存储器中。 table2 中的所有字符串长度均为 9 个字节,而数组有 4 个元素,所以 table2 在程序存储器中共占用了(9*4+4*2)= 44 个字节。然而,对 table2 的存取可能会比对 table 的存取效率要低,这是由于指针需要附加的间接寻址指令。

MPLAB C18 独立地址空间的一个重要影响是指向程序存储器中数据的指针与指向数据存储器中数据的指针不兼容。只有当两种指针指向兼容类型的对象,而且指向的对象位于相同的地址空间时,两种指针才会兼容。例如,一个指向程序存储器中字符串的指针与一个指向数据存储器中字符串的指针是不兼容的,因为它们指向不同的地址空间。

把一个字符串从程序存储器拷贝到数据存储器的函数可以这样编写:

```
void str2ram(static char *dest, static char rom *src)
{
  while ((*dest++ = *src++) != '\0')
  ;
}
```

下面的代码利用 PICmicro 单片机 C 库函数把一个位于程序存储器的字符串送到 PIC18C452 的 USART。库函数 putsUSART (const char *str) 用来把字符串送到 USART,它把指向一个字符串的指针作为其参数,但是此字符串必须位于数据存储器中。

```
rom char mystring[] = "Send me to the USART";
void foo( void )
  char strbuffer[21];
  str2ram (strbuffer, mystring);
  putsUSART (strbuffer);
另一种方法是,可以把库函数修改为从程序存储器中读字符串。
/*
* The only changes required to the library routine are to
 * change the name so the new routine does not conflict with
 * the original routine and to add the rom qualifier to the
 * parameter.
void putsUSART rom( static const rom char *data )
  /* Send characters up to the null */
  do
   while (BusyUSART())
     ;
   /* Write a byte to the USART */
   putcUSART (*data);
  } while (*data++);
```

2.7.4 stdio.h 函数

stdio.h中定义的输出函数与ANSI定义的函数形式有所不同,这主要体现在以下几个方面:程序存储器中的数据、浮点型格式支持和MPLAB C18 的特定扩展。

函数 puts 和 fputs 要求输出字符串存储在程序存储器中。函数 vsprintf、vprintf、sprintf、printf、fprintf 和 vfprintf 要求格式字符串存储在程序存储器中。

函数 vsprintf、vprintf、sprintf、printf、fprintf 和 vfprintf 不支持 浮点型转换说明符。

MPLAB C18 对 24 位数据和程序存储器中数据的特定扩展,在《*MPLAB® C18 C 编译 器函数库》*的第 4.7 节中说明。

2.8 语言的扩展

2.8.1 匿名结构

MPLAB C18 支持联合内的匿名结构。匿名结构有以下形式:

```
struct { member-list };
```

匿名结构定义未命名的对象。匿名结构的成员名不能与定义此匿名结构的作用域内其他名称相同。在此作用域内,可以直接使用成员而无需使用通常的成员访问语法。

例如:

定义了对象或指针的结构不是匿名结构。例如:

```
union foo
{
    struct
    {
        int a;
        int b;
    } f, *ptr;
    char c;
} bar;
char c:
...
bar.a = c;    /* error */
bar.ptr->a = c; /* ok */
```

对 bar.a 的赋值是非法的,因为此成员名与任何特定的对象都没有关联。

2.8.2 行内汇编

MPLAB C18 提供了一个内部汇编器,它使用和 MPASM 汇编器相似的语法。汇编代码 块必须以 asm 开头,以 endasm 结尾。其语法如下:

[label:] [<instruction> [arg1[, arg2[, arg3]]]] 内部汇编器与 MPASM 汇编器的差别如下:

- 不支持伪指令
- 注释必须使用 C 或 C++ 符号
- 表格读 / 写必须使用全文本助记符, 即:
 - TBLRD
 - TBLRDPOSTDEC
 - TBLRDPOSTINC
 - TBLRDPREINC
 - TBLWT
 - TBLWTPOSTDEC
 - TBLWTPOSTINC
 - TBLWTPREINC
- 没有默认的指令操作数 必须完整地指定所有操作数
- 默认的数制是十进制。
- 使用 C 的数制符号表示常数,而不是 MPASM 汇编器的符号。例如,一个十六进制数应表示为 0x1234,而不是 H'1234'。
- 标号必须包含冒号
- 不支持变址寻址语法 (即 []) 必须指定立即数和访问位 (例如指定为 CLRF 2,0,而不是 CLRF [2])

例如:

一般情况下,建议尽量少使用行内汇编。编译器不会优化任何包含行内汇编的函数。如果要编写大段的汇编代码,应使用 MPASM 汇编器,并用 MPLINK 链接器把汇编模块链接到 C 模块。

2.9 PRAGMA 伪指令

2.9.1 #pragma sectiontype

段声明 pragma 伪指令将当前段更改为 MPLAB C18 分配相关类型的信息的段。 段是位于特定存储器地址的应用程序的一部分。段可以包含代码或数据,可以位于程 序存储器或数据存储器中。对于每种存储器,都有两种段类型。

- 程序存储器
 - code 包含可执行指令
 - **romdata** 包含变量和常量
- 数据存储器
 - udata- 包含静态分配的未初始化用户变量
 - idata-包含静态分配的已初始化用户变量

段分为绝对的、已分配的或未分配的。绝对段是指通过段声明 pragma 伪指令的 =address 明确赋予了地址的段。已分配段是指已通过链接器描述文件中的 SECTION 伪指令分配到某个特定段的段。未分配段既不属于绝对段,也不属于已分配段。

2.9.1.1 语法

段伪指令:

2.9.1.2 段内容

code 段包含可执行的内容,位于程序存储器中。 romdata 段包含分配到程序存储器的数据(一般是用 rom 限定符定义的变量)。若需要有关 romdata 用法(例如存储器映射外设)的更多信息,请参阅《*MPASM™ 汇编器、MPLINK™ 目标链接器和MPLIB™ 目标库管理器用户指南 》*(DS33014J_CN)。udata 段包含静态分配到数据存储器的未初始化全局数据。 idata 段包含静态分配到数据存储器的已初始化全局数据。

表 2-5 列出了下例中的每个对象位于哪个段中:

```
rom int ri;
rom char rc = 'A';
int ui;
char uc;
int ii = 0;
char ic = 'A';
void foobar (void)
 static rom int foobar_ri;
 static rom char foobar rc = 'Z';
}
void foo (void)
 static int foo_ui;
 static char foo uc;
void bar (void)
 static int bar ii = 5;
 static char bar ic = 'Z';
}
```

表 2-5: 对象的段位置

对象	位置
ri	romdata
rc	romdata
foobar_ri	romdata
foobar_rc	romdata
ui	udata
uc	udata
foo_ui	udata
foo_uc	udata
ii	idata
ic	idata
bar_ii	idata
bar_ic	idata
foo	code
bar	code
foobar	code

2.9.1.3 默认段

在 MPLAB C18 中,每种段类型都存在默认段 (见表 2-6)。

表 2-6: 默认段名

段类型	默认名称
code	.code_filename
romdata	.romdata_filename
udata	.udata_filename
idata	.idata_filename

注: filename 是所生成目标文件的名称。例如, "mcc18 foo.c -fo=foo.o"将生成一个目标文件,默认代码段名为

".code foo.o".

指定一个先前声明过的段名将使 MPLAB C18 重新把相关类型的数据分配到指定的段。 段属性必须与先前的声明一致,否则会产生错误 (请参见**附录 D "MPLAB C18 诊断"**)。

不带段名的段 pragma 伪指令把相关类型的数据分配到当前模块的默认段。例如:

```
/*
 * The following statement changes the current code
 * section to the absolute section high_vector
 */
#pragma code high_vector=0x08
...
/*
 * The following statement returns to the default code
 * section
 */
#pragma code
```

MPLAB C18 编译器开始编译一个源文件时,初始化的数据和未初始化的数据都有默认数据段。这些默认段位于快速存取 RAM 或非快速存取 RAM 中,这取决于是否使用了-Oa+选项调用编译器。仅当编译器工作在非扩展模式(参见**第 1.2.5 节 "选择模式"**)时才使用-Oa+命令行选项。当在源代码中遇到一个

#pragma idata [access] name 伪指令时,当前未初始化数据段的名称就成为 name,它位于快速存取 RAM 或非快速存取 RAM 中,这取决于是否指定了可选的 access 属性。对于当前已初始化数据段,当遇到一个 #pragma idata [access] name 伪指令时,与上述情况相同。

当对象定义中有显式的初始化时,对象被放入当前已初始化数据段中。当对象定义中没有显式的初始化时,对象被放入当前未初始化数据段中。例如,在以下的代码片段中, i 将放入当前已初始化数据段中,而 u 将被放在当前未初始化数据段中。

```
int i = 5;
int u;

void main(void)
{
    ...
}
```

如果对象的定义有显式的 far 限定符 (参见**第 2.4 节 "存储限定符"**),对象存放在非存取存储区。类似地,显式的 near 限定符 (参见**第 2.4 节 "存储限定符"**)告知编译器对象位于存取存储区。如果对象的定义既没有 near 限定符也没有 far 限定符,则编译器将查看是否在命令行中指定了-Oa+选项。

2.9.1.4 保留段名

表 2-7 列出了供编译器使用保留的段名。

表 2-7: 保留段名

段名	用途
_entry_scn	包含到启动代码的跳转。位于 RESET 向量处。
_startup_scn	包含启动代码,启动代码将调用应用程序的 main()函数。
_cinit_scn	包含进行数据初始化的启动函数。
.cinit	包含程序存储器中未初始化数据的一份拷贝,启动代码用这个拷贝来进行初始化。
MATH_DATA	包含数学库函数使用的参数、返回值和临时地址。
.tmpdata	包含非中断服务程序的编译器临时变量。
<pre>isr_tmp</pre>	包含中断服务程序 isr 的编译器临时变量 (参见 第 2.9.2 节 "#pragma interruptlow fname / #pragma interrupt fname")。
.stringtable	包含所有常量字符串 (参见第 2.7.3 节 "字符串常量")。
.code_filename	默认情况下,包含文件 filename 的可执行内容。

表 2-7: 保留段名 (续)

段名	用途
.idata_filename	默认情况下,包含文件 filename 的已初始化数据。
.udata_filename	默认情况下,包含文件 filename 的未初始化数据。
.romdata_filename	默认情况下,包含文件 filename 分配到程序存储器中的数据。
.config_address_filename	包含为给定 address 和 filename 指定的配置设置。
.stack	包含软件堆栈。
CTYPE	包含字符分类函数 (参见 《MPLAB® C18 C 编译器函数 库》)的可执行内容。
D100TCYXCODE	包含库函数 Delay100TCYx(参见 《MPLAB® C18 C 编译器函数库》)。
D10KTCYXCODE	包含库函数 Delay10KTCYx(参见 《MPLAB® C18 C 编译器函数库》)。
D10TCYXCODE	包含库函数 Delay10TCYx(参见 《MPLAB® C18 C 编译器函数库》)。
D1KTCYXCODE	包含库函数 Delay1KTCYx (参见 《MPLAB® C18 C 编译器函数库》)。
DELAYDAT1	包含某些延时函数(参见 《MPLAB® C18 C 编译器函数 库》)使用的未初始化数据。
DELAYDAT2	包含某些延时函数(参见 《MPLAB® C18 C 编译器函数 库》)使用的未初始化数据。
PROG	包含数学函数库(参见 《MPLAB® C18 C 编译器函数 库》)的可执行内容。
SEED_DATA	包含 rand 和 srand 函数使用的已初始化数据 (参见 《MPLAB [®] C18 C 编译器函数库》)。
SFR_BANKED*	包含位于分区 RAM 中的特殊功能寄存器 (SFR)。
SFR_UNBANKED*	包含位于快速存取 RAM 中的特殊功能寄存器。
STDIO	包含标准函数库输出函数中的外设输出函数的可执行内容。
STDLIB	包含数据转换函数 (参见 《MPLAB® C18 C 编译器函数 库》)。的可执行内容
STRING	包含存储器和字符串操作函数 (参见 《MPLAB® C18 C 编译器函数库》)。
UARTCODE	包含软件 UART 函数 (参见 <i>《MPLAB[®] C18 C 编译器函数 库》</i>)。的可执行内容
UARTDATA	包含软件 UART 函数 (参见 《 $MPLAB$ ® C18 C 编译器函数 F 》)。使用的未初始化数据。

^{*} 代表通配符。

2.9.1.5 段属性

#pragma sectiontype 伪指令可以选择包含两种段属性 — access 或 overlay。

2.9.1.5.1 access

access 属性告知编译器把指定的段放入数据存储器的存取区中(参见器件数据手册或《*PICmicro[®] 18C MCU 系列参考手册》*(DS39500A_CN),以获得更多关于存取数据存储区的信息)。

带有 access 属性的数据段将放入在链接器描述文件中定义为 ACCESSBANK 的存储区。这些存储区可以通过指令的存取位来访问,也就是说,不需要选择存储区(参见器件数据手册)。 access 段中的变量必须用 near 关键字定义。例如:

```
#pragma udata access my_access
/* all accesses to these will be unbanked */
near unsigned char av1, av2;
```

2.9.1.5.2 overlay

overlay 属性允许其他段与此段位于相同的物理地址。通过把变量放入相同的存储单元可节约存储空间 (只要两个变量不会被同时使用)。overlay 属性可与 access 属性一起使用。

若要使两个段共享相同的存储空间,必须满足如下四个条件:

- 1. 两个段必须位于不同的源文件中。
- 2. 两个段必须有相同的名称。
- 3. 如其中一个段已指定 access 属性,那么也必须对另一个段指定 access 属性。
- 4. 如果其中一个段已指定绝对地址,那么也必须对另一个段指定相同的绝对地址。 具有 overlay 属性的代码段可以位于与其他 overlay 代码段重叠的地址中。例如:

file1.c:

```
#pragma code overlay my_overlay_scn=0x1000
void f (void)
{
   ...
}
```

file2.c:

```
#pragma code overlay my_overlay_scn=0x1000
void g (void)
{
    ...
}
```

具有 overlay 属性的数据段可以位于与其他 overlay 数据段重叠的地址中。这一特征是很有用的,可允许确定不会同时使用的多个变量使用同一个数据存储区。例如:

file1.c:

```
#pragma udata overlay my_overlay_data=0x1fc
/* 2 bytes will be located at 0x1fc and 0x1fe */
int int_var1, int_var2;
```

file2.c:

```
#pragma udata overlay my_overlay_data=0x1fc
/* 4 bytes will be located at 0x1fc */
long long var;
```

更多关于处理 overlay 段的信息,可参阅《*MPASM™ 汇编器、MPLINK™ 目标链接器和 MPLIB™ 目标库管理器用户指南 》*(DS33014J CN)。

2.9.1.6 定位代码

在 #pragma code 伪指令后生成的所有代码将被分配到指定的代码段,直到遇到下一个 #pragma code 伪指令。绝对代码段允许将代码分配到一个特定的地址。例如:

#pragma code my code=0x2000

将把代码段 my code 分配到程序存储器地址 0x2000。

链接器会强制将代码段放入程序存储区;然而,代码段也可以位于指定的存储区。可以用链接器描述文件中的 SECTION 伪指令把一个段分配到特定的存储区。下面链接器描述文件中的伪指令把代码段 my code1 分配到存储区 page1:

SECTION NAME=my code1 ROM=page1

2.9.1.7 定位数据

对于 MPLAB C18 编译器,数据可以放入数据存储器或者程序存储器。如果没有用户提供的附加代码,片内程序存储器中的数据只能读不能写。如果没有用户提供的附加代码,片外程序存储器中的数据一般是只能读或者只能写。

例如,下面的语句为静态分配的未初始化数据(udata)声明了一个位于绝对地址 0x120 的段:

#pragma udata my new data section=0x120

rom 关键字告知编译器应该将变量放入程序存储器。编译器会把这个变量分配到当前的 romdata 型段。例如:

链接器会强制将 romdata 段放入程序存储区,将 udata 和 idata 段放入数据存储区;然而,数据段也可以位于指定的存储区。可以使用链接器描述文件中的 SECTION 伪指令把一个段分配到一个特定的存储区。下面的语句将把 udata 段 my_data 分配到存储区 gpr1:

SECTION NAME=my_data RAM=gpr1

2.9.2 #pragma interruptlow fname / #pragma interrupt fname

interrupt **pragma** 伪指令将函数声明为高优先级的中断服务程序; interruptlow **pragma** 伪指令将函数声明为低优先级的中断服务程序。

中断将暂停执行正在运行的应用程序,保存当前的现场信息并把控制权转交给中断服务程序,以便对事件进行处理。执行完中断服务程序后,恢复先前的现场信息,继续正常执行应用程序。对于中断来说,可保存和恢复的最小现场是 WREG、BSR 和STATUS。高优先级中断使用影子寄存器保存和恢复最小现场,而低优先级中断则使用软件堆栈保存和恢复最小现场。因此,高优先级中断可通过一个快速 "中断返回"来结束,而低优先级中断则通过一个一般 "中断返回"来结束。通过软件堆栈保存现场的每个字节需要两条 MOVFF 指令,WREG 例外,它需要一条 MOVWF 指令和一条 MOVF指令;因此,要保存最小现场,一个低优先级中断要比一个高优先级中断多开销 10 个字。

中断服务程序使用一个临时数据段,这个段和一般 C 函数所使用的段是不同的。中断服务程序中,在表达式求值过程中所需要的所有临时数据都被分配到此段,而且此段不与其他函数(包括其他中断函数)的临时地址重叠。中断 pragma 伪指令允许给中断临时数据段命名。如果没有给这个段命名,将会在名为 fname_tmp 的 udata 段中生成编译器临时变量。例如:

```
void foo(void);
...
#pragma interrupt foo
void foo(void)
{
    /* perform interrupt function here */
}
```

中断服务程序 foo 的编译器临时变量将被放在 udata 段 foo tmp 中。

2.9.2.1 语法

中断伪指令:

- # pragma interrupt function-name [tmp-section-name][save=Save-list][nosave=nosave-list]
- | # pragma interruptlow function-name [tmp-section-name][save=save-list] [nosave=nosave-list]

 Save-list:

location-specifier

| save-list, location-specifier

nosave-list:

location-specifier

nosave-list, location-specifier

location-specifier:

symbol-name

| section("section-name")

function-name: C 标识符 — 命名作为中断服务程序的 C 函数。

tmp-section-name: C 标识符 — 命名分配中断服务程序临时数据的段。

symbol-name: C 标识符 — 命名中断处理后恢复的变量。

section-name: C 标识符,与一般标识符的不同之处是第一个字符可以是一个点(.)——命名中断处理后恢复的段。

2.9.2.2 中断服务程序

MPLAB C18 中断服务程序与任何其他 C 函数一样,也可以有局部变量并能访问全局变量;然而,中断服务程序必须定义为没有参数和返回值,这是因为响应硬件中断的中断服务程序是异步调用的。既可以被中断服务程序访问也可以被其他函数访问的全局变量应定义为 volatile。

中断服务程序只能通过硬件中断调用,而不能从其他 C 函数中调用。中断服务程序使用中断返回指令(RETFIE)退出中断函数,而不是使用一般的 RETURN 指令。不恢复现场使用快速 RETFIE 指令退出中断服务程序,会破坏 WREG、 BSR 和 STATUS 寄存器的值。

2.9.2.3 中断向量

MPLAB C18 不自动把中断服务程序放在中断向量处。通常将 GOTO 指令放在中断向量处,从而把控制权转交给相应的中断服务程序。例如:

```
#include <p18cxxx.h>
void low isr(void);
void high isr(void);
 \mbox{\scriptsize \star} For PIC18 devices the low interrupt vector is found at
 \star 00000018h. The following code will branch to the
 * low interrupt service routine function to handle
 * interrupts that occur at the low vector.
#pragma code low vector=0x18
void interrupt at low vector(void)
  _asm GOTO low_isr endasm
#pragma code /* return to the default code section */
#pragma interruptlow low isr
void low isr (void)
{
  /* ... */
 * For PIC18 devices the high interrupt vector is found at
 * 00000008h. The following code will branch to the
 * high interrupt service routine function to handle
 * interrupts that occur at the high vector.
#pragma code high vector=0x08
void interrupt at high vector (void)
  _asm GOTO high_isr _endasm
\#pragma code /* return to the default code section */
#pragma interrupt high isr
void high isr (void)
{
  /* ... */
```

完整的例子,参见第5章"应用实例"。

2.9.2.4 中断现场保护

默认情况下, MPLAB C18 保存编译器管理的资源 (参见**第 3.4 节 "编译器管理的资源"**),save= 子句允许函数保存和恢复其他任意符号。

要保存一个名为 myint 的用户定义全局变量,使用如下 pragma 伪指令:

#pragma interrupt high interrupt service routine save=myint

MPLAB® C18 C 编译器用户指南

除了变量,也可以在 save= 子句中指定整个数据段。比如,要保存一个名为 mydata 的用户定义段,使用如下 pragma 伪指令:

#pragma interrupt high_interrupt_service_routine
save=section("mydata")

上述所有例子都是保存单个值,也可以使用同一个 save= 限定符保存多个变量和段。如果一个中断服务程序使用了 myint 变量和 mydata 段,则应该在中断 pragma 伪指令中使用 save=myint, section ("mydata") 限定符来保存它们。例如:

#pragma interrupt isr save=myint, section("mydata")

2.9.2.5 指定资源仅用于中断

由于某些应用程序仅将编译器保存的存储单元用于中断现场,因此不必主动地保存和恢复这些存储单元的值。 nosave= 子句允许将编译器管理的资源指定为仅用于中断服务程序,因此可以不跨中断主动保存这些资源。对于高优先级中断, nosave= 子句中指定的存储地址可以是如下之一: FSRO、TBLPTR、TBLPTRU、TABLAT、

PCLATH、PCLATU、PROD、section(".tmpdata") 或

section ("MATH_DATA")。对于低优先级中断, nosave= 子句可以指定高优先级中断的任一存储地址或以下寄存器之一: WREG、 BSR 或 STATUS。而且,当为扩展模式编译时,编译器还接受 RETVALO 作为 MATH DATA 段的参考。

例如,要指定将 TBLPTR 和 TABLAT 寄存器仅用于高优先级中断函数 foo 的现场,因而不需要由编译器保存和恢复这两个寄存器,将使用下面的 pragma 伪指令:

#pragma interrupt foo nosave=TBLPTR, TABLAT

2.9.2.6 中断响应时间

从中断发生到执行中断服务程序第一条指令之间的时间就是中断响应时间。中断响应时间受到下面三个因素的影响:

- 1. **处理器中断处理时间**:处理器识别中断并跳转到中断向量的首地址所用的时间。 要确定这个值的大小,可以参考相应单片机的数据手册,以获得该型号单片机及 所使用中断源方面的信息。
- 2. 中断向量执行: 执行中断向量处、跳转到中断服务程序的代码所用的时间。
- 3. **ISR 预处理的时间**: MPLAB C18 保存编译器管理的资源和 save= 列表中的数据 所用的时间。

2.9.2.7 嵌套中断

低优先级中断可以嵌套,这是因为所使用寄存器的值保存在软件堆栈中。任一时刻只能有一个高优先级中断服务程序的实例处于运行状态,因为高优先级中断服务程序使用单级深度硬件影子寄存器。

如果需要嵌套低优先级中断,可以在中断服务程序的开头部分加上一条置位 GIEL 位的语句。详情请参阅单片机的数据手册。

2.9.3 #pragma tmpdata [section-name]

tmpdata pragma 伪指令更改编译器在其中创建其临时变量的当前段。默认情况下,MPLAB C18 在名为.tmpdata 的段中创建一般函数 (非 ISR)使用的临时变量。

下面的语句将当前临时数据段更改为名为 user_tmp 的段。这条语句之后的所有非ISR 函数将 user_tmp 段用于编译器生成的临时变量,直到编译器解析了另外一条 #pragma tmpdata 伪指令。

#pragma tmpdata user tmp

下面这条语句将临时数据段复位为默认的临时数据段.tmpdata。

#pragma tmpdata

注: 当编译器为 ISR 保护现场时,它不会保存由 #pragma tmpdata 伪指令创建的任何临时数据段,而仅会保存默认临时数据段.tmpdata。为了告知编译器不要增加.tmpdata 段的现场保护开销,可在中断 pragma 伪指令中使用 nosave=子句(参见第 2.9.2 节 "#pragma interruptlow fname / #pragma interrupt fname")。

2.9.3.1 语法

tmpdata 伪指令:

#pragma tmpdata [section-name]

section-name: C 标识符——命名编译器应在其中创建其临时变量的临时数据段。

2.9.3.2 ISR 函数和非 ISR 函数共用临时数据段

可通过 tmpdata **pragma** 伪指令来使中断服务程序和非中断函数共用临时数据。在下面的例子中,中断服务程序 isr 和非中断函数 increment 的编译器临时变量都存放在 udata 段 isr tmp 中。

```
void increment (int counter);
void isr (void);
#pragma interrupt isr nosave=section(".tmpdata")
void isr (void)
{
   static int foo = 0;
   ...
   increment (foo);
   ...
}
#pragma tmpdata isr_tmp
void increment (int counter)
{
   ...
}
#pragma tmpdata
```

注: 当编译器为 ISR 保护现场时,编译器将自动保存默认临时数据段.tmpdata,即使 tmpdata pragma 伪指令为 ISR 调用的函数指定了不同的临时数据段。为了告知编译器不要增加.tmpdata 段的现场保护开销,可在中断 pragma 伪指令中使用 nosave= 子句(参见第 2.9.2 节 "#pragma interruptlow fname / #pragma interrupt fname")。

2.9.3.3 多个高优先级中断

由于每次仅处理一个高优先级中断,因此多个高优先级中断可使用同一个临时数据段,而且每个 ISR 调用的函数也可共用这同一个临时数据段。在下面的例子中,高优先级 ISR 和两个 ISR 调用的 increment 函数的编译器生成临时变量共用段 isr tmp。

2.9.3.4 中断嵌套

中断嵌套额外增加了临时数据处理的复杂性。在嵌套中断情况下,必须注意一定要保护中断服务程序使用的临时数据。下面的例子表明,在进入中断服务程序时,必须保存用于中断服务程序中临时数据的段。

```
void increment (int counter);
void isr1 (void);
void isr2 (void);
#pragma interrupt isr1 isr tmp save=section("isr tmp") nosave=section(".tmpdata")
void isr1 (void)
  static int foo = 0;
  increment (foo);
#pragma interruptlow isr2 isr tmp save=section("isr tmp") nosave=section(".tmpdata")
void isr2 (void)
{
  static int foo = 0;
 INTCONbits.GIE = 1;
  increment (foo);
#pragma tmpdata isr tmp
void increment (int counter)
{
#pragma tmpdata
```

2.9.4 #pragma varlocate bank variable-name #pragma varlocate "section-name" variable-name

varlocate **pragma** 伪指令告知编译器在链接时将变量存放在哪里,这使编译器能更高效地进行存储区切换。

varlocate 说明不是由编译器或链接器强制执行的。应在链接器描述文件中把包含变量的段显式地分配到正确的存储区,或者在定义这些变量的模块中把包含变量的段分配到绝对段。

2.9.4.1 语法

变量定位伪指令:

```
# pragma varlocate bank variable-name[, variable-name...]
| # pragma varlocate "section-name" variable-name[, variable-name...]
bank: 整型常量
variable-name: C 标识符
section-name: C 标识符
```

2.9.4.2 使用 # pragma varlocate bank variable-name的例子

在一个文件中,把 c1 和 c2 显式地分配到存储区 1。

```
#pragma udata bankl=0x100
signed char c1;
signed char c2;
在第二个文件中,编译器被告知 c1 和 c2 都位于存储区 1。
#pragma varlocate 1 c1
extern signed char c1;

#pragma varlocate 1 c2
extern signed char c2;

void main (void)
{
   c1 += 5;
   /* No MOVLB instruction needs to be generated here. */
   c2 += 5;
}
```

当在第二个文件中使用 c1 和 c2 时,编译器知道这两个变量都在相同的存储区内,当在 c1 后紧接着使用 c2 时就不需要再生成另外一条 MOVLB 指令了。

2.9.4.3 使用 # pragma varlocate "section-name" variable-name 的例子

在一个文件中, c3 和 c4 都创建在 udata 段 my section 中。

```
#pragma udata my_section
signed char c3;
signed char c4;
#pragma udata
在第二个文件中,编译程序被告知 c3 和 c4 都位于 udata段 my_section 中。
#pragma varlocate "my_section" c3, c4
extern signed char c3;
extern signed char c4;

void main (void)
{
   c3 += 5;
   /* No MOVLB instruction needs to be generated here. */
   c4 += 5;
```

当在第二个文件中用到 c3 和 c4 时,编译器知道这两个变量都在相同的段中,当在 c3 后紧接着使用 c4 时就不需要再生成另外一条 MOVLB 指令了。

2.9.5 #pragma config

#pragma config 伪指令指定针对具体处理器的配置设置 (即配置位),这些配置设置将由应用程序使用。

可用多条 #pragma config 伪指令来指定配置设置。 MPLAB C18 验证指定的配置设置对于编译时指定的处理器来说是否有效。如果任何一条 #pragma config 伪指令中都没有指定配置字节中的一个给定设置,则与该设置有关的位将默认为未编程的值。

对于用 #pragma config 伪指令为其指定设置的每个配置字节来说,编译器为其生成一个名为.config_address_filename 的绝对 romdata 段,其中 address 为配置字节地址的十六进制表示,filename 为生成的目标文件的名字。例如,如果位于地址 0x300001 的配置字节指定一个配置设置,并用命令行选项 mcc18 foo.c-fo=foo.o 来编译源文件,将创建一个名为.config_300001_foo.o的 romdata 段。

2.9.5.1 语法

```
pragma-config 伪指令:
    # pragma config setting-list
setting-list:
    setting
| setting-list, setting
setting:
    setting-name = value-name
```

setting-name 和 value-name 是特定于器件的,可通过使用 --help-config 命令行选项来确定。另外, PIC18 Configuration Settings Addendum (DS51537) 中给出了每个器件的有效设置和相关值。

2.9.5.2 示例

下面的例子说明了如何使用 #pragma config 伪指令。这个例子完成如下功能:

- 使能看门狗定时器
- 将看门狗后分频器分频比设置为 1:128
- 选择 HS 振荡器

```
#pragma config WDT = ON, WDTPS = 128
#pragma config OSC = HS
...
void main (void)
{
...
}
```

2.10 针对处理器的头文件

针对处理器的头文件是包含特殊功能寄存器外部声明的 C 文件,特殊功能寄存器在寄存器定义文件中定义(参见**第 2.11 节 "针对处理器的寄存器定义文件"**)。例如,在 PIC18C452 的针对处理器头文件中, PORTA 声明为:

```
extern volatile near unsigned char PORTA;
extern volatile near union {
 struct {
   unsigned RA0:1;
   unsigned RA1:1;
   unsigned RA2:1;
   unsigned RA3:1;
   unsigned RA4:1;
   unsigned RA5:1;
   unsigned RA6:1;
  } ;
 struct {
   unsigned AN0:1;
   unsigned AN1:1;
   unsigned AN2:1;
   unsigned AN3:1;
   unsigned TOCKI:1;
   unsigned SS:1;
   unsigned OSC2:1;
 } ;
 struct {
   unsigned :2;
   unsigned VREFM:1;
   unsigned VREFP:1;
   unsigned :1;
   unsigned AN4:1;
   unsigned CLKOUT:1;
 struct {
   unsigned :5;
   unsigned LVDIN:1;
 } ;
} PORTAbits ;
```

第一个声明指定 PORTA 是一个字节 (unsigned char)。由于变量是在寄存器定义 文件中定义的,因此需要 extern 修饰符。 volatile 修饰符告知编译器不能假定 PORTA 能保留赋给它的值。 near 修饰符指定了端口位于快速存取 RAM 中。

第二个声明指定 PORTAbits 是可位寻址的匿名结构的联合 (参见**第 2.8.1 节 "匿名结构"**)。特殊功能寄存器中的每一位可能有不只一种功能 (因此会有不只一个名称),因此联合中对于同一个寄存器有多个结构定义。所有结构定义中的各位分别针对寄存器中相同的位。如果一个位只有一个功能,那么在其他结构定义中,这一位只是被填充。例如,在第三和第四个结构中, PORTA 的第 1 位和第 2 位只是被填充,因为它们只有两个名称;而第 6 位有四个名称,在每个结构中都指定了第 6 位。

可用以下任一语句使用特殊功能寄存器 PORTA:

除了寄存器声明外,针对处理器的头文件还定义了行内汇编宏。这些宏代表某些 PICmicro 单片机指令,应用程序可能需要从 C 代码中执行这些指令。尽管这些指令可 以作为行内汇编指令引用,但为方便起见,提供了 C 宏 (见表 2-8)。

为了使用针对处理器的头文件,应该在应用源代码中包含所使用器件的头文件(例如,如果使用 PIC18C452,用 #include <p18c452.h>)。针对处理器的头文件位于 c:\mcc18\h 目录下,其中 c:\mcc18 是编译器的安装目录。另一种方法是,基于通过-p 命令行选项在命令行中选择的处理器, #include <p18cxxx.h> 将包含正确的针对处理器头文件。

表 2-8: 为 PICmicro® MCU 指令提供的 C 宏

指令宏 (1)	作用		
Nop()	执行一个空操作 (NOP)		
ClrWdt()	清零看门狗定时器(CLRWDT)		
Sleep()	执行一条 SLEEP 指令		
Reset()	执行器件复位 (RESET)		
Rlcf(var, dest, access) ^{2,3}	var带进位位循环左移		
Rlncf(var, dest, access) ^{2,3}	var不带进位位循环左移		
Rrcf(var, dest, access) ^{2,3}	var带进位位循环右移		
Rrncf(var, dest, access) ^{2,3}	var不带进位位循环右移		
Swapf(var, dest, access) ^{2,3}	交换 var 的前半字节和后半字节		

- 注 1: 在一个函数中使用这些宏,会影响 MPLAB® C18 编译器对这个函数的优化。
 - 2: var 必须是一个 8 位量 (即 char), 并且不在堆栈中。
 - **3:** 如果 dest 为 0,结果保存在 WREG 中;如果 dest 为 1,结果保存在 var 中。如果 access 为 0,则选中存取存储区,而与 BSR 的值无关。如果 access 为 1,那么会按照 BSR 的值选择存储区。

2.11 针对处理器的寄存器定义文件

针对处理器的寄存器定义文件是一个汇编文件,包含特定器件上所有特殊功能寄存器的定义。编译时,针对处理器的寄存器定义文件将被编译成需要链接到应用程序的目标文件 (例如, p18c452.asm 编译为 p18c452.o)。此目标文件包含在 p18xxxx.lib 中 (例如, p18c452.o 包含在 p18c452.lib 中)。

针对处理器的寄存器定义文件的源代码在 c:\mcc18\src\traditional\proc 和 c:\mcc18\src\extended\proc 目录下。编译后的目标代码在 c:\mcc18\lib 目录下,而 c:\mcc18 就是安装编译器的目录。

例如,在PIC18C452针对处理器的寄存器定义文件中,PORTA定义为:

SFR_UNBANKEDO UDATA_ACS H'f80' PORTA

PORTAbits RES 1; 0xf80

第一行指定 PORTA 所在的数据寄存器存储区和这个存储区的起始地址。 PORTA 有两个标号, PORTAbits 和 PORTA,都指向同一个地址 (本例中是 0xf80)。



MPLAB® C18 C 编译器 用户指南

第3章 运行时模型

本章讲述 MPLAB C18 编译器的运行时模型及运行所遵循的各项前提,包括 MPLAB C18 编译器如何使用 PIC18 PICmicro 单片机的资源等信息。

3.1 存储模型

MPLAB C18 同时为小存储模型和大存储模型 (见表 3-1)提供全部库支持。使用-ms 命令行选项选择小存储模型,使用-ml 命令行选项选择大存储模型。如果不使用这两个选项,默认使用小存储模型。

表 3-1: 存储模型概括

存储模型	命令行选项	默认的 ROM 范围限定符	指向程序空间 指针的长度	
小存储模型	-ms	near	16 位	
大存储模型	-ml	far	24 位	

小存储模型和大存储模型之间的区别在于指向程序存储器的指针的长度不同。在小存储模型中,指向程序存储器的函数指针和数据指针都是 16 位的。因此在小存储模型中,指针被限定为只能在程序存储器的前 64K 范围内寻址。大存储模型使用 24 位长度的指针。若应用程序要使用大于 64K 的程序存储器地址,必须使用大存储模型。

定义一个指向程序空间的指针时,可用 near 或 far 限定符逐项改变存储模型的设置。指向 near 存储器的指针长度为 16 位,和在小存储模型中一样;而指向 far 存储器的指针长度为 24 位,和在大存储模型中一样。

下面的例子创建一个指向程序存储器的指针,即使在使用小存储模型时,它都能寻址 达到和超过 64K 的程序存储空间¹:

far rom *pgm ptr;

下面的例子创建了一个函数指针,即使在使用小存储模型时,它都能寻址达到和超过 64K 的程序存储空间²:

far rom void (*fp) (void);

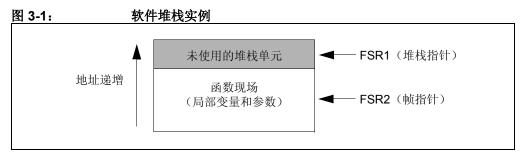
如果项目中的所有文件并非都使用相同的存储模型,那么所有指向程序存储器的全局指针都应该用 near 或 far 限定符显式地定义,这样才能在所有模块中正确地访问这些指针。小存储模型和大存储模型都可以使用 MPLAB C18 的预编译库。

^{1.} 在小存储模型程序中使用 far 数据指针后,TBLPTRU 字节必须由用户清除,MPLAB C18 不会清除这个字节。

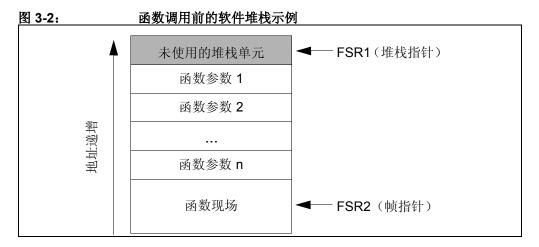
^{2.} 在小存储模型程序中使用 far 函数指针后,PCLATU 字节必须由用户清除,MPLAB C18 不会清除这个字节。

3.2 关于调用的约定

MPLAB C18 的软件堆栈是向上生长的堆栈数据结构,编译器把函数参数和 auto 存储类别的局部变量放入软件堆栈中。软件堆栈与 PICmicro 单片机用于保存函数调用返回地址的硬件堆栈不同。图 3-1 给出了一个软件堆栈的实例。

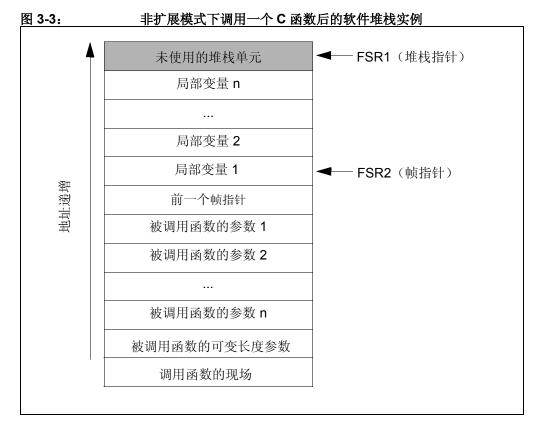


堆栈指针(FSR1)始终指向下一个可用的堆栈地址。 MPLAB C18 使用 FSR2 作为帧指针,这样可以快速访问局部变量和参数。函数被调用时,其基于堆栈的参数以自右向左的顺序压入堆栈,然后再调用这个函数。进入函数时,最左端的函数参数位于软件堆栈的顶端。图 3-2 显示了函数调用前的软件堆栈。



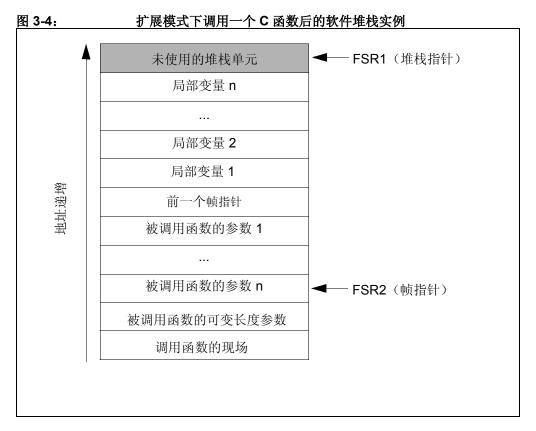
3.2.1 非扩展模式的约定

对于非扩展模式,帧指针指向堆栈中把基于堆栈的参数和基于堆栈的局部变量分隔开的地址。基于堆栈的参数位于帧指针的下方(自帧指针负偏移量),而基于堆栈的局部变量位于帧指针的上方(自帧指针正偏移量)。刚进入 C 函数时,被调用函数把FSR2 的值压入堆栈,并把 FSR1 的值复制到 FSR2,从而保存了调用函数的现场并初始化了当前函数的帧指针。然后函数基于堆栈的局部变量的总长度被加到堆栈指针,并为这些变量分配堆栈空间。基于堆栈的局部变量和基于堆栈的参数则根据其相对于帧指针的偏移量来引用。图 3-3 显示在非扩展模式下调用一个 C 函数后的软件堆栈。



3.2.2 扩展模式约定

对于扩展模式,帧指针指向函数指定参数中最靠右边的参数的低字节。局部变量和参数都位于位于帧指针的上方(自帧指针非负偏移量),允许函数通过立即数偏移量寻址访问这些局部变量和参数。进入被调用函数时,FSR2 的值被保存到堆栈,FSR1 的值被复制到 FSR2,且从 FSR2 中减去指定参数的长度和保存的帧指针的长度。这样保存了调用函数的帧指针并初始化了当前函数的帧指针。然后,函数局部变量的总长度被加到 FSR1,为这些局部变量分配空间。图 3-4 显示了在扩展模式下调用一个 C 函数后的软件堆栈。



3.2.3 返回值

返回值的位置取决于返回值的长度。表 3-2 详细列出了返回值的位置与其长度的关系。

表 3-2: 返回值

返回值的长度	返回值的位置
8 位	WREG
16 位	PRODH:PRODL
24 位	[非扩展模式](AARGB2 +2):(AARGB2 +1):AARGB2 ⁽¹⁾
	[扩展模式]RETVAL2:RETVAL1:RETVAL0(1)
32 位	[非扩展模式](AARGB3+3):(AARGB3+2):(AARGB3+1):AARGB3 (1)
	[扩展模式]RETVAL3:RETVAL2:RETVAL1:RETVAL0(1)
> 32 位	位于堆栈中,而且 FSR0 指向返回值

注 1: 保留给编译器使用的位置。

3.2.4 管理软件堆栈

通过链接器描述文件中的 STACK 伪指令确定堆栈的长度和地址。 STACK 伪指令有两个参数: SIZE 和 RAM,分别用来设置堆栈的长度和地址。例如,分配一个 128 字节的堆栈并把此堆栈放入存储区 gpr3 中:

STACK SIZE=0x80 RAM=gpr3

MPLAB C18 支持大于 256 字节的堆栈。默认链接器描述文件为每个存储区都分配了一个存储区,因为堆栈区不能跨越存储区的边界,若要分配大于 256 字节的堆栈就需要组合两个或更多个存储区。例如, PIC18C452 的默认链接器描述文件包含以下定义:

DATABANK NAME=gpr4 START=0x400 END=0x4ff DATABANK NAME=gpr5 START=0x500 END=0x5ff

. . .

STACK SIZE=0x100 RAM=qpr5

要把一个512字节的堆栈分配到存储区4和5中,应将上述定义更改为:

DATABANK NAME=stackregion START=0x400 END=0x5ff PROTECTED STACK SIZE=0x200 RAM=stackregion

如果要使用大于 **256** 字节的堆栈,必须向编译器提供-1s 选项。使用大型堆栈时会对性能造成轻微的不利影响: 当执行 push/pop(压栈/出栈)操作时,帧指针的两个字节(FSR2L和 FSR2H)都必须递增/递减,而不只是递增/递减 FSR2L。

根据程序的复杂程度不同,应用程序需要的软件堆栈的大小也不同。当嵌套调用函数时,调用函数的所有 auto 参数和变量仍然保存在堆栈中。因此,堆栈必须足够大,以满足调用树中所有函数的要求。

MPLAB C18 支持把参数和局部变量分配到软件堆栈中或直接分配到全局存储区中。static 关键字将局部变量或函数参数放入全局存储区,而不是放入软件堆栈。¹ 一般来说,存取基于堆栈的局部变量和函数参数会比存取 static 局部变量和函数参数需要更多的代码(参见**第 2.3.2 节 "static 型函数参数"**)。使用基于堆栈的变量的函数更为灵活,因为它们是可重入的和/或可递归的。

3.2.5 C语言与汇编语言的混合编程

3.2.5.1 在汇编程序中调用 C 函数

在汇编程序中调用 C 函数时:

- C 函数本质上是全局的,除非定义为 static。
- 必须在汇编文件中用 extern 声明 C 函数。
- 调用函数必须使用 CALL 或 RCALL 指令。

^{1.} static 参数仅当编译器工作在非扩展模式 (参见**第 1.2.5 节 "选择模式"**) 时有效。

3.2.5.1.1 **auto** 型参数

auto 型参数以从右到左的顺序压入软件堆栈。对于多字节数据来说,首先将低字节压入软件堆栈。

例 3-1:

下面给出一个 C 函数的原型:

char add (auto char x, auto char y);

要用值 x = 0x61 和 y = 0x65 调用函数 add ,必须先将 y 的值压入软件堆栈,然后将 x 的值压入软件堆栈。由于返回值长度为 8 位,所以返回到 WREG 中 (参见表 3-2),代码如下:

```
EXTERN add ; defined in C module ...

MOVLW 0x65

MOVWF POSTINC1 ; y = 0x65 pushed onto stack

MOVLW 0x61

MOVWF POSTINC1 ; x = 0x61 pushed onto stack

CALL add

MOVWF result ; result is returned in WREG
...
```

例 3-2:

下面给出一个 C 函数的原型:

int sub (auto int x, auto int y);

要用值 x = 0x7861 和 y = 0x1265 调用函数 sub,必须先将 y 的值压入软件堆栈,然后将 x 的值压入软件堆栈。由于返回值长度为 **16** 位,所以返回到 PRODH:PRODL 中(参见表 **3-2**),代码如下:

```
EXTERN sub ; defined in C module
...

MOVLW 0x65

MOVWF POSTINC1

MOVLW 0x12

MOVWF POSTINC1 ; y = 0x1265 pushed onto stack

MOVLW 0x61

MOVWF POSTINC1

MOVLW 0x78

MOVWF POSTINC1 ; x = 0x7861 pushed onto stack

CALL sub

MOVFF PRODL, result
```

MOVFF PRODH, result+1; result is returned in PRODH:PRODL

3.2.5.1.2 **static** 型参数

static 参数是全局分配的,可以直接访问。static 参数仅当编译器工作在非扩展模式(参见**第 1.2.5 节 "选择模式"**)时有效。static 参数的命名规则是

式(参见**第 1.2.5 节 "选择模式"**)时有效。 static 参数的命名规则是 __function_name:n,其中, function_name 表示函数名,而 n 为参数位置,从 **0** 开始计数。例如,下面给出一个 **C** 函数的原型:

char add (static char x, static char y); 可通过 add:1 访问 y 的值, 通过 add:0 访问 x 的值。

注: 因为 ':' 不是 MPASM 汇编器标号中的有效字符,所以不支持在汇编函数中访问 static 参数。

3.2.5.2 在 C 程序中调用汇编函数

在 C 程序中调用汇编函数时:

- · 必须在汇编模块中将函数定义为 global。
- 必须在 C 模块中将函数声明为 extern。
- 如果 ASM 模块禁止大小写敏感,则必须在 C 模块中将函数声明为全大写。
- 函数必须保持 MPLAB C18 编译器的运行时模型 (例如,必须把返回值返回到表 3-2 中指定的位置)。
- 在 C 程序中使用标准 C 函数符号调用汇编函数。

例 3-3:

下面是用汇编语言编写的函数:

```
UDATA_ACS
delay_temp RES 1

CODE

asm_delay
SETF delay_temp

not_done

DECF delay_temp
BNZ not_done

done

RETURN

GLOBAL asm_delay ; export so linker can see it
```

要从C源文件中调用汇编函数 asm_delay ,必须在C源文件中将此汇编函数声明为外部函数,并使用标准C函数符号调用它:

```
/* asm_delay is found in an assembly file */
extern void asm_delay (void);

void main (void)
{
   asm_delay ();
}
```

例 3-4:

以下是用汇编语言编写的函数:

```
CODE

asm_timed_delay
not_done

; Figure 3-2 is what the stack looks like upon
; entry to this function.
;
; 'time' is passed on the stack and must be >= 0

MOVLW 0xff
DECF PLUSW1, 0x1, 0x0
BNZ not_done

done

RETURN

; export so linker can see it
GLOBAL asm_timed_delay
END
```

要在 C 源文件中调用汇编函数 asm_timed_delay,必须在 C 源文件中将此汇编函数 声明为外部函数,然后使用标准 C 函数符号调用它:

```
/* asm_timed_delay is found in an assembly file */
extern void asm_timed_delay (unsigned char);

void main (void)
{
   asm_timed_delay (0x80);
}
```

3.2.5.3 在汇编程序中使用 C 变量

要在汇编程序中使用 C 变量:

- · 在 C 源文件中, C 变量必须有全局作用域。
- 必须在汇编文件中将 C 变量声明为 extern。

例 3-5:

```
以下是用 C 编写的程序:
unsigned int c variable;
void main (void)
{
}
要在汇编程序中使用变量 c variable,必须在汇编源文件中将其声明为外部变量:
       EXTERN c_variable ; defined in C module
MYCODE CODE
asm function
    MOVLW 0xff
    ; put Oxffff in the C declared variable
    MOVWF c_variable
    MOVWF c_variable+1
done
    RETURN
    ; export so linker can see it
    GLOBAL asm_function
    END
```

3.2.5.4 在 C 程序中使用汇编变量

在 C 程序中使用汇编变量时:

- · 必须在汇编模块中将变量定义为 global。
- 必须在 C 模块中将变量声明为 extern。
- 如果 ASM 模块禁止大小写敏感,则必须在 C 模块中将变量声明为全大写。

例 3-6:

以下是用汇编语言编写的程序:

```
MYDATA UDATA
asm_variable RES 2; 2 byte variable
; export so linker can see it
GLOBAL asm_variable
```

要在 C 源文件中使用变量 $asm_variable$,必须在 C 源文件中将其声明为外部变量,可以象使用 C 变量一样使用变量 $asm_variable$:

```
extern unsigned int asm_variable;
void change_asm_variable (void)
{
   asm_variable = 0x1234;
}
```

3.3 启动代码

3.3.1 默认操作

MPLAB C18 从 reset 向量(地址 0)处启动。 reset 向量跳转到一个函数,此函数 初始化软件堆栈的堆栈指针 FSR1 和帧指针 FSR2。用户还可选择调用一个初始化 idata 段(数据存储器中的已初始化数据)的函数,然后循环调用 main() 函数。启动代码是否会初始化 idata 段,取决于是哪个(些)启动代码模块与应用程序链接。c018i.o和 c018i_e.o模块会进行初始化,而 c018.o和 c018_e.o模块不

会。由 MPLAB C18 提供的默认链接器描述文件与 c018i.o 还是 c018i_e.o 模块链接,取决于使用的是非扩展模式还是扩展模式。
ANSI 标准要求将所有具有静态存储类型而又未是式初始化过的对象都置为零

ANSI 标准要求将所有具有静态存储类型而又未显式初始化过的对象都置为零。 c018.o/c018_e.o 和 c018i.o/c018i_e.o 启动代码模块都不满足这个要求。 C18 提供了满足此要求的另一种启动模块 c018iz.o 和 c018iz e.o。如果这种启动代码模块链接到了应用程序,那么除了初始化 idata 段外,所有具有静态存储类型而又未显式初始化过的对象都置为零。

为进行数据存储器的初始化, MPLINK 链接器在程序存储器中创建已初始化数据存储 区的副本,启动代码把这个副本拷贝到数据存储器。 MPLINK 链接器会装入.cinit 段以描述程序存储器映像应被拷贝到哪里。表 3-3 描述了.cinit 段的格式。

表 3-3: .cinit 的格式

字段	描述	长度
num_init	段数	16 位
from_addr_0	段 0 的程序存储器起始地址	32 位
to_addr_0	段 0 的数据存储器起始地址	32 位
size_0	对于段 0,要初始化的数据存储器字节数	32 位
from_addr_n ⁽¹⁾	段 n ⁽¹⁾ 的程序存储器起始地址	32 位
to_addr_n ⁽¹⁾	段 n ⁽¹⁾ 的数据存储器起始地址	32 位
size_n ⁽¹⁾	对于段 $n^{(1)}$,要初始化的数据存储器字节数	32 位

注 1: n = num init - 1

启动代码设置了堆栈并选择性地拷贝了已初始化数据后,将调用 C 程序的 main()函数。不向 main()函数传递任何参数。MPLAB C18通过循环调用将控制权转交给main(),即:

```
loop:
  // Call the user's main routine
  main();
goto loop;
```

3.3.2 定制

要在器件 reset (复位)后,执行由编译器生成的任何其他代码之前,立即执行应用代码,则应编辑所需要的启动文件并把代码添加到 entry()函数的开头。

使用非扩展模式时定制启动文件:

- 1. 转至c:\mcc18\src\traditional\startup目录,其中c:\mcc18是安装编译器的目录。
- 2. 编辑 c018.c、 c018i.c 或 c018iz.c 添加需要的定制启动代码。
- 3. 编译更新了的启动文件生成 c018.o、 c018i.o 或 c018iz.o。
- 4. 将启动模块复制到 c:\mcc18\lib, 其中 c:\mcc18 是安装编译器的目录。

使用扩展模式时定制启动文件:

- 1. 转至 c:\mcc18\src\extended\startup 目录, 其中 c:\mcc18 是安装编译器的目录。
- 2. 编辑 c018 e.c、c018i e.c 或 c018iz e.c 添加需要的定制启动代码。
- 3. 编译更新了的启动文件生成 c018 e.o、c018i e.o或 c018iz e.o。
- 4. 将启动模块复制到 c:\mcc18\lib, 其中 C:\mcc18 是安装编译器的目录。

3.4 编译器管理的资源

PIC18 PICmicro 单片机的某些特殊功能寄存器和数据段由 MPLAB C18 使用,普通用户代码不能使用它们。表 3-4 列出了这些资源,以及这些资源对于编译器的主要用途。在进入中断服务程序时会自动保存所有编译器管理的资源。

表 3-4: 编译器管理的资源

编译器管理的资源	主要用途		
PC	执行控制		
WREG	中间计算		
STATUS	计算结果		
BSR	存储区选择		
PROD	乘法结果、返回值和中间计算		
.tmpdata段(1)	中间计算		
FSR0	指向 RAM 的指针		
FSR1	堆栈指针		
FSR2	帧指针		
TBLPTR(2)	访问程序存储器中的值		
TABLAT	访问程序存储器中的值		
PCLATH	函数指针调用		
PCLATU(3)	函数指针调用		
MATH_DATA 段	数学库函数的参数、返回值和临时地址		

- 注 1: 当编译器为 ISR 保护现场时,它不会保存由 #pragma tmpdata 伪指令创建的任何临时数据段,而仅保存默认的临时数据段.tmpdata。参见第 2.9.3.3 节 "多个高优先级中断"。
 - **2:** 在小存储模型中,如果在中断函数体中使用了 TBLPTRU,将自动保存 TBLPTRU,而不会因函数调用而自动保存它。在大存储模型中,会由于在中断函数体中使用了 TBLPTRU 或函数调用而自动保存 TBLPTRU。
 - **3:** 在小存储模型中,如果在中断函数体中使用了 PCLATU,将自动保存 PCLATU,而不会因函数调用而自动保存它。在大存储模型中,会由于在中断函数体中使用了 PCLATU 或函数调用而自动保存 PCLATU。



MPLAB® C18 C 编译器 用户指南

第4章 优化

MPLAB C18 编译器是一种优化编译器,其进行优化的主要目的是简化代码,减少代码量。在默认情况下,启用可由 MPLAB C18 编译器执行的所有优化功能,但也可以使用-o-命令行选项禁用所有优化功能。 MPLAB C18 编译器也允许逐项启用或禁用优化功能。表 4-1 概括了可由 MPLAB C18 编译器执行的每项优化功能,包括启用或禁用每个优化功能的命令行选项,每个优化功能是否会影响调试,以及每个优化功能将在哪个章节中论述。

注: 不会优化任何包含行内汇编代码的函数。

表 4-1: MPLAB C18[®] 的优化功能

优化	启用	禁用	是否影响调试	章节
合并相同的字符串	-Om+	-Om-		4.1
转移优化	-0b+	-0b-		4.2
存储区选择优化	-On+	-On-		4.3
W寄存器内容跟踪	-Ow+	-ow-		4.4
代码排序	-0s+	-Os-		4.5
尾部合并	-Ot+	-ot-	✓	4.6
删除执行不到的代码	-Ou+	-Ou-	✓	4.7
复制传递	-0p+	-0p-	✓	4.8
冗余存储删除	-Or+	-Or-	✓	4.9
删除死代码	-0d+	-0d-	✓	4.10
过程抽象	-Opa+	-0pa-	✓	4.11

4.1 合并相同的字符串

-Om+ / -Om-

启用合并相同的字符串优化功能时,会将两个或更多个相同的字符串合并成一个字符串表入口,在程序存储器中只存储一份原始数据。例如,在如下语句中,启用合并相同的字符串功能 (-Om+)时,仅会在输出目标文件中存储字符串 "foo"数据的一个实例,而且 a 和 b 都引用这个数据。

const rom char *a = "foo";
const rom char *b = "foo";

-Om-命令行选项禁用合并相同的字符串。

合并相同的字符串不影响源代码的调试。

4.2 转移优化 -Ob+ / -Ob-

指定-Ob+命令行选项时, MPLAB C18 编译器进行以下转移优化:

- 1. 如果一个转移(条件转移或无条件转移)跳转到另一个无条件转移,则可将前面的转移修改为直接跳转到后面无条件转移的目标语句行。
- 2. 跳转到 RETURN、 ADDULNK 或 SUBULNK 指令的无条件转移可分别用一条 RETURN、 ADDULNK 或 SUBULNK 指令替代。
- 3. 跳转到紧随其后的下一条指令的转移 (有条件转移或无条件转移),可以删除。
- 4. 如果条件转移 1 跳转到条件转移 2,且两个转移的条件相同,则将条件转移 1 修改为跳转到条件转移 2 的目标语句行。
- 5. 如果条件转移及其后紧跟着的无条件转移跳转到相同的目标语句行,则删除有条件转移(也就是说,无条件转移就足够了)。

-Ob- 命令行选项禁用转移优化。

有些转移优化节省程序空间,而有些转移优化则可能发现执行不到的代码,这些代码可以通过"删除执行不到的代码"优化功能删除(详情请参阅**第 4.7 节 "删除执行不到的代码"**)。转移优化不影响源代码的调试。

4.3 存储区选择优化

-On+ / -On-

当确定存储区选择寄存器已经包含正确的值时,存储区选择优化将删除 MOVLB 指令。例如下列的 C 源代码片段:

unsigned char a, b;

a = 5;

b = 5;

如果编译时禁用存储区选择优化 (-on-), MPLAB C18 将在每次赋值前都加载存储 区选择寄存器:

0x000000 MOVLB a

0x000002 MOVLW 0x5

0x000004 MOVWF a,0x1

0x000006 MOVLB b

0x000008 MOVWF b,0x1

启用存储区选择优化 (-on+) 编译这段代码,MPLAB C18 可以确定存储区选择寄存器的值不会改变而删除第二条 MOVLB 指令:

0x000000 MOVLB a

0x000002 MOVLW 0x5

0x000004 MOVWF a,0x1

0x000006 MOVWF b,0x1

存储区选择优化不影响源代码的调试。

4.4 W 寄存器内容跟踪

-Ow+ / -Ow-

当确定工作寄存器已经包含正确的值时,W寄存器内容跟踪优化将删除 MOVLW 指令。例如下列的C源代码片段:

```
unsigned char a, b;
a = 5;
b = 5;
```

如果编译时禁用 W 寄存器内容跟踪 (-Ow-), MPLAB C18 将在每次赋值前都把值 5 加载到工作寄存器:

```
0x000000 MOVLW 0x5
0x000002 MOVWF a,0x1
0x000004 MOVLW 0x5
0x000006 MOVWF b,0x1
```

启用 W 寄存器内容跟踪(-Ow+)编译这段代码时, MPLAB C18 可以确定此时 W 寄存器的值已经是 5 而删除第二条 MOVLW 指令:

```
0x000000 MOVLW 0x5
0x000002 MOVWF a,0x1
0x000004 MOVWF b,0x1
```

W寄存器内容跟踪不影响源代码的调试。

4.5 代码排序

-0s+ / -0s-

代码排序优化对代码序列重新排序,使代码按执行顺序排列。这将移动或者删除转移 指令,从而使代码更少,效率更高。例如下面的代码:

```
first:
    sub1();
    goto second;
third:
    sub3();
    goto fourth;
second:
    sub2();
    goto third;
fourth:
    sub4();
```

在此例中,按照数字编号顺序调用函数,即:先调用 sub1、 sub2、 sub3,然后调用 sub4。禁用代码排序优化(-Os-)时,生成的汇编代码将反映出原来的程序流程:

```
0x000000 first CALL sub1,0x0
0x000002
0x000004 BRA second
0x000008
0x000008
0x000000 BRA fourth
0x000000 second CALL sub2,0x0
0x000000
0x000010 BRA third
0x000012 fourth CALL sub4,0x0
```

```
启用代码排序优化 (-Os+) 时,代码被重新排序,删除了转移指令:
```

```
0x000000 first CALL sub1,0x0
0x000002
0x000004 second CALL sub2,0x0
0x000006
0x000008 third CALL sub3,0x0
0x000000a
0x000000c fourth CALL sub4,0x0
0x000000e
```

代码排序优化不影响源代码的调试。

4.6 尾部合并

-Ot+ / -Ot-

尾部合并优化将多个相同的指令序列合并为一个指令序列。例如下面的 C 源代码片段:

```
if ( user_value )
  PORTB = 0x55;
else
  PORTB = 0x80
```

若编译时禁用尾部合并优化 (-Ot-),代码的 if 和 else 部分各生成一条 MOVWF PORTB, 0x0 指令:

```
0x000000 MOVF user_value,0x0,0x0
0x000002 BZ 0xa
0x000004 MOVLW 0x55
0x000006 MOVWF PORTB,0x0
0x000008 BRA 0xe
0x00000a MOVLW 0x80
0x00000c MOVWF PORTB,0x0
0x00000e RETURN 0x0
```

然而,若编译时启用尾部合并优化(-Ot+),那么代码的 if 和 else 部分仅生成和使用一条 MOVWF PORTB, 0x0 指令:

```
0x000000 MOVF user_value,0x0,0x0
0x000002 BZ 0x8
0x000004 MOVLW 0x55
0x000006 BRA 0xa
0x000008 MOVLW 0x80
0x00000a MOVWF PORTB,0x0
0x00000c RETURN 0x0
```

若编译时启用尾部合并优化,则在调试源代码时,可能会加亮显示"错误"的源代码 行,因为两行或更多行源代码可能共用同一汇编代码序列,这使调试器很难确定正在 执行哪一行源代码。

4.7 删除执行不到的代码

-Ou+ / -Ou-

删除执行不到的代码优化功能删除在正常的程序流程中不会执行的代码。例如下面的 C 源代码:

```
if (1)
{
   x = 5;
}
else
{
   x = 6;
}
```

显然,上面代码片段中的 else 部分绝对不可能执行到。如果禁用删除执行不到的代码优化(-Ou-),生成的汇编代码将包含把 6 赋值给 x 所需的指令和有关的转移指令:

```
0x000000 MOVLB x
0x000002 MOVLW 0x5
0x000004 BRA 0xa
0x000006 MOVLB x
0x000008 MOVLW 0x6
0x00000a MOVWF x,0x1
```

如果启用删除执行不到的代码优化功能(-Ou+),生成的汇编代码将不包含 else 部分的指令:

```
0x000000 MOVLB x
0x000002 MOVLW 0x5
0x000004 MOVWF x,0x1
```

删除执行不到的代码优化可能对在C源代码的某些行设置断点产生影响。

4.8 复制传递

-Op+ / -Op-

复制传递是这样一种变换,对于变量 x 和 y,进行 $x \leftarrow y$ 赋值后,那么在后面的代码中,只要中间插入的指令没有改变 x 和 y 的值,可用 y 代替 x。这种优化本身并不能节省指令,但是能实现删除死代码(请参阅**第 4.10 节 "删除死代码"**)。例如下面的 C 源代码:

```
char c;
void foo (char a)
{
   char b;
   b = a;
   c = b;
}
```

禁用复制传递 (-Op-), 生成的汇编代码反映了原来的代码:

```
0x000000 foo MOVFF a,b
0x000002
0x000004 MOVFF b,c
0x000006
0x000008 RETURN 0x0
```

MPLAB® C18 C 编译器用户指南

启用复制传递 (-Op+), 第二条指令将变成把 a 送到 c, 而不是把 b 送到 c:

```
0x000000 foo MOVFF a,b
0x000002
0x000004 MOVFF a,c
0x000006
0x000008 RETURN 0x0
```

然后,删除死代码优化将删除把 a 送到 b 这句无用的代码(请参阅**第 4.10 节 "删除死代码"**)。

复制传递可能会影响源代码的调试。

4.9 冗余存储删除

-Or+ / -Or-

如果指令序列中多次出现 $x \leftarrow y$ 的赋值,而其间的代码并没有改变 x 和 y 的值,则可以删除后面的赋值指令。这是公共子表达式删除的特例。例如下面的 C 源代码:

```
char c;
void foo (char a)
{
    c = a;
    c = a;
}
```

禁用冗余存储删除 (-or-), 生成的汇编代码将反映原来的代码:

0x000000 foo MOVFF a,c 0x000002 0x000004 MOVFF a,c 0x000006 0x000008 RETURN 0x0

启用冗余存储删除 (-Or+), 就不需要第二条把 c 赋值给 a 的指令了。

0x000000 foo MOVFF a,c 0x000002 0x000004 RETURN 0x0

冗余存储删除可能会对在 C 源代码的某些行设置断点产生影响。

4.10 删除死代码

-0d+ / -0d-

在函数中计算,但在至函数出口的任何路径上都没有使用过的值视为 "死"值。只计算死值的指令视为 "死"指令。函数作用域外的值视为使用过 (不是死值),因为不能确定这种值是否使用过。这里仍沿用**第 4.8 节 "复制传递"**中的例子:

```
char c;
void foo (char a)
{
          char b;
          b = a;
          c = b;
}
```

启用复制传递(-Op+),禁用删除死代码(-Od-),与**第 4.8 节 "复制传递"**中一样,生成的汇编代码如下:

```
0x000000 foo MOVFF a,b
0x000002
0x000004 MOVFF a,c
0x000006
0x000008 RETURN 0x0
```

启用复制传递(-Op+),并启用删除死代码(-Od+),第二条指令将 a 赋值给 c,而不是将 b 赋值给 c,从而使对 b 的赋值成为死代码被删除:

```
0x000000 foo MOVFF a,c
0x000002
0x000004 RETURN 0x0
```

删除死代码优化可能会对在 C 源代码的某些行设置断点产生影响。



4.11 过程抽象

-Opa+ / -Opa-

和大部分编译器一样, MPLAB C18 经常在一个目标文件中生成多次出现的代码序列。 这项优化功能通过创建包含重复出现的代码的过程,并调用过程代替相同的代码序列, 来减少生成的代码量。过程抽象对指定代码段中的所有函数进行优化。¹

注: 过程抽象节省了程序空间,但以牺牲执行时间为代价。

例如下面的 C 源代码片断:

```
distance -= time * speed;
position += time * speed;
```

^{1.} 当演示版过期时,将不进行过程抽象优化。

若编译时禁用过程抽象 (-Opa-),则为上面每条指令中的 time * speed 都生成了代码序列,如下面的黑体字所示:

```
0x000000 mainMOVLB time
0x000002 MOVF time, 0x0, 0x1
0x000004 MULWF speed,0x1
0x000006 MOVF PRODL, 0x0, 0x0
0x000008 MOVWF PRODL,0x0
0x00000a CLRF PRODL+1,0x0
0x00000c MOVF WREG, 0x0, 0x0
0x00000e SUBWF distance, 0x1, 0x1
0 \times 000010 MOVF PRODL+1, 0 \times 0, 0 \times 0
0x000012 SUBWFB distance+1,0x1,0x1
0x000014 MOVF time,0x0,0x1
0x000016 MULWF speed,0x1
0x000018 MOVF PRODL, 0x0, 0x0
0x00001a MOVWF PRODL,0x0
0x00001c CLRF PRODL+1,0x0
0 \times 00001e MOVF WREG, 0 \times 0, 0 \times 0
0x000020 ADDWF position, 0x1, 0x1
0x000022 MOVF PRODL+1,0x0,0x0
0x000024 ADDWFC position+1,0x1,0x1
0x000026 RETURN 0x0
```

然而,若编译时启用过程抽象 (-Opa+),这两个代码序列就抽象为一个过程,通过调用过程来代替重复的代码。

```
0x000000 mainMOVLB time
0x000002 CALL _pa_0,0x0
0 \times 000004
0x000006 SUBWF distance, 0x1,0x1
0x000008 MOVF PRODL+1,0x0,0x0
0x00000a SUBWFB distance+1,0x1,0x1
0x00000c CALL pa_0,0x0
0x00000e
0x000010 ADDWF position, 0x1, 0x1
0x000012 MOVF PRODL+1,0x0,0x0
0x000014 ADDWFC position+1,0x1,0x1
0x000016 RETURN 0x0
0x000018 __pa_0MOVF time,0x0,0x1
0x00001a MULWF speed,0x1
0x00001c MOVF PRODL, 0x0, 0x0
0x00001e MOVWF PRODL, 0x0
0x000020 CLRF PRODL+1,0x0
0x000022 MOVF WREG, 0x0, 0x0
0x000024 RETURN 0x0
```

仅执行一次过程抽象,并不能完成对所有匹配的代码序列的抽象。执行过程抽象,直到没有可以抽象的匹配代码序列或达到最大抽象次数(4次)。可以通过-pa=n命令行选项来控制过程抽象的次数。过程抽象可能会额外增加 2n-1级函数调用,其中 n 是总的过程抽象次数。如果应用中硬件堆栈资源有限,可以使用-pa=n命令行选项来调整执行过程抽象的次数。

若编译时启用此优化功能,则在调试源代码时,可能会加亮显示某些"错误的"源代码行,因为两行或更多代码行可能共用同一汇编代码序列,使调试器很难确定正在执行哪一行源代码。



MPLAB® C18 C 编译器 用户指南

第5章 应用实例

5.1 应用程序:使用 LED 和中断的嵌入式 "HELLO, WORLD!"程序

下面的示例应用程序将使得与 PIC18F452 单片机 PORTB 端口相连的 LED 闪烁。编译此应用程序的命令行是:

mcc18 -p 18f452 -I c:\mcc18\h leds.c

c:\mcc18 是安装编译器的目录。这个示例应用程序设计为与 PICDEM 2 演示板配合使用。本示例程序涵盖了:

- 1. 中断处理 (#pragma interruptlow、中断向量和中断服务程序)
- 2. 系统头文件
- 3. 针对处理器的头文件
- 4. #pragma sectiontype
- 5. 行内汇编

```
/* 1 */ #include <p18cxxx.h>
/* 2 */ #include <timers.h>
/* 3 */
/* 4 */ #define NUMBER_OF_LEDS 8
/* 5 */
/* 6 */ void timer_isr (void);
   7 */
   8 */ static unsigned char s_count = 0;
/* 9 */
/* 10 */ #pragma code low_vector=0x18
/* 11 */ void low interrupt (void)
/* 12 */ {
          _asm GOTO timer_isr _endasm
/* 13 */
/* 14 */ }
/* 15 */
/* 16 */ #pragma code
/* 17 */
/* 18 */ #pragma interruptlow timer isr
/* 19 */ void
/* 20 */ timer_isr (void)
/* 21 */ {
/* 22 */
           static unsigned char led_display = 0;
/* 23 */
/* 24 */
          INTCONbits.TMR0IF = 0;
/* 25 */
/* 26 */
          s_count = s_count % (NUMBER_OF_LEDS + 1);
/* 27 */
/* 28 */
           led_display = (1 << s_count++) - 1;</pre>
/* 29 */
/* 30 */
         PORTB = led display;
/* 31 */ }
/* 32 */
/* 33 */ void
/* 34 */ main (void)
/* 35 */ {
/* 36 */
           TRISB = 0;
/* 37 */
           PORTB = 0;
/* 38 */
/* 39 */
           OpenTimerO (TIMER INT ON & TO SOURCE INT & TO 16BIT);
/* 40 */
           INTCONbits.GIE = 1;
/* 41 */
/* 42 */
           while (1)
/* 43 */
           {
/* 44 */
             }
/* 45 */ }
```

- 第1行: 这一行包含了一般处理器头文件。通过命令行选项-p 选择正确的处理器(参阅第 2.5.1 节 "系统头文件"和第 2.10 节 "针对处理器的头文件")。
- **第 10 行:** 对于 PIC18 单片机来说,低优先级中断向量位于 000000018h。这行代码将当前代码段从默认代码段更改为地址为 0x18 处,名为 low_vector 的绝对代码段(参阅**第 2.9.1 节 "#pragma sectiontype"** 和**第 2.9.2.3 节 "中断向量"**)。
- **第 13 行:** 此行包含行内汇编,其功能是跳转到中断服务程序(参阅**第 2.8.2 节 "行内 汇编"** 和**第 2.9.2.3 节 "中断向量"**)。
- **第 16 行:** 此行使编译器返回到默认的代码段 (参阅**第 2.9.1 节 "#pragma** sectiontype" 和表 2-6)。
- **第 18 行:**此行将函数 timer_isr 声明为低优先级中断服务程序。为了使编译器为函数 timer_isr 生成 RETFIE 指令而不是 RETURN 指令,上述声明是必需的(参阅 **第 2.9.2 节 "#pragma interruptlow fname / #pragma interrupt** fname")。
- **第 19-20 行:** 这两行定义了函数 timer_isr。请注意: timer_isr 没有参数,也没有返回值(这是对中断服务程序的要求)(参阅**第 2.9.2.2 节 "中断服务程序"**)。
- **第 24 行:** 清除 TMRO 的中断标志,以避免程序多次处理同一个中断 (参阅**第 2.10 节 "针对处理器的头文件"**)。
- **第 30 行:** 示范如何在 C 程序中修改特殊功能寄存器 PORTB (参阅**第 2.10 节 "针对处理 器的头文件"**)。
- **第 36-37 行:** 初始化特殊功能寄存器 TRISB 和 PORTB (参阅**第 2.10 节 "针对处理器的头文件"**)。
- 第39行: 允许 TMRO 中断,把定时器设置为内部 16 位时钟。
- 第 40 行: 允许全局中断 (参阅第 2.10 节 "针对处理器的头文件")。

5.2 应用程序: 创建大数据对象及读写 USART

下面的示例应用程序提示用户(通过超级终端 HyperTerminal[®])输入一个 0 至 9 之间的数字。从 USART 接收到一个字符时,程序通过一个数据数组输出一个字符串;或者,如果接收到的字符不在 0 至 9 之间,程序将输出一个错误字符串。用来编译这个应用程序的命令行为:

mcc18 -p 18f452 -I c:\mcc18\h example2.c

其中, c:\mcc18 为安装编译器的目录。该示例应用程序设计为使用 MPLAB ICD2、PICDEM™ 2 Plus 演示板和 PIC18F452 器件。本示例涵盖了:

- 1. 创建大数据对象
- 2. 读写 USART
- 3. 中断处理 (#pragma interrupt、中断向量及中断服务程序)
- 4. 系统头文件
- 5. 针对处理器的头文件
- 6. #pragma sectiontype
- **7**. 行内汇编

默认情况下, MPLAB C18 假定对象不跨越存储区边界。可以创建长度大于 256 字节的对象,但要遵循下面的步骤来创建一个多存储区对象:

1. 必须使用#pragma idata或#pragma udata伪指令将对象分配到自己的段中。

```
#pragma udata buffer_scn
static char buffer[0x180];
#pragma udata
```

2. 对对象的访问必须通过指针来进行。

```
char * buf_ptr = &buffer[0];
...
// examples of use
buf_ptr[5] = 10;
if (buf_ptr[275] > 127)
...
```

3. 必须在链接描述文件中创建一个跨越多个存储区的新区域。

修改前的链接描述文件:

```
DATABANK NAME=gpr2 START=0x200 END=0x2FF
DATABANK NAME=gpr3 START=0x300 END=0x3FF
```

修改后的链接描述文件:

DATABANK NAME=big START=0x200 END=0x37F PROTECTED DATABANK NAME=gpr3 START=0x380 END=0x3FF

4. 必须将对象所在的段(步骤 1 中创建)分配到这个新区域(步骤 3 中创建)。添加一条 SECTION 伪指令到链接描述文件。

SECTION NAME=buffer scn RAM=big

```
/* 1 */ #include <p18cxxx.h>
/* 2 */ #include <usart.h>
/* 3 */
/* 4 */ void rx_handler (void);
/* 5 */
   6 */ #define BUF SIZE 25
   7 */
    8 */ /*
/\! 9 */ * Step #1 - The data is allocated into its own section.
/* 10 */ */
/* 11 */ #pragma idata bigdata
/* 12 */ char data[11][BUF SIZE+1] = {
/* 13 */
          { "String #0\n\r" },
/* 14 */
          { "String #1\n\r" },
/* 15 */
           { "String #2\n\r" },
/* 16 */
           { "String #3\n\r" },
/* 17 */
           { "String #4\n\r" },
           { "String #5\n\r" },
/* 18 */
/* 19 */
           { "String #6\n\r" },
/* 20 */
          { "String #7\n\r" },
/* 21 */
          { "String #8\n\r" },
/* 22 */
          { "String \#9\n\r" },
/* 23 */
           { "Invalid key (0-9 \text{ only}) \n\r" }
/* 24 */ };
/* 25 */ #pragma idata
/* 26 */
/* 27 */ #pragma code rx_interrupt = 0x8
/* 28 */ void rx_int (void)
/* 29 */ {
/* 30 */    _asm goto rx_handler _endasm
/* 31 */ }
/* 32 */ #pragma code
/* 33 */
/* 34 */ #pragma interrupt rx_handler
/* 35 */ void rx handler (void)
/* 36 */ {
/* 37 */
           unsigned char c;
/* 38 */
/* 39 */
           /* Get the character received from the USART */
/* 40 */
           c = ReadUSART();
/* 41 */
           if (c >= '0' && c <= '9')
/* 42 */
/* 43 */
              c -= '0';
/* 44 */
               /* Display value received on LEDs */
/* 45 */
               PORTB = c;
/* 46 */
/* 47 */
/* 48 */
                * Step #2 - This example did not need an additional
/* 49 */
                * pointer to access the large memory because of the
/* 50 */
                * multi-dimension array.
/* 51 */
/* 52 */
                ^{\star} Display the string located at the array offset
/* 53 */
                * of the character received
/* 54 */
                */
/* 55 */
              putsUSART (data[c]);
/* 56 */
             }
/* 57 */
           else
/* 58 */
            {
/* 59 */
/* 60 */
                * Step #2 - This example did not need an additional
```

```
61 */
                 * pointer to access the large memory because of the
   62 */
                 * multi-dimension array.
/*
   63 */
  64 */
                 \mbox{\ensuremath{^{\star}}} Invalid character received from USART.
  65 */
                 * Display error string.
   66 */
   67 */
                putsUSART (data[10]);
   68 */
   69 */
                /* Display value received on LEDs */
   70 */
                PORTB = c;
/* 71 */
              }
/* 72 */
/* 73 */
              /* Clear the interrupt flag */
   74 */
              PIR1bits.RCIF = 0;
/*
  75 */ }
   76 */
/* 77 */ void main (void)
/* 78 */ {
   79 */
            /* Configure all PORTB pins for output */
   80 */
            TRISB = 0;
   81 */
/* 82 */
/* 83 */
            * Open the USART configured as
/* 84 */
            * 8N1, 2400 baud, in polled mode
/* 85 */
            */
/* 86 */
            OpenUSART (USART_TX_INT_OFF &
/* 87 */
                       USART RX INT ON &
/* 88 */
                       USART_ASYNCH_MODE &
/* 89 */
                       USART EIGHT BIT &
/* 90 */
                       USART CONT RX &
/* 91 */
                       USART BRGH HIGH, 103);
   92 */
/* 93 */
            /* Display a prompt to the USART */
/* 94 */
            putrsUSART (
/* 95 */
              (const far rom char *)"\n\rEnter a digit 0-9!\n\r");
/* 96 */
/* 97 */
           /* Enable interrupt priority */
/* 98 */
           RCONbits.IPEN = 1;
/* 99 */
/* 100 */
            /* Make receive interrupt high priority */
/* 101 */
           IPR1bits.RCIP = 1;
/* 102 */
/* 103 */
            /* Enable all high priority interrupts */
/* 104 */
            INTCONbits.GIEH = 1;
/* 105 */
/* 106 */
            /* Loop forever */
/* 107 */
            while (1)
/* 108 */
/* 109 */ }
```

- **第1行:** 这一行包含了一般处理器的头文件。通过命令行选项-p选择正确的处理器
 - (参阅**第 2.5.1 节 "系统头文件"**和**第 2.10 节 "针对处理器的头文件"**)。
- 第11行: 创建大数据对象:步骤 1。使用 #pragma idata 伪指令来将已初始化的数

据变量 data 存储到其自己的段 (参阅**第 2.9.1 节 "#pragma** sectiontype")。

- **第 25 行:** 这一行使编译器返回到默认的已初始化数据段(参阅**第 2.9.1 节 "#pragma** sectiontype")。
- **第 27 行:** 对于 PIC18 器件,高优先级中断向量位于 00000008h。这行代码将默认代码段更改为位于 0x8、名为 rx_interrupt 的绝对代码段(参阅**第 2.9.1** 节 "#pragma sectiontype" 和**第 2.9.3.4** 节 "中断嵌套")。
- 第 34 行: 这一行将函数 rx_handler 指定为高优先级中断服务程序。为使编译器为 rx_handler 函数生成 RETFIE 指令而非 RETURN 指令,这是必需的 (参阅第 2.9.2 节 "#pragma interruptlow fname / #pragma interrupt fname")。
- **第 35 行:** 这一行定义了 rx_handler 函数。注意该函数没有参数,也没有返回值(这是对 ISR 的要求)(参阅**第 2.9.2.2 节 "中断服务程序"**)。
- **第 45,70 行:** 这一行示范了如何在 C 程序中修改特殊功能寄存器 (参阅**第 2.10 节 "针对 处理器的头文件"**)。
- **第 55, 67 行:** 创建大对象:步骤 2。通过指针访问大对象。这两行向 USART 输出一个数据串。
- 第74 行: 这一行示范如何在 C 程序中修改特殊功能寄存器 PIR1 的一个位 (参阅第2.10 节"针对处理器的头文件")。
- **第80 行:** 这一行初始化特殊功能寄存器 TRISB (参阅**第2.10 节 "针对处理器的头文件"**)。
- **第 86-91 行:** 这些行将 USART 配置为 8N1、 2400 波特率,且工作在查询模式。并使能 USART 接收中断。
- **第 98 行:** 这一行使能 PIC18 器件的中断优先级功能 (参阅**第 2.10 节 "针对处理器的 头文件"**)。
- **第 101 行:** 这一行将 USART 接收中断设置位高优先级中断源 (参阅**第 2.10 节 "针对 处理器的头文件"**)。
- **第 104 行:** 这一行使能所有高优先级中断 (参阅**第 2.10 节 "针对处理器的头文件"**)。

链接描述文件:

```
// This file was originally 18f452i.lkr as distributed with MPLAB C18.
// Modified as follows:
// - combine banks 4 and 5 into PROTECTED DATABANK "largebank"
// - moved stack to gpr3
// - Assign the "bigdata" SECTION into the new "largebank" region
LIBPATH .
FILES c018i.o
FILES clib.lib
FILES p18f452.lib
CODEPAGE NAME=vectors START=0x0
                                               END=0x29
                                                                   PROTECTED
                       START=0x2A
                                               END=0x7DBF
CODEPAGE NAME=page
CODEPAGE NAME=debug
                          START=0x7DC0
                                               END=0x7FFF
                                                                   PROTECTED
CODEPAGE NAME=idlocs START=0x200000
CODEPAGE NAME=config START=0x300000
CODEPAGE NAME=devid START=0x3FFFFE
                                                END=0x200007
                                                                   PROTECTED
                                               END=0x30000D
                                                                   PROTECTED
                                               END=0x3FFFFF
                                                                   PROTECTED
CODEPAGE NAME=eedata START=0xF00000
                                               END=0xF000FF
                                                                   PROTECTED
ACCESSBANK NAME=accessram START=0x0
                                               END=0x7F
                                               END=0xFF
DATABANK NAME=gpr0 START=0x80
                                               END=0x1FF
                         START=0x100
DATABANK NAME=gpr1
                         START=0x200
DATABANK NAME=gpr2
DATABANK NAME=gpr3
                                               END=0x2FF
                          START=0x300
// Step #3 - Create a new region in the linker script
// This is the databank that will contain the large memory object
DATABANK NAME=largebank START=0x400
                                               END=0\times5F3
                                                                   PROTECTED
DATABANK NAME=dbgspr START=0x5F4
                                               END=0x5FF
                                                                   PROTECTED
ACCESSBANK NAME=accesssfr START=0xF80
                                               END=0xFFF
                                                                   PROTECTED
SECTION
         NAME=CONFIG
                         ROM=config
// Step #4 - Assign the large memory object's section into the new region
SECTION
         NAME=bigdata
                         RAM=largebank
STACK SIZE=0x100 RAM=gpr3
```

5.3 应用程序: 使用 EEDATA 和多个中断源

下面的示例应用程序将轮流点亮 PIC18FXX20 64/80L TQFP 演示板上的 LED,这些 LED 连接在 PORTD 上。轮流点亮 LED 的初始方向从 EEDATA 中读出。当按下左下角的按钮时,轮流点亮 LED 的方向被反向,并将更新了的 direction 变量写到 EEDATA。 ADC 的模拟通道 0(ANO)连接到电位器,该电位器用来控制轮流点亮 LED 的速度。用于编译这个应用程序的命令行为:

mcc18 -p 18f8720 -I c:\mcc18\h example3.c

其中, c:\mcc18 是安装编译器的目录。该应用程序设计为使用 MPLAB ICD2、PIC18FXX20 64/80L TQFP 演示板和 PIC18F8720 器件。示例涵盖了:

- 1. 读写 EEDATA
- 2. 混合采用中断和查询方式来访问外设
- 3. 使用中断优先级(#pragma interrupt、#pragma interruptlow、中断向量和中断服务程序)
- 4. 通过 C 代码设置配置位
- 5. #pragma sectiontype
- 6. 行内汇编

读 EEDATA 需要遵循的步骤及相关的 C 代码:

- 1. 确保清零 EEPGD 来访问 EEDATA EECON1bits.EEPGD = 0;
- 2. 存储地址到 EEADR EEADR = addr;
- 3. 通过置位 RD 位来触发读 EECON1bits.RD = 1;
- 4. 从 EEDATA 寄存器读取结果 my variable = EEDATA;

写 EEDATA 需要遵循的步骤及相关的 C 代码:

注: 在步骤 5-7 中,必须禁止中断。

- 1. 确保清零 EEPGD 来访问 EEDATA EECON1bits.EEPGD = 0;
- 2. 确保置位 WREN 来使能 EEDATA 写 EECON1bits.WREN = 1;
- 3. 写地址到 EEADR EEADR = addr,
- 4. 将 EEDATA 设置为要写的值 EEDATA = value:
- 5. 写 0x55 到 EECON2 EECON2 = 0x55;
- 6. 写 0xAA 到 EECON2 EECON2 = 0xAA;
- 7. 通过置位 WR 位来启动写周期 EECON1bits.WR = 1;
- 8. 等待 EEIF 标志置位 while (!PIR2bits.EEIF)
- 9. 清零 EEIF 标志 PIR2bits.EEIF = 0;

```
/* 1 */ #include <p18cxxx.h>
/* 2 */ #include <delays.h>
/* 3 */
/* 4 */ /* Set up the configuration bits */
/* 5 */ #pragma config OSC = HS, OSCS = OFF
   6 */ #pragma config PWRT = OFF
   7 */ #pragma config BOR = OFF
   8 */ #pragma config WDT = OFF
/* 9 */ #pragma config CCP2MUX = OFF
/* 10 */ #pragma config LVP = OFF
/* 11 */
/* 12 */ void tmr2 (void);
/* 13 */ void button (void);
/* 14 */
/* 15 */ #pragma code high_vector_section=0x8
/* 16 */ void
/* 17 */ high_vector (void)
/* 18 */ {
          _asm GOTO button endasm
/* 19 */
/* 20 */ }
/* 21 */ #pragma code low_vector_section=0x18
/* 22 */ void
/* 23 */ low vector (void)
/* 24 */ {
/* 25 */
          _asm GOTO tmr2 endasm
/* 26 */ }
/* 27 */ #pragma code
/* 28 */
/* 29 */ volatile unsigned current_ad_value;
/* 30 */ int count = 0;
/* 31 */ volatile enum { DIR_LEFT = 0, DIR_RIGHT } direction;
/* 32 */
/* 33 */ #pragma interruptlow tmr2
/* 34 */ void
/* 35 */ tmr2 (void)
/* 36 */ {
/* 37 */
          /* clear the timer interrupt flag */
/* 38 */
          PIR1bits.TMR2IF = 0;
/* 39 */
/* 40 */
/* 41 */
           * if we have reached the repeat count,
/* 42 */
           * update the LEDs
/* 43 */
           * /
          if (count++ < current_ad_value)</pre>
/* 44 */
/* 45 */
            return;
/* 46 */
           else
/* 47 */
           count = 0;
/* 48 */
/* 49 */
/* 50 */
          * Based on the direction, rotate the LEDs
/* 51 */
           * /
/* 52 */
           if (direction == DIR_LEFT)
/* 53 */
/* 54 */
               _asm RLNCF PORTD, 1, 0 endasm
/* 55 */
/* 56 */
           else
/* 57 */
               _asm RRNCF PORTD, 1, 0 _endasm
/* 58 */
/* 59 */
/* 60 */ }
```

```
/* 61 */
   62 */ #pragma interrupt button
/*
   63 */ void
   64 */ button (void)
   65 */ {
   66 */
           direction = !direction;
/*
   67 */
/*
   68 */
/*
   69 */
            * Store the new direction in EEDATA.
/*
   70 */
             * Note that since we are already
/*
   71 */
             * in the high priority interrupt, we do
/*
   72 */
             * not need to explicitly enable/disable
/*
   73 */
             * interrupts around the write cycle
/*
             */
   72 */
/*
   73 */
            EECON1bits.EEPGD = 0;  /* WRITE step #1 */
/*
   74 */
                                   /* WRITE step #2 */
            EECON1bits.WREN = 1;
/*
   75 */
                                   /* WRITE step #3 */
            EEADR = 0;
/*
   76 */
            EEDATA = direction;
                                   /* WRITE step #4 */
/*
   77 */
            EECON2 = 0x55;
                                   /* WRITE step #5 */
   78 */
           EECON2 = 0xaa;
                                   /* WRITE step #6 */
/*
   79 */
                                   /* WRITE step #7 */
           EECON1bits.WR = 1;
/* 80 */
            while (!PIR2bits.EEIF) /* WRITE step #8 */
/* 81 */
/* 82 */
            PIR2bits.EEIF = 0;
                                   /* WRITE step #9 */
/* 83 */
/* 84 */
           /* clear the interrupt flag */
/*
   85 */
           INTCONbits.INTOIF = 0;
/*
   86 */ }
/*
   87 */
/*
   88 */ void
   89 */ main (void)
   90 */ {
/*
   91 */
/*
   92 */
             * The first thing to do is to read
/*
   93 */
             ^{\star} the start direction from data EEPROM.
/* 94 */
            * /
/* 95 */
           EECON1bits.EEPGD = 0; /* READ step #1 */
/* 96 */
                                   /* READ step #2 */
           EEADR = 0;
/* 97 */
                                   /* READ step #3 */
           EECON1bits.RD = 1;
/* 98 */
                                   /* READ step #4 */
           direction = EEDATA;
/* 99 */
/* 100 */
/* 101 */
            * Make all bits on the Port D output
/* 102 */
            * bits for the LEDs
/* 103 */
            */
/* 104 */
            TRISD = 0;
/* 105 */
/* 106 */
/* 107 */
             * Make PORTA RAO input, for the A/D
/* 107 */
             * converter
/* 108 */
             * /
/* 109 */
            TRISAbits.TRISA0 = 1;
/* 110 */
/* 111 */
            /* PORTB RB0 input for the button */
/* 112 */
            TRISBbits.TRISB0 = 1;
/* 113 */
/* 114 */
            /* Reset Port D. Set just one bit to on. */
/* 115 */
            PORTD = 1;
/* 116 */
```

```
/* 117 */
            /* Enable interrupt priority */
/* 118 */
            RCONbits.IPEN = 1;
/* 119 */
/* 120 */
            /* Clear the peripheral interrupt flags */
/* 121 */
            PIR1 = 0;
/* 122 */
/* 123 */
            /* Enable the timer interrupt */
/* 124 */
            PIE1bits.TMR2IE = 1;
/* 125 */
           IPR1bits.TMR2IP = 0;
/* 126 */
/* 127 */
/* 128 */
            * Set the button on RBO to trigger an
/* 129 */
            * interrupt. It is always high priority
/* 130 */
/* 131 */
           INTCONbits.INTOIE = 1;
/* 132 */
/* 133 */
            /* Configure the ADC, most of this is the
/* 134 */
            * default settings:
/* 135 */
             * Fosc/32
/* 136 */
             * ANO Analog,
/* 137 */
             * AN1-15 Digital Channel zero Interrupt
/* 138 */
                disabled
/* 139 */
            * Internal voltage references
/* 140 */
            */
/* 141 */
/* 142 */
           /* FOSC/32 clock select */
/* 143 */
           ADCON2bits.ADCS0 = 1;
/* 144 */
            ADCON2bits.ADCS1 = 1;
/* 145 */
            ADCON2bits.ADCS2 = 1;
/* 146 */
            ADCON2bits.ADCS2 = 1;
/* 147 */
/* 148 */
            /* ANO-15, VREF */
/* 149 */
           ADCON1 = 0b00001110;
/* 150 */
/* 151 */
            /* Enable interrupts */
/* 152 */
           INTCONbits.GIEH = 1;
/* 153 */
           INTCONbits.GIEL = 1;
/* 154 */
/* 155 */
            /* Turn on the ADC */
/* 156 */
           ADCONObits.ADON = 1;
/* 157 */
/* 158 */
            /* Enable the timer */
/* 159 */
            T2CONbits.TMR2ON = 1;
/* 160 */
/* 161 */
            /* Start the ADC conversion */
/* 162 */
            while (1)
/* 163 */
/* 164 */
                /* Give the ADC time to get ready. */
/* 165 */
                Delay100TCYx (2);
/* 166 */
/* 167 */
                /* start the ADC conversion */
/* 168 */
                ADCONObits.GO = 1;
/* 169 */
                while (ADCONObits.GO)
/* 170 */
/* 171 */
                current_ad_value = ADRES;
/* 172 */
/* 173 */ }
```

第1行: 这一行包含一般处理器的头文件。通过命令行选项-p 选择正确的处理器 (参阅第 2.5.1 节 "系统头文件"和第 2.10 节 "针对处理器的头文件")。

第 5-10 行:这些行通过 #pragma config 伪指令来设置配置位 (参阅**第 2.9.5 节**"#pragma config")。

第15 行:对于 PIC18 器件,高优先级中断向量位于 00000008h。这行代码将默认代码段更改为位于 0x8、名为 high_vector_section 的绝对代码段(参阅**第2.9.1** 节 "#pragma sectiontype" 和**第2.9.2.4** 节 "中断现场保护")。

第 21 行: 对于 PIC18 器件,低优先级中断向量位于 00000018h。这行代码将默认代码段更改为位于 0x18、名为 low_vector_section 的绝对代码段(参阅**第 2.9.1** 节 "#pragma sectiontype"和**第 2.9.2.4** 节 "中断现场保护")。

第 27 行: 这一行使编译器返回到默认代码段(参阅**第 2.9.1 节 "#pragma** sectiontype" 和表 2-6)。

第 29, 31 行: 这两行使用 volatile 关键字来指明这些变量为 一般代码和中断服务 程序所共用。 volatile 关键字告知编译器不应优化对这些变量的访问。

第 33 行: 这一行将函数 tmr2 指定为低优先级中断服务程序。为使编译器为 tmr2 函数生成 RETFIE 指令而非 RETURN 指令,这是必需的 (参阅**第 2.9.2 节** "#pragma interruptlow fname / #pragma interrupt fname")。

第 34-35 行: 这一行定义了 tmr2 函数。注意该函数没有参数,也没有返回值 (这是对 ISR 的要求)(参阅**第 2.9.2.2 节 "中断服务程序"**)。

第 38 行: 这一行示范如何在 C 程序中修改特殊功能寄存器 PIR1 的一个位 (参阅第 2.10 节 "针对处理器的头文件")。

第 54, 58 行: 这两行使用行内汇编来执行 ANSI C 不直接处理的操作 (参阅**第 2.8.2 节 "行内汇编"**)。

第 62 行: 这一行将函数 button 指定为高优先级中断服务程序。为使编译器为button 函数生成 RETFIE 指令而非 RETURN 指令,这是必需的(参阅第 2.9.2 节 "#pragma interruptlow fname / #pragma interrupt fname")。

第 63-64 行: 这些行定义了 button 函数。注意该函数没有参数,也没有返回值 (这是对 ISR 的要求)(参阅**第 2.9.2.2 节 "中断服务程序"**)。

第 45, 70 行: 这两行示范如何在 C 程序中修改特殊功能寄存器 PORTB (参阅**第 2.10 节** "针对处理器的头文件")。

第 73-82 行: 这些行示范了如何写 EEDATA。这些行中的每一行都使用一个特殊功能寄存器或特殊功能寄存器中的一个位(参阅**第 2.10 节 "针对处理器的头文件"**)。

第 85 行: 这一行示范如何在 C 程序中修改特殊功能寄存器 INTCON 的一个位 (参阅 **第 2.10 节 "针对处理器的头文件"**)。

第 95-98 行: 这些行示范了如何读 EEDATA。这些行中的每一行都使用一个特殊功能寄存器或特殊功能寄存器中的一个位(参阅**第 2.10 节 "针对处理器的头文件"**)。

第 118 行: 这一行使能 PIC18 器件的中断优先级功能 (参阅**第 2.10 节 "针对处理器的头文件"**)。

第 124-125 行: 这两行使能 TMR2 中断并将这个中断设置为低优先级中断源 (参阅第

2.10 节 "针对处理器的头文件")。

第 152-153 行: 这一行使能所有中断(参阅**第 2.10 节 "针对处理器的头文件"**)。



附录 A COFF 文件格式

Microchip 的 COFF 规范基于 *Understanding and Using COFF*(Gintaras R. Gircys © 1988, O'Reilly and Associates, Inc)中描述的 UNIX® System V COFF 格式。本文还特别提到了 Microchip COFF 格式和 UNIX SystemV COFF 格式的不同之处。

A.1 struct filehdr — 文件头

filehdr 结构保存与文件有关的信息,是 COFF 文件的第一项,指示可选文件头、符号表和段头从何处开始。

```
typedef struct filehdr
{
   unsigned short f_magic;
   unsigned short f_nscns;
   unsigned long f_timdat;
   unsigned long f_symptr;
   unsigned long f_nsyms;
   unsigned short f_opthdr;
   unsigned short f_flags;
} filehdr t;
```

A.1.1 unsigned short f magic

标志数字(magic number)用于识别文件遵循的 COFF 实现。对于 Microchip PICmicro 单片机 COFF 文件,标志数字是 0x1240。

A.1.2 unsigned short f nscns

COFF 文件中的段数。

A.1.3 unsigned long f timdat

COFF 文件创建时的时间和日期标记 (这个值是从 1970 年 1 月 1 日零时开始的秒数)。

A.1.4 unsigned long f symptr

指向符号表的指针。

A.1.5 unsigned long f nsyms

符号表中的记录数。

A.1.6 unsigned short f opthdr

可选头记录的长度。

A.1.7 unsigned short f flags

有关 COFF 文件所包含内容的信息。表 A-1 列出了不同的文件头标志,以及描述和各自的值。

表 A-1: 文件头标志

标志	描述	值
F_RELFLG	COFF 文件中已去掉重定位信息。	0x0001
F_EXEC	COFF 文件是可执行文件,没有未解析的外部符号。	0x0002
F_LNNO	COFF 文件中已去掉行号信息。	0x0004
L_SYMS	COFF 文件中已去掉局部变量。	0x0080
F_EXTENDED18	使用扩展模式生成 COFF 文件。	0x4000
F_GENERIC	COFF 文件与处理器无关。	0x8000

A.2 struct opthdr — 可选文件头

opthdr 结构包含与实现有关的文件级信息。对于 PICmicro 单片机 COFF 文件,opthdr 结构用于指定目标处理器的型号、编译器 / 汇编器的版本以及定义重定位类型。

注意,可选文件头的格式是特定于实现的 (即 Microchip 可选文件头的格式和 System V 可选文件头的格式是不同的)。

```
typedef struct opthdr
{
   unsigned short magic;
   unsigned long vstamp;
   unsigned long proc_type;
   unsigned long rom_width_bits;
   unsigned long ram_width_bits;
} opthdr_t;
```

A.2.1 unsigned short magic

标志数字用于确定适当的格式。

A.2.2 unsigned long vstamp

版本标记。

A.2.3 unsigned long proc_type

目标处理器的类型。表 A-2 列出了处理器的类型和存储在此字段中的相应值。

表 A-2: 处理器类型

中では多さい。	农 A-Z:	[连命矢空
PIC18C252	处理器	值
PIC18C442	PIC18C242	0x8242
PIC18C452 ⁽¹⁾ 0x8452 PIC18C601 0x8601 PIC18C658 0x8658 PIC18C801 0x8801 PIC18C858 0x8858 PIC18F1220 0xA122 PIC18F1230 0x1230 PIC18F1231 0x1231 PIC18F1330 0x1330 PIC18F1331 0x1331 PIC18F1331 0x1331 PIC18F2220 0xA222 PIC18F2221 0x2221 PIC18F2320 0xA232 PIC18F2331 0x2331 PIC18F2331 0x2331 PIC18F2331 0x2331 PIC18F2440 0x2410 PIC18F2440 0x2410 PIC18F2450 0x2425 PIC18F2430 0x2439 PIC18F2430 0x2439 PIC18F2430 0x2439 PIC18F2450 0x2455 PIC18F248 0x2455 PIC18F248 0x2488 PIC18F2490 0x2480 PIC18F2450 0x2450 PIC18F2450 0x2455 PIC18F2450 0x2550 PIC18F2510 0x2510 PIC18F2510 0x2510 PIC18F2520 0x2525 PIC18F2520 0x2525 PIC18F2520 0x2525 PIC18F2539 0x2539 PIC18F2580 0x2580 PIC18F2585 0x2585	PIC18C252	0x8252
PIC18C601 0x8601 PIC18C658 0x8658 PIC18C801 0x8801 PIC18C858 0x8858 PIC18F1220 0xA122 PIC18F1231 0x1230 PIC18F1232 0xA132 PIC18F1320 0xA132 PIC18F1331 0x1330 PIC18F1331 0x1331 PIC18F2221 0x2221 PIC18F2321 0x2321 PIC18F2331 0x2331 PIC18F2410 0x2410 PIC18F242 0x242F PIC18F2431 0x2431 PIC18F2431 0x2430 PIC18F2439 0x2430 PIC18F2450 0x2450 PIC18F248 0x2450 PIC18F248 0x2480 PIC18F2480 0x2480 PIC18F2510 0x2510 PIC18F2515 0x2515 PIC18F2520 0x2522F PIC18F2525 0x2525 PIC18F2539 0x2539 PIC18F2580 0x2580 PIC18F2585 0x2585	PIC18C442	0x8442
PIC18C658 PIC18C801 PIC18C858 PIC18F1220 0xA122 PIC18F1230 0x1230 PIC18F1231 0x1231 PIC18F1320 0xA132 PIC18F1330 0x1330 PIC18F1331 0x1331 PIC18F2220 PIC18F2221 PIC18F2221 PIC18F2320 PIC18F2321 PIC18F2321 PIC18F2331 PIC18F2331 PIC18F2410 PIC18F242 0x242F PIC18F242 PIC18F242 PIC18F2431 PIC18F2431 PIC18F2430 PIC18F2430 PIC18F2430 PIC18F2430 PIC18F2450 PIC18F2450 PIC18F2450 PIC18F248 PIC18F248 PIC18F2480 PIC18F2480 PIC18F2490 PIC18F2510 PIC18F252 PIC18F252 PIC18F252 PIC18F252 PIC18F2539 PIC18F2550 PIC18F2550 PIC18F258 PIC18F2580 PIC18F2585 PIC18F25	PIC18C452 ⁽¹⁾	0x8452
PIC18C801	PIC18C601	0x8601
PIC18C858 0x8858 PIC18F1220 0xA122 PIC18F1230 0x1230 PIC18F1231 0x1231 PIC18F1320 0xA132 PIC18F1330 0x1330 PIC18F1331 0x1331 PIC18F2220 0xA222 PIC18F2221 0x2221 PIC18F2320 0xA232 PIC18F2321 0x2321 PIC18F2331 0x2331 PIC18F2410 0x2410 PIC18F242 0x242F PIC18F2431 0x2431 PIC18F2431 0x2431 PIC18F2439 0x2439 PIC18F2450 0x2450 PIC18F2450 0x2450 PIC18F2480 0x2480 PIC18F2480 0x2480 PIC18F2510 0x2510 PIC18F2520 0x2525 PIC18F2520 0x2520 PIC18F2520 0x2520 PIC18F2539 0x2539 PIC18F2580 0x2580 PIC18F25810 0x2580 PIC18F2585 0x2580 </th <th>PIC18C658</th> <th>0x8658</th>	PIC18C658	0x8658
PIC18F1220	PIC18C801	0x8801
PIC18F1230	PIC18C858	0x8858
PIC18F1231	PIC18F1220	0xA122
PIC18F1320	PIC18F1230	0x1230
PIC18F1330 0x1331 PIC18F2220 0xA2222 PIC18F2221 0x2221 PIC18F2320 0xA232 PIC18F2321 0x2321 PIC18F2331 0x2331 PIC18F2410 0x2410 PIC18F242 0x242F PIC18F2420 0x2420 PIC18F2431 0x2431 PIC18F2439 0x2439 PIC18F2450 0x2450 PIC18F2455 0x2450 PIC18F2450 0x2450 PIC18F2480 0x2480 PIC18F2480 0x2480 PIC18F2510 0x2510 PIC18F2515 0x2515 PIC18F2520 0x2525F PIC18F2520 0x2525 PIC18F2539 0x2539 PIC18F2539 0x2539 PIC18F2580 0x2580 PIC18F2581 0x2580 PIC18F25310 0x2585 PIC18F25310 0x2585	PIC18F1231	0x1231
PIC18F1331 0x1331 PIC18F2220 0xA222 PIC18F2320 0xA232 PIC18F2321 0x2321 PIC18F2331 0x2331 PIC18F2410 0x2410 PIC18F242 0x242F PIC18F2420 0x2420 PIC18F2431 0x2431 PIC18F2439 0x2439 PIC18F2450 0x2450 PIC18F2455 0x2450 PIC18F2480 0x2480 PIC18F2480 0x2480 PIC18F24J10 0xD410 PIC18F2510 0x2510 PIC18F2520 0x2525 PIC18F2520 0x2525 PIC18F2539 0x2525 PIC18F2539 0x2539 PIC18F2580 0x2580 PIC18F2581 0x2580 PIC18F25810 0x2580 PIC18F25810 0x2580 PIC18F25810 0x2580	PIC18F1320	0xA132
PIC18F2220 0xA222 PIC18F2221 0x2221 PIC18F2320 0xA232 PIC18F2321 0x2321 PIC18F2331 0x2331 PIC18F2410 0x2410 PIC18F242 0x242F PIC18F2420 0x2420 PIC18F2431 0x2431 PIC18F2439 0x2439 PIC18F2450 0x2450 PIC18F2455 0x2450 PIC18F2480 0x2450 PIC18F2480 0x2480 PIC18F2510 0x2510 PIC18F2510 0x2510 PIC18F252 0x2525 PIC18F2520 0x2520 PIC18F2525 0x2525 PIC18F2539 0x2539 PIC18F2580 0x2580 PIC18F2581 0x2580 PIC18F2585 0x2585 PIC18F25J10 0xD510	PIC18F1330	0x1330
PIC18F2221 0x2221 PIC18F2320 0xA232 PIC18F2321 0x2321 PIC18F2331 0x2331 PIC18F2410 0x2410 PIC18F242 0x242F PIC18F2420 0x2420 PIC18F2431 0x2431 PIC18F2439 0x2439 PIC18F2450 0x2450 PIC18F2450 0x2450 PIC18F2480 0x2450 PIC18F248 0x8248 PIC18F2480 0x2480 PIC18F24J10 0xD410 PIC18F2510 0x2510 PIC18F2515 0x2515 PIC18F2520 0x2520 PIC18F2525 0x2525 PIC18F2539 0x2539 PIC18F2550 0x2550 PIC18F258 0x8258 PIC18F2580 0x2580 PIC18F25J10 0xD510	PIC18F1331	0x1331
PIC18F2320 0xA232 PIC18F2321 0x2321 PIC18F2331 0x2331 PIC18F2410 0x2410 PIC18F242 0x242F PIC18F2420 0x2420 PIC18F2431 0x2431 PIC18F2439 0x2439 PIC18F2450 0x2450 PIC18F2455 0x2455 PIC18F2480 0x2480 PIC18F2480 0x2480 PIC18F24J10 0xD410 PIC18F2510 0x2510 PIC18F2520 0x2525 PIC18F2520 0x2525 PIC18F2539 0x2525 PIC18F2539 0x2539 PIC18F2580 0x2580 PIC18F2585 0x2580 PIC18F259J10 0xD510	PIC18F2220	0xA222
PIC18F2321 0x2321 PIC18F2331 0x2331 PIC18F2410 0x2410 PIC18F242 0x242F PIC18F2420 0x2420 PIC18F2431 0x2431 PIC18F2439 0x2439 PIC18F2450 0x2450 PIC18F2455 0x2455 PIC18F2480 0x2450 PIC18F2480 0x2480 PIC18F24J10 0xD410 PIC18F2510 0x2510 PIC18F252 0x2525 PIC18F2520 0x2525 PIC18F2520 0x2525 PIC18F2539 0x2539 PIC18F2530 0x2550 PIC18F258 0x8258 PIC18F2585 0x2580 PIC18F25810 0x2585 PIC18F25J10 0xD510	PIC18F2221	0x2221
PIC18F2331 0x2331 PIC18F2410 0x2410 PIC18F242 0x242F PIC18F2420 0x2420 PIC18F2431 0x2431 PIC18F2439 0x2439 PIC18F2450 0x2450 PIC18F2455 0x2455 PIC18F2480 0x2480 PIC18F24J10 0xD410 PIC18F2510 0x2510 PIC18F2515 0x2515 PIC18F252 0x252F PIC18F2520 0x2525 PIC18F2539 0x2539 PIC18F2539 0x2539 PIC18F258 0x8258 PIC18F2580 0x2580 PIC18F25810 0x2580 PIC18F25J10 0xD510	PIC18F2320	0xA232
PIC18F2420 0x242F PIC18F2420 0x242F PIC18F2431 0x2431 PIC18F2439 0x2439 PIC18F2450 0x2450 PIC18F2455 0x2455 PIC18F2480 0x2480 PIC18F2480 0x2480 PIC18F24J10 0xD410 PIC18F2510 0x2510 PIC18F2510 0x252F PIC18F252 0x252F PIC18F2520 0x252F PIC18F2539 0x2539 PIC18F2539 0x2539 PIC18F2580 0x2580 PIC18F2580 0x2580 PIC18F2581 0xD510	PIC18F2321	0x2321
PIC18F242 0x242F PIC18F2420 0x2420 PIC18F2431 0x2431 PIC18F2439 0x2439 PIC18F2450 0x2450 PIC18F2455 0x2455 PIC18F248 0x8248 PIC18F2480 0x2480 PIC18F24J10 0xD410 PIC18F2510 0x2510 PIC18F2515 0x2515 PIC18F252 0x252F PIC18F2520 0x2520 PIC18F2539 0x2539 PIC18F2539 0x2539 PIC18F2580 0x8258 PIC18F2580 0x2580 PIC18F25810 0x2580 PIC18F259J10 0xD510	PIC18F2331	0x2331
PIC18F2420 0x2420 PIC18F2431 0x2431 PIC18F2439 0x2439 PIC18F2450 0x2450 PIC18F2455 0x2455 PIC18F248 0x8248 PIC18F2480 0x2480 PIC18F24J10 0xD410 PIC18F2515 0x2510 PIC18F2515 0x2515 PIC18F252 0x252F PIC18F2520 0x2520 PIC18F2539 0x2539 PIC18F2539 0x2539 PIC18F2580 0x8258 PIC18F2580 0x2580 PIC18F25J10 0xD510	PIC18F2410	0x2410
PIC18F2431 0x2431 PIC18F2439 0x2439 PIC18F2450 0x2450 PIC18F2455 0x2455 PIC18F248 0x8248 PIC18F2480 0x2480 PIC18F24J10 0xD410 PIC18F2510 0x2510 PIC18F2515 0x2515 PIC18F252 0x252F PIC18F2520 0x2520 PIC18F2539 0x2539 PIC18F2539 0x2539 PIC18F2580 0x8258 PIC18F2580 0x2580 PIC18F25810 0x2580 PIC18F25J10 0xD510	PIC18F242	0x242F
PIC18F2439 0x2439 PIC18F2450 0x2450 PIC18F2455 0x2455 PIC18F248 0x8248 PIC18F2480 0x2480 PIC18F24J10 0xD410 PIC18F2510 0x2510 PIC18F2515 0x2515 PIC18F252 0x252F PIC18F2520 0x2520 PIC18F2539 0x2525 PIC18F2539 0x2539 PIC18F2550 0x8258 PIC18F258 0x8258 PIC18F2580 0x2580 PIC18F25J10 0xD510	PIC18F2420	0x2420
PIC18F2450 0x2450 PIC18F2455 0x2455 PIC18F248 0x8248 PIC18F2480 0x2480 PIC18F24J10 0xD410 PIC18F2510 0x2510 PIC18F2515 0x2515 PIC18F252 0x252F PIC18F2520 0x2520 PIC18F2525 0x2525 PIC18F2539 0x2539 PIC18F2550 0x2550 PIC18F258 0x8258 PIC18F2580 0x2580 PIC18F25J10 0xD510	PIC18F2431	0x2431
PIC18F2455 0x2455 PIC18F248 0x8248 PIC18F2480 0x2480 PIC18F24J10 0xD410 PIC18F2510 0x2510 PIC18F2515 0x2515 PIC18F252 0x252F PIC18F2520 0x2520 PIC18F2525 0x2525 PIC18F2539 0x2539 PIC18F2550 0x2550 PIC18F258 0x8258 PIC18F2580 0x2580 PIC18F25810 0x2585 PIC18F25J10 0xD510	PIC18F2439	0x2439
PIC18F248 0x8248 PIC18F2480 0x2480 PIC18F24J10 0xD410 PIC18F2510 0x2510 PIC18F2515 0x2515 PIC18F252 0x252F PIC18F2520 0x2520 PIC18F2525 0x2525 PIC18F2539 0x2539 PIC18F2550 0x2550 PIC18F258 0x8258 PIC18F2580 0x2580 PIC18F25J10 0xD510	PIC18F2450	0x2450
PIC18F2480 0x2480 PIC18F24J10 0xD410 PIC18F2510 0x2510 PIC18F2515 0x2515 PIC18F252 0x252F PIC18F2520 0x2520 PIC18F2525 0x2525 PIC18F2539 0x2539 PIC18F2550 0x2550 PIC18F258 0x8258 PIC18F2580 0x2580 PIC18F25J10 0xD510	PIC18F2455	0x2455
PIC18F24J10 0xD410 PIC18F2510 0x2510 PIC18F2515 0x2515 PIC18F252 0x252F PIC18F2520 0x2520 PIC18F2525 0x2525 PIC18F2539 0x2539 PIC18F2550 0x2550 PIC18F258 0x8258 PIC18F2580 0x2580 PIC18F2585 0x2585 PIC18F2581 0xD510	PIC18F248	0x8248
PIC18F2510 0x2510 PIC18F2515 0x2515 PIC18F252 0x252F PIC18F2520 0x2520 PIC18F2525 0x2525 PIC18F2539 0x2539 PIC18F2550 0x2550 PIC18F258 0x8258 PIC18F2580 0x2580 PIC18F2585 0x2585 PIC18F25J10 0xD510	PIC18F2480	0x2480
PIC18F2515 0x2515 PIC18F252 0x252F PIC18F2520 0x2520 PIC18F2525 0x2525 PIC18F2539 0x2539 PIC18F2550 0x2550 PIC18F258 0x8258 PIC18F2580 0x2580 PIC18F2585 0x2585 PIC18F25J10 0xD510		0xD410
PIC18F252 0x252F PIC18F2520 0x2520 PIC18F2525 0x2525 PIC18F2539 0x2539 PIC18F2550 0x2550 PIC18F258 0x8258 PIC18F2580 0x2580 PIC18F2585 0x2585 PIC18F25J10 0xD510		0x2510
PIC18F2520 0x2520 PIC18F2525 0x2525 PIC18F2539 0x2539 PIC18F2550 0x2550 PIC18F258 0x8258 PIC18F2580 0x2580 PIC18F2585 0x2585 PIC18F25J10 0xD510	PIC18F2515	0x2515
PIC18F2525 0x2525 PIC18F2539 0x2539 PIC18F2550 0x2550 PIC18F258 0x8258 PIC18F2580 0x2580 PIC18F2585 0x2585 PIC18F25J10 0xD510		0x252F
PIC18F2539 0x2539 PIC18F2550 0x2550 PIC18F258 0x8258 PIC18F2580 0x2580 PIC18F2585 0x2585 PIC18F25J10 0xD510		0x2520
PIC18F2550 0x2550 PIC18F258 0x8258 PIC18F2580 0x2580 PIC18F2585 0x2585 PIC18F25J10 0xD510		0x2525
PIC18F258 0x8258 PIC18F2580 0x2580 PIC18F2585 0x2585 PIC18F25J10 0xD510		0x2539
PIC18F2580 0x2580 PIC18F2585 0x2585 PIC18F25J10 0xD510	PIC18F2550	0x2550
PIC18F2585 0x2585 PIC18F25J10 0xD510	PIC18F258	
PIC18F25J10 0xD510	PIC18F2580	0x2580
		0x2585
PIC18F2610 0x2610	PIC18F25J10	0xD510
	PIC18F2610	0x2610

处理器	值
PIC18F2620	0x2620
PIC18F2680	0x2680
PIC18F4220	0xA422
PIC18F4221	0x4221
PIC18F4320	0xA432
PIC18F4321	0x4321
PIC18F4331	0x4331
PIC18F4410	0x4410
PIC18F442	0x442F
PIC18F4420	0x4420
PIC18F4431	0x4431
PIC18F4439	0x4439
PIC18F4450	0x4450
PIC18F4455	0x4455
PIC18F448	0x8448
PIC18F4480	0x4480
PIC18F44J10	0xE410
PIC18F4510	0x4510
PIC18F4515	0x4515
PIC18F452	0x452F
PIC18F4520	0x4520
PIC18F4525	0x4525
PIC18F4539	0x4539
PIC18F4550	0x4550
PIC18F458	0x8458
PIC18F4580	0x4580
PIC18F4585	0x4585
PIC18F45J10	0xE510
PIC18F4610	0x4610
PIC18F4620 ⁽²⁾	0x4620
PIC18F4680	0x4680
PIC18F6310	0x6310
PIC18F6390	0x6390
PIC18F6410	0x6410
PIC18F6490	0x6490
PIC18F64J15	0xB415
PIC18F6520	0xA652
PIC18F6525	0x6525
PIC18F6527	0x6527
PIC18F6585	0x6585
PIC18F65J10	0xB510

表 A-2:	处理器类型	(雄)
1 2. / 1 = 1		\~ ~

<u> (人口-左;</u>	化生物大主 (法)
处理器	值
PIC18F65J15	0xB515
PIC18F6620	0xA662
PIC18F6621	0xA621
PIC18F6622	0xF622
PIC18F6627	0x6627
PIC18F6680	0x6680
PIC18F66J10	0xB610
PIC18F66J15	0xB615
PIC18F66J60	0xB660
PIC18F66J65	0xB665
PIC18F6720	0xA672
PIC18F6722	0x6722
PIC18F67J10	0xB710
PIC18F67J60	0xB760
PIC18F8310	0x8310
PIC18F8390	0x8390
PIC18F8410	0x8410
PIC18F8490	0x8490
PIC18F84J15	0xC415
PIC18F8520	0xA852
PIC18F8525	0x8525
PIC18F8527	0x8527
PIC18F8585	0x8585

处理器	值
PIC18F85J10	0xC510
PIC18F85J15	0xC515
PIC18F8620	0xA862
PIC18F8621	0x8621
PIC18F8622	0x8622
PIC18F8627	0x8625
PIC18F8680	0x8680
PIC18F86J10	0xC610
PIC18F86J15	0xC615
PIC18F86J60	0xC660
PIC18F86J65	0xC665
PIC18F8720	0xA872
PIC18F8722	0x8721
PIC18F87J10	0xC710
PIC18F87J60	0xC760
PIC18F96J60	0xD660
PIC18F96J65	0xD665
PIC18F97J60	0xD760
PIC18LF2423	0x2423
PIC18LF2523	0x2523
PIC18LF4423	0x4423
PIC18LF4523	0x4523

- 注 1: 这是当编译器工作在非扩展模式时,为一般处理器编译时使用的处理器。
 - 2: 这是当编译器工作在扩展模式时,为一般处理器编译时使用的处理器。

A.2.4 unsigned long rom_width_bits

程序存储器的宽度 (以"位"为单位)。

A.2.5 unsigned long ram_width_bits

数据存储器的宽度 (以"位"为单位)。

A.3 struct scnhdr — 段头

scnhdr 结构包含与某个段有关的信息。PICmicro 单片机 COFF 文件中的段名定义和段名的通常 COFF 定义略有不同。 PICmicro 单片机 COFF 段名的长度可以大于 8 个字符, PICmicro 单片机 COFF 文件允许为长的段名建立字符串表记录。

```
typedef struct scnhdr
   union
     char _s_name[8] /* section name is a string */
     struct
       {
         unsigned long _s_zeroes
         unsigned long _s_offset
       }_s_s;
   }_s;
   unsigned long s_paddr;
   unsigned long s_vaddr;
   unsigned long s_size;
   unsigned long s_scnptr;
   unsigned long s_relptr;
   unsigned long s lnnoptr;
   unsigned short s_nreloc;
   unsigned short s nlnno;
   unsigned long s_flags;
} scnhdr_t;
```

A.3.1 union s

字符串或者对字符串表的引用。少于 8 个字符的字符串直接存储,其他字符串存储到字符串表中。如果字符串的前 4 个字符是 0,那么最后 4 个字节作为在字符串表内的偏移量。这样做不太好,因为不严格符合 ANSI 的规定(也就是说 type munging 不是标准定义的操作)。但这是有效的,它保持了和 System V 格式的二进制兼容性,而其他方式做不到这一点。这种实现的优点是可反映用于长符号名的标准 System V 结构。

A.3.1.1 chars name[8]

直接存储的段名。如果段名少于8个字符,直接存储段名。

A.3.1.2 struct_s_s

段名存储在字符串表中。如果段名的前 4 个字符是 0,那么最后 4 个字节作为在字符串表内的偏移量,以找到段名。

A.3.1.3 unsigned long s zeroes

段名的前4个字符是0。

A.3.1.4 unsigned long _s_offset

字符串表中段名的偏移量。

A.3.1.5 unsigned long s paddr

段的物理地址。

A.3.1.6 unsigned long s vaddr

段的虚拟地址。它总是和 s paddr 包含同样的值。

A.3.2 unsigned long s size

段的长度。

A.3.3 unsigned long s_scnptr

COFF 文件中此段的原始数据的指针。

A.3.4 unsigned long s relptr

COFF 文件中此段的重定位信息的指针。

A.3.5 unsigned long s_lnnoptr

COFF 文件中此段的行号信息的指针。

A.3.6 unsigned short s_nreloc

此段的重定位记录数。

A.3.7 unsigned short s nlnno

此段的行号记录数。

A.3.8 unsigned long s flags

段类型和内容标志。定义段类型及段限定符的标志作为位域存储在 s_flags 字段中。为位域定义了掩码,以便于访问。表 A-3 列出了不同的段头标志,以及描述和各自的值。

表 A-3: 段头标志

标志	描述	值
STYP_TEXT	段包含可执行代码。	0x00020
STYP_DATA	段包含已初始化数据。	0x00040
STYP_BSS	段包含未初始化数据。	0x00080
STYP_DATA_ROM	段包含程序存储器的已初始化数据。	0x00100
STYP_ABS	段为绝对段。	0x01000
STYP_SHARED	段为各存储区所共享。	0x02000
STYP_OVERLAY	段和不同目标模块的其他同名段相共享相 同的存储空间。	0x04000
STYP_ACCESS	段可使用存取位进行访问。	0x08000
STYP_ACTREC	段包含一个函数的重叠 (overlay)激活记录。	0x10000

A.4 struct reloc — 重定位记录

访问可重定位标识符(变量、函数等)的任何指令都必须有重定位记录。和 System V 的重定位数据不同(在 System V 中,偏移量存储到重定位到的地址中),加到符号基址上的偏移量存储在重定位记录中。这是必需的,因为 Microchip 的重定位不仅要把"地址+偏移量"的值填写到数据流中,而且会对代码作简单的修正。这是更直接的存储偏移量的方法,但会略微增加文件的大小。

```
typedef struct reloc
{
   unsigned long r_vaddr;
   unsigned long r_symndx;
   short r_offset;
   unsigned short r_type;
} reloc t;
```

A.4.1 unsigned long r vaddr

引用的地址 (相对于原始数据开头的字节偏移量)。

A.4.2 unsigned long r symndx

符号表的索引。

A.4.3 short r offset

加到符号 r symndx 的地址上的有符号偏移量。

A.4.4 unsigned short r_type

重定位类型,实现定义的值。表 A-4 列出了重定位类型,以及描述和各自的值。

表 A-4: 重定位类型

类型	描述	值
RELOCT_CALL	CALL 指令 (对于 PIC18, 仅指 CALL 指令的第一个字)	1
RELOCT_GOTO	GOTO 指令 (对于 PIC18, 仅指 GOTO 指令的第一个字)	2
RELOCT_HIGH	地址的高8位	3
RELOCT_LOW	地址的低8位	4
RELOCT_P	PIC17 MOVFP 或MOVPF指令中P操作数的5位地址	5
RELOCT_BANKSEL	为符号生成适当的存储区切换指令	6
RELOCT_PAGESEL	为符号生成适当的页切换指令	7
RELOCT_ALL	地址的 16 位	8
RELOCT_IBANKSEL	生成间接的存储区选择指令	9
RELOCT_F	PIC17 MOVFP 或MOVPF指令中F操作数的8位地址	10
RELOCT_TRIS	TRIS 指令的数据寄存器地址	11
RELOCT_MOVLR	MOVLR — PIC17 的存储区选择指令	12
RELOCT_MOVLB	MOVLB — PIC17 和 PIC18 的存储区选择指令	13
RELOCT_GOTO2	PIC18 GOTO 指令的第二个字	14
RELOCT CALL2	PIC18 CALL 指令的第二个字	14
RELOCT FF1	PIC18 MOVFF 指令的源寄存器	15
RELOCT FF2	PIC18 MOVFF 指令的目标寄存器	16
RELOCT SF2	PIC18 MOVSF 指令的目标寄存器	16
RELOCT LFSR1	PIC18 LFSR 指令的第一个字	
RELOCT LFSR2	PIC18 LFSR 指令的第二个字	
RELOCT BRA	PIC18 的 BRA 指令	
RELOCT RCALL	PIC18 的 RCALL 指令	
RELOCT CONDBRA	PIC18 的相对条件转移指令	20
RELOCT UPPER	24 位地址的最高 8 位	21
RELOCT ACCESS	PIC18 的存取位	22
RELOCT PAGESEL WREG	用w寄存器作为暂存来选择正确的页	23
RELOCT PAGESEL BITS	用位置位 / 清除指令来选择正确的页	24
RELOCT SCNSZ LOW	段的长度	25
RELOCT_SCNSZ_HIGH		26
RELOCT_SCNSZ_UPPER		27 28
RELOCT_SCNEND_LOW	段结束地址	
RELOCT_SCNEND_HIGH RELOCT SCNEND UPPER		
RELOCT SCNEND LFSR1	LFSR 指令的段结束地址	30 31
RELOCT_SCNEND_LFSR2	DI OV 18 4 814X 24 7620F	32
RELOCT_TRIS_4BIT	4 位 TRIS 指令的文件寄存器地址	33

A.5 struct syment — 符号表记录

为所有标识符、段、函数开头、函数结束、程序块开头和程序块结束创建符号。

```
#define SYMNMLEN 8
struct syment
{
    union
    {
        char _n_name[SYMNMLEN];
        struct
        {
            unsigned long _n_zeroes;
            unsigned long _n_offset;
        } _n_n;
        char *_n_nptr[2];
    } _n;

    unsigned long n_value;
    short n_scnum;
    unsigned long n_type;
    char n_sclass;
    unsigned char n_numaux;
}
```

A.5.1 union _n

符号名可作为字符串直接存储,或作为对字符串表的引用。少于8个字符的符号名直接存储,其他符号名存储在字符串表中。正是受到这种结构的启发,扩展了段的数据结构,允许段名存储在符号表中。

A.5.1.1 char _n_name [SYMNMLEN] 如果符号名少于8个字符,直接存储。

A.5.1.2 struct n_n

符号名存储在字符串表中。如果符号名的前 4 个字符是 0,那么符号名的最后 4 个字符就构成在字符串表中的偏移量,以找到符号名。

A.5.1.3 unsigned long n zeros

符号名的前 4 个字符为 0。

A.5.1.4 unsigned long n offset

字符串表中符号名的偏移量。

A.5.1.5 char *_n_nptr

允许重叠。

A.5.2 unsigned long n_value

符号的值。一般来说,这是符号在其所在段中的地址。对于链接时间常量(例如, Microchip 的符号 _stksize),这个值是一个常数值,而不是一个地址。对于链接 器,这一般没有什么差别,只是在应用代码中的用法不同。

A.5.3 short n scnum

引用符号所在段的段号。

A.5.4 unsigned long n type

基本类型和派生类型。

A.5.4.1 符号类型

表 A-5 列出了基本类型,以及描述和各自的值。

表 A-5: 基本符号类型

类型 类型	描述	值
T_NULL	空	0
T_VOID	无类型	1
T_CHAR	字符型	2
T_SHORT	短整型	3
T_INT	整型	4
T_LONG	长整型	5
T_FLOAT	浮点型	6
T_DOUBLE	双精度浮点型	7
T_STRUCT	结构	8
T_UNION	联合	9
T_ENUM	枚举	10
T_MOE	枚举成员	11
T_UCHAR	无符号字符型	12
T_USHORT	无符号短整型	13
T_UINT	无符号整型	14
T_ULONG	无符号长整型	15
T_LNGDBL	长双精度型 (long double)	16
T_SLONG	short long	17
T_USLONG	unsigned short long	18

A.5.4.2 派生类型

通过派生类型来处理指针、数组和函数。表 A-6 列出了派生类型及其描述和各自的 值。

表 A-6: 派生类型

派生类型	描述	值
DT_NON	无派生类型	0
DT_RAMPTR	指向数据存储区的指针	1
DT_FCN	函数	2
DT_ARY	数组	3
DT_ROMPTR	指向程序存储区的指针	4
DT_FARROMPTR	指向程序存储区的 far (24 位)指	5
	针	

A.5.5 char n_sclass

符号的存储类别。表 A-7 列出了存储类别及其描述和各自的值。

表 A-7: 存储类别

存储类别	描述	值
C_EFCN	函数的物理结束地址	0xFF
C_NULL	空	0
C_AUTO	自动变量	1
C_EXT	外部符号	2
C_STAT	静态型	3
C_REG	寄存器变量	4
C_EXTDEF	外部定义	5
C_LABEL	标号	6
C_ULABEL	未定义标号	7
C_MOS	结构成员	8
C_ARG	函数参数	9
C_STRTAG	结构标记	10
C_MOU	联合成员	11
C_UNTAG	联合标记	12
C_TPDEF	类型定义	13
C_USTATIC	未定义的静态型	14
C_ENTAG	枚举标记	14
C_MOE	枚举成员	16
C_REGPARM	寄存器参数	17
C_FIELD	位域	18
C_AUTOARG	自动参数	19
C_LASTENT	假进入 (程序块的结束)	20
C_BLOCK	"bb" 或 "eb"	100
C_FCN	"bf" 或 "ef"	101
C_EOS	结构结束	102
C_FILE	文件名	103
C_LINE	重新格式化为符号表记录的行号	104
C_ALIAS	副本标记	105
C_HIDDEN	dmert 公共库中的外部符号	106
C_EOF	文件结束	107
C_LIST	绝对列表 (Absolute listing) 打开或关闭	108
C SECTION	段	109

A.5.6 unsigned char n_numaux

符号的附加记录数。

A.6 struct coff lineno — 行号记录

任何一行可执行源代码在与其段相关联的行号表中都有一个 coff_lineno 记录。对于 PICmicro 单片机 COFF 文件,这意味着每条指令都会有一个 coff_lineno 记录,因为调试信息常用于通过绝对列表文件进行调试。读者应该注意,并不要求 COFF 文件对于每条指令都有这一记录,尽管通常每条指令都有这一记录。这是和 System V 格式的明显区别。

```
struct coff_lineno2
{
    unsigned long l_srcndx;
    unsigned short l_lnno;
    unsigned long l_paddr;
    unsigned short l_flags;
    unsigned long l_fcnndx;
} coff_lineno_t;
```

A.6.1 unsigned long 1 srcndx

相关联源文件的符号表索引。

A.6.2 unsigned short 1 lnno

行号。

A.6.3 unsigned long 1 paddr

行号记录所对应代码的地址。

A.6.4 unsigned short 1 flags

行号记录的标志位。表 A-8 列出了标志位及其描述和相应的值。

表 A-8: 行号记录标志位

标志位	描述	值
LINENO_HASFCN	如果 1_fcndx 有效,置位该	0×01
	标志位	

A.6.5 unsigned long 1 fcnndx

相关联函数 (如果有的话)的符号表索引。

A.7 struct aux_file — 源文件的附加符号表记录

```
typedef struct aux_file
{
   unsigned long x_offset;
   unsigned long x_incline;
   unsigned char x_flags;
   char _unused[11];
} aux_file_t;
```

A.7.1 unsigned long x offset

文件名的字符串表偏移量。

A.7.2 unsigned long x incline

包含此文件的代码行行号。如果为 0,则没有包含此文件。

A.7.3 unsigned char x flags

.file 记录的标志位。表 A-9 列出了标志位及其描述和相应的值。

表 A-9: .file 记录的标志位

标志位	描述	值
X_FILE_DEBUG_ONLY	包含此 .file 记录仅用于调试	0x01

A.8 struct aux_scn — 段的附加符号表记录

```
typedef struct aux_scn
{
   unsigned long x_scnlen;
   unsigned short x_nreloc;
   unsigned short x_nlinno;
   char _unused[12];
} aux scn t;
```

A.8.1 unsigned long x scnlen

段的长度。

A.8.2 unsigned short x nreloc

重定位记录数。

A.8.3 unsigned short x nlinno

行号数。

A.9 struct aux tag — struct/union/enum 标记名的附加符号表记录

```
typedef struct aux_tag
{
    char _unused[6];
    unsigned short x_size;
    char _unused2[4];
    unsigned long x_endndx;
    char _unused3[4];
} aux tag t;
```

A.9.1 unsigned short x size

结构、联合或枚举的大小。

A.9.2 unsigned long x endndx

此结构、联合或枚举的下一记录的符号索引。

A.10 struct aux eos — struct/union/enum 结束的附加符号表记录

```
typedef struct aux_eos
{
   unsigned long x_tagndx;
   char _unused[2];
   unsigned short x_size;
   char _unused2[12];
} aux_eos_t;
```

A.10.1 unsigned long x tagndx

结构、联合或枚举标记的符号索引。

A.10.2 unsigned short x_size

结构、联合或枚举的大小。

A.11 struct aux fcn — 函数名的附加符号表记录

```
typedef struct aux_fcn
{
   unsigned long x_tagndx;
   unsigned long x_size;
   unsigned long x_lnnoptr;
   unsigned long x_endndx;
   short x_actscnum;
   char _unused[2];
} aux_fcn_t;
```

A.11.1 unsigned long x_tagndx

如果返回值基本类型为结构或联合,与返回值类型相关联的结构标记名或联合标记名的符号表索引。

A.11.2 unsigned long x lnnoptr

指向此函数行号的数据指针。

A.11.3 unsigned long x_endndx

此函数的下一条记录的符号索引。

A.11.4 short x actscnum

静态激活记录数据的段号。

A.12 struct aux fcn calls — 函数调用的附加符号表记录

```
typedef struct aux_fcn_calls
{
   unsigned long x_calleendx;
   unsigned long x_is_interrupt;
   char _unused[12];
} aux_fcn_calls_t;
```

A.12.1 unsigned long x calleendx

被调用函数的符号索引。如果要调用高阶函数,置位 AUX_FCN_CALLS_HIGHERORDER。 #define AUX_FCN_CALLS_HIGHERORDER ((unsigned long)-1)

A.12.2 unsigned long x is interrupt

指定函数是否是中断服务程序,如果是,指定中断的优先级。

- 0: 不是中断
- 1: 低优先级中断
- 2: 高优先级中断

A.13 struct aux arr — 数组的附加符号表记录

```
#define X_DIMNUM 4
typedef struct aux_arr
{
   unsigned long x_tagndx;
   unsigned short x_lnno;
   unsigned short x_size;
   unsigned short x_dimen[X_DIMNUM];
   char _unused[4];
} aux_arr_t;
```

A.13.1 unsigned long x tagndx

如果基本类型为结构或联合,这是与数组元素类型相关联的结构或联合标记名的符号表索引。

A.13.2 unsigned short x size

数组的大小。

A.13.3 unsigned short x dimen[X DIMNUM]

前四维的大小。

A.14 struct aux eobf — 块或函数结尾的附加符号表记录

```
typedef struct aux_eobf
{
   char _unused[4];
   unsigned short x_lnno;
   char _unused2[14];
} aux_eobf_t;
```

A.14.1 unsigned short x_lnno

块/函数结尾处 C 源代码行的行号 (相对于块/函数的开头)。

A.15 struct aux_bobf — 块或函数开头的附加符号表记录

```
typedef struct aux_bobf
{
    char _unused[4];
    unsigned short x_lnno;
    char _unused2[6];
    unsigned long x_endndx;
    char _unused3[4];
} aux bobf t;
```

A.15.1 unsigned short x_lnno

块/函数开头的 C 源代码行行号, 从块/函数的开头算起。

A.15.2 unsigned long x endndx

此块/函数的下一记录的符号索引。

A.16 struct aux var — struct/union/enum 类型变量的附加符号表记录

```
typedef struct aux_var
{
   unsigned long x_tagndx;
   char _unused[2];
   unsigned short x_size;
   char _unused2[12];
} aux_var_t;
```

A.16.1 unsigned long x_tagndx

结构、联合或枚举标记的符号索引。

A.16.2 unsigned short x size

结构、联合或枚举的大小。

A.17 struct aux_field — 位域的附加记录

```
typedef struct aux_field
{
   char _unused[6];
   unsigned short x_size;
   char _unused2[12];
} aux_field_t;
```

A.17.1 unsigned short x_size

位域的长度,以"位"为单位。

注:



附录 B 采用 ANSI 定义的方式

B.1 简介

本章讲述 MPLAB C18 采用 ANSI 定义的方式。 C 的 ISO 标准要求供应商提供 "采用定义的"语言特点的具体细节方面的文档。

注: 括号中的章节号,例如 (6.1.2),参考 ANSI C 标准 X3.159-1989。

ANSI C 标准的 G.3 一章对以下各节列出的采用定义的方式都作了规定。

B.2 标识符

ANSI C 标准: 无外部链接的标识符中有效字符的数目 (超过 31) (6.1.2)

"有外部链接的标识符中有效字符的数目 (超过6) (6.1.2)。"

"有外部链接的标识符中是否区分大小写 (6.1.2)。"

MPLAB C18 采用: 所有 MPLAB C18 标识符有至少 31 个有效字符。在有外部链接的

标识符中区分大小写。

B.3 字符

ANSI C 标准: 包含不只一个字符的字符常量的值,或包含不只一个多字节字符

的宽字符常量的值 (6.1.3.4)。"

MPLAB C18 采用: 整型字符常量的值是第一个字符的 8 位值。不支持宽字符。

ANSIC标准: "不带符号说明的 char 和 signed char 还是 unsigned char

有相同的值域 (6.2.1.1)。"

MPLAB C18 采用: 不带符号说明的 char 和 signed char 有相同的值域。对于

MPLAB C18,可以通过命令行选项 (-k),将不带符号说明的

char 设为与 unsigned char 的值域相同。

B.4 整型

ANSI C 标准: "在使用 int 或 unsigned int 的表达式中 ,都可以使用

char、short int或 int 位域,或这些类型的有符号或无符号变体,或枚举类型。如果 int可以表示原始类型的所有值,那么把值转化为 int; 否则把值转化为 unsigned int。这叫做整型

的提升。整型的提升不会改变所有其他算术类型。"

"整型的提升保持包括符号在内的值不变 (6.2.1.1)。"

MPLAB C18 采用: MPLAB C18 默认情况下不强制执行整型的提升,可以通过-Oi 选

项要求编译器强制执行 ANSI 定义的执行方式。参见第 2.7.1 节

"整型的提升"。

ANSI C 标准: "如果不能表示值,把一个整型转化为有符号的较短整型的结果,

或者把无符号整型转化为等长的有符号整型的结果 (6.2.1.2)。"

MPLAB C18 采用: 当从较长的整型转化为较短的整型时,会舍弃值的高位,而按照

较短的整型来转化剩下的位。从无符号整型转化为同长度的有符号整型时,按照同长度的有符号整型的规则来重新转化无符号整

型的位。

ANSI C 标准: "对有符号整型进行位逻辑运算的结果(6.3)"

MPLAB C18 采用:进行位逻辑运算时,将有符号整型视为为同类型的无符号整型

(也就是说,将符号位视为与任何其他位一样)。

ANSI C 标准: "整型除法中余数的符号 (6.3.5)。"

MPLAB C18 采用: 余数和商的符号相同。

ANSI C 标准: "负值有符号整型右移的结果(6.3.7)。"

MPLAB C18 采用:相当于把它作为相同长度的无符号整型进行右移(也就是说,符

号位并没有保留下来)。

B.5 浮点数

ANSI C 标准: "各种类型浮点数的表示和数值范围(6.1.2.5)。"

"整数转化为浮点数,而此浮点数不能精确表示整数的值时的截取

方向 (6.2.1.3)。"

"一个浮点数转化为较短的浮点数时的截取方向或者舍入方法

(6.2.1.4)。"

MPLAB C18 采用:参见第 2.1.2 节 "浮点型"。

使用舍入到最接近值的方法。

B.6 数组和指针

ANSI C 标准: "保存数组最大长度所需的整型 — 即 sizeof 运算符的类型,

size t (6.3.3.4, 7.1.1)。"

MPLAB C18 采用: 把 size t 定义为 unsigned short long int.

ANSI C 标准: "把指针转换为整型或者反之的结果(6.3.4)。"

MPLAB C18 采用:整型包含用来表示指针的二进制值。如果指针长度大于整数长度,

那么就会被截取以符合整型的长度。

ANSI C 标准: "保存指向同一数组的元素的两个指针之间的差别所需的整型,

ptrdiff t (6.3.6, 7.1.1)。"

MPLAB C18 采用: 把 ptrdiff t 定义为 unsigned short long。

B.7 寄存器

ANSI C 标准: "通过 register 存储类别限定符指定把对象放入寄存器。

(6.5.1)。"

MPLAB C18 采用: 忽略 register 存储类别限定符。

B.8 结构和联合

ANSI C 标准: "使用不同类型的成员访问联合对象的成员 (6.3.2.3)。"

MPLAB C18 采用:成员的值是被转换为被访问成员类型的成员所在地址的位。

ANSI C 标准: "结构中成员的填充和对齐 (6.5.2.1)。"

MPLAB C18 采用:结构和联合的成员按字节边界对齐。

B.9 位域

ANSI C 标准: 不带类型说明的 int 位域视为 signed int 位域还是

unsigned int 位域 (6.5.2.1)。

MPLAB C18 采用: 不带类型说明的 int 位域视为 signed int 位域。

ANSI C 标准: "一个单元内部位域的分配顺序(6.5.2.1)。"

MPLAB C18 采用: 位域按出现的顺序从最低有效位到最高有效位进行分配。

ANSI C 标准: "位域能否跨越存储单元的边界 (3.5.2.1)。"

MPLAB C18 采用: 位域不能跨越存储单元的边界。

B.10 枚举

ANSI C 标准: "表示枚举类型的值的整型 (6.5.2.2)。"

MPLAB C18 采用: 能表示枚举类型中所有值的最小类型。

B.11 Switch 语句

ANSI C 标准: "switch 语句中 case 分支的最大数目 (6.6.4.2)。"

MPLAB C18 采用: 分支的最大数目仅受目标存储器的限制。

B.12 预处理伪指令

ANSI C 标准: "定位可包含的源文件的方法 (6.8.2)。"

MPLAB C18 采用: 参见第 2.5.1 节 "系统头文件"。

ANSI C 标准: "对可包含的源文件的引用名的支持(6.8.2)。"

MPLAB C18 采用: 参见第 2.5.2 节 "用户头文件"。

ANSI C 标准: "对每个识别到的 #pragma 伪指令的执行方式 (6.8.6)。"

MPLAB C18 采用: 参见第 2.9 节 "Pragma 伪指令"。



附录 C 命令行概述

用法: mcc18 [options] file [options]

表 C-1: 命令行概述

选项	描述	参考
-?,help	显示帮助界面	1.2.2
-I= <path></path>	添加文件包含路径 'path'	2.5.1, 2.5.2
-fo= <name></name>	目标文件名	1.2.1
-fe= <name></name>	错误文件名	1.2.1
-k	把无符号说明的字符型设置为无符号字符型	2.1
-ls	大型堆栈 (可以跨越多个存储区)	3.2.4
-ms	把编译器存储模型设置为小存储模型 (默认)	2.6, 3.1
-ml	把编译器存储模型设置为大存储模型	2.6, 3.1
-0, -0+	启用所有优化功能 (默认)	4
-0-	禁用所有优化功能	4
-Od+	启用死代码删除 (默认)	4.10
-0d-	禁用死代码删除	4.10
-Oi+	启用整型提升	2.7.1
-Oi-	禁用整型提升 (默认)	2.7.1
-Om+	启用合并相同的字符串 (默认)	4.1
-Om-	禁用合并相同的字符串	4.1
-On+	启用存储区选择优化 (默认)	4.3
-On-	禁用存储区选择优化	4.3
-Op+	启用复制传递 (默认)	4.8, 4.10
-Op-	禁用复制传递	4.8, 4.10
-Or+	启用冗余存储删除功能 (默认)	4.9
-Or-	禁用冗余存储删除功能	4.9
-Ou+	启用删除执行不到的代码功能 (默认)	4.7
-Ou-	禁用删除执行不到的代码功能	4.7
-Os+	启用代码排序 (默认)	4.5
-0s-	禁用代码排序	4.5
-Ot+	启用尾部合并 (默认)	4.6
-Ot-	禁用尾部合并	4.6
-Ob+	启用转移优化 (默认)	4.2
-Ob-	禁用转移优化	4.2
-sca	启用默认局部变量为 auto 型 (默认设置)。仅对非扩展模式有效。	2.3
-scs	启用默认局部变量为 static 型。仅对非扩展模式有效。	2.3
-sco	启用默认局部变量为 overlay 型 (静态分配激活记录)。仅对非扩展模式有效。	2.3

表 C-1: 命令行概述 (续)

选项	描述	参考
-0a+	启用默认数据位于存取存储区。仅对非扩展模式 有效。	2.9.1.3
-0a-	禁用默认数据位于存取存储区 (默认设置)。仅 对非扩展模式有效。	2.9.1.3
-Ow+	启用 W 寄存器内容跟踪 (默认)	4.4
-OW-	禁用 W 寄存器内容跟踪	4.4
-Opa+	启用过程抽象 (默认)	4.11
-Opa-	禁用过程抽象	4.11
-pa= <repeat count=""></repeat>	设置过程抽象重复次数 (默认为4)	4.11
-p= <pre>processor></pre>	设定处理器 (默认为一般处理器)	1.2.4, 2.6, 2.10
-D <macro>[=text]</macro>	定义宏	1.2.3
$-w = \{1 \mid 2 \mid 3\}$	设定警告等级 (默认为2)	1.2.2
-nw= <n></n>	禁止消息 <n></n>	1.2.2
-v	显示版本号并退出。	
-verbose	详细的操作信息(显示标题信息和其他信息)	1.2
extended	生成 扩展模式代码。	1.2.5
no-extended	生成 非扩展模式代码。	1.2.5
help-message-list	显示一个所有诊断消息的列表	1.2.2
help-message-all	显示所有诊断消息的帮助	1.2.2
help-message= <n></n>	显示关于诊断号 <n> 的帮助</n>	1.2.2
help-config	显示关于针对器件的配置设置的帮助	2.9.5



附录 D MPLAB C18 诊断

本附录列出了 MPLAB C18 编译器生成的错误、警告和消息。

D.1 错误

1000: %s

1002: syntax error, '%s' expected

没有为预处理器结构语法指定符号。这种错误的原因通常是拼写错误、遗

漏了伪指令所需的操作数和括号不配对。

1013: error in pragma directive

MPLAB C18 在等待正在解析的 pragma 伪指令的结束,但是并没有发现新

的命令行。这种错误可能是由 pragma 伪指令后的多余文本引起的。

1014: redundant attribute specifier declaring section '%s'

#pragma sectiontype 伪指令多次指定了 overlay 或 access 属性。

1016: integer constant expected for #line directive

#line 预处理伪指令中的行号操作数必须是整型常量。

1017: symbol name expected in 'interrupt' pragma

> 'save='子句后应指定一个用逗号分隔的静态分配作用域内符号名列表, 这些符号名将由中断函数保存和恢复。通常导致这种错误的原因有: 指定 了不在作用域内的符号,没有包含定义所引用符号的头文件,以及输入了

错误的符号名。

1018: function name expected in 'interrupt' pragma

> 要声明为中断服务程序的函数名应该作为 'interrupt' pragma 伪指令的第 一个参数。函数符号必须在当前作用域内,并且没有参数和返回值。通常 导致这种错误的原因是缺少被声明为中断服务程序的函数的原型和输入错

误。

1019: '%s' is a compiler managed resource - it should not appear in a save= list 中断声明中 'save='子句中的符号名无效。如果用 'save='子句对某 些地址进行保存/恢复会产生异常代码。不必对这些地址进行现场保护,

只要从'save='子句中删除这些地址就可以纠正此错误。

1020: unexpected input following '%s'

指定预处理器结构中有多余的信息。

1021: unterminated comment

C 风格的注释 (即 /*) 没有终止符。错误消息的行号显示注释从哪里开始。

1022: end of file in argument '%s' for macro '%s'

在处理指定宏中指定的参数时遇到了文件结束。很可能是缺少圆括号所致。

1023: end of file in valist argument for macro '%s'

在处理指定宏中的可变参数时遇到了文件结束。很可能是缺少圆括号所致。

1024: macro '%s' expects %d arguments, but only %d found

指定宏要求参数个数与指定的数目不同。要使用宏,传递的参数个数必须 与为该宏定义的参数个数完全相同。

1025: missing '%c' in header name

在处理一条 #include 语句的头文件名时遇到了文件结束。原因是在指定的行中 #include 伪指令缺少终止符。

1026: malformed #include directive

#include 后要求有一个 """ 或 "<",但是却发现了其他字符。原因很可能 是伪指令输入错误。

1027: unable to locate '%s'

在包含文件搜索路径中找不到指定的头文件 (系统头文件或用户头文件)。确认是否指定了正确的-I命令行选项。其他原因可能包括头文件输入错误或没有足够的访问权限。

1028: %s without matching #if

发现指定的预处理伪指令没有匹配的 #if。原因很可能是嵌套不匹配或拼写错误。

1029: malformed expression in '%s'

指定预处理伪指令的表达式错误。原因很可能是由于圆括号不匹配或拼写错误。

1030: identifier expected in %s

在指定的预处理伪指令中要求有一个标识符,但却发现了一个 C 标识符。原因很可能是标识符输入错误。

1031: '%c' expected in 'defined'

要求"defined"预处理伪指令后跟圆括号或一个标识符。原因很可能是缺少圆括号或标识符输入错误。

1032: ')' expected in expansion of macro '%s'

扩展指定的宏时要求有右圆括号。原因很可能是缺少圆括号。

1033: preprocessor can only input one file at a time

预处理器只能将一个源文件作为输入。原因很可能是调用预处理器的编译器可执行文件发生错误。如果单独调用预处理器,改正错误行。

1034: previous definition of macro '%s' does not agree

根据 ANSI 标准,目前定义为类对象宏的标识符不能由另外一条 #define 预处理伪指令重新定义,除非第二个定义是一个类对象宏定义且两个替换列表相同。同样,目前定义为类函数宏的标识符也不能由另外一条 #define 预处理伪指令重新定义,除非第二个定义是一个参数个数和拼写相同的类函数宏定义,且两个替换列表相同。

1035: expecting macro name, received '%s' instead

要求有一个标识符,但未找到 C 标识符。原因很可能是标识符输入错误。

- 1036: syntax error in macro argument list, expecting ')' 要求有一个右圆括号紧跟在可变参数列表 (...) 之后。
- 1037: duplicate parameter name '%s' in macro '%s' 宏的参数名必须是唯一的。
- 1038: syntax error in macro argument list 可能是参数列表中要求右一个逗号,但未找到;或者,如果指定了可变参数列表 (...),但未找到需要的右圆括号。
- 1039: illegal character in macro name '%c' 宏名之后要求有空白或一个起始圆括号。原因很可能是宏名输入错误。
- 1041: # operator requires a parameter name as operand 预处理操作符 "#"要求以一个参数名作为操作数,但未找到 C 标识符。原因很可能是标识符输入错误。
- 1042: filename for %s directive exceeds maximum filename length 指定预处理伪指令中指定的文件名超过了最大文件名长度。MAX_FILENAME_PATH_LEN。
- 1050: section address permitted only at definition #pragma sectiontype 伪指令 location 子句中的绝对地址只能在定义此段的第一个 pragma 伪指令中指定。
- section overlay attribute does not match definition

 MPLAB C18 要求先前定义的段属性必须与当前 #pragma sectiontype 伪指令中指定的属性相匹配。
- section share attribute does not match definition

 MPLAB C18 要求先前定义的段属性必须与当前在 #pragma sectiontype 伪指令中指定的属性相匹配。

1054: section type does not match definition

MPLAB C18 在此前遇到过这个段名,但类型不同(如 code、idata、udata或 romdata)。

1055: section access attribute does not match definition

MPLAB C18 要求一个先前声明的段的属性必须与当前 #pragma sectiontype 伪指令中指定的相匹配。

1070: too many line numbers in section '%s'

COFF 文件格式在一个段中仅允许 (32767 * 2 + 1) 行。要减少源文件中的行数。

1071: too many relocations in section '%s'

COFF 件格式在一个段中仅允许 (32767 * 2 + 1) 次重定位。要减少源文件中变量引用的次数。

1072: too many function calls for ISR '%s'

一个 ISR 只能调用 253 个不同的函数。输出目标文件格式 (COFF) 将辅助记录数限制为 255。一个 ISR 需要两个辅助记录,每次调用一个不同的函数都需要一个 不同的辅助记录。

1073: too many function calls for '%s'

一个非中断函数只能调用 254 个不同的函数。输出目标文件格式 (COFF) 将辅助记录数限制为 255。一个 非中断函数需要一个辅助记录, 每次调用一个不同的函数都需要一个 不同的辅助记录。

1099: %s

源代码'#error'伪指令消息

1100: syntax error

无效的函数类型定义。

1101: Ivalue required

需要一个指定对象的表达式。通常导致这种错误的原因包括遗漏了圆括号和遗漏了 '*'运算符。

1102: cannot assign to 'const' modified object

'const'限定的对象定义为只读数据,因此不允许修改。

1103: unknown escape sequence '%s'

编译器不能识别指定的转义序列。可以查看 ANSI 标准中有效字符转义序列的列表。

1104: division by zero in constant expression

编译器不能处理包含以零为除数 (或模数)的常数表达式。

1105: symbol '%s' has not been defined

变量在被定义之前就被引用了。通常导致这种错误的原因包括符号名拼写错误、缺少定义变量的头文件或对变量的引用仅在内部作用域中有效。

1106: '%s' is not a function

只有作为函数名的符号才能声明为中断函数。

1107: interrupt functions must not take parameters

处理器跳转到中断服务程序时不传递参数,因此,声明为中断函数的函数 不能带有参数。

1108: interrupt functions must not return a value

中断函数是被处理器异步调用的,因此调用中断函数是没有返回值的。

1109: type mismatch in redeclaration of '%s'

声明的符号类型和此符号以前声明的类型不兼容。通常造成这种错误的原因包括缺少限定符或者限定符位置不对。

1111: undefined label '%s' in '%s'

标号由'goto'语句引用,但此标号并未在函数中定义。通常造成这种错误的原因包括标号标识符拼写错误,以及在标号的作用域外引用标号,即调用在其他函数中定义的标号。

1112: integer type expected in switch control expression

switch 语句的控制表达式必须是整型的。通常导致这种问题的原因包括遗漏了 '*'运算符和 '∏'运算符。

1113: integer constant expected for case label value

case 标号值必须是整型常量。

1114: case label outside switch statement detected

'case'标号仅在 switch 语句内部有效。通常导致这种错误的原因是'}'位置不对。

1159: default label outside switch statement detected

'default'标号仅在 switch 语句内部有效。通常导致这种错误的原因是'}'位置不对。

1115: multiple default labels in switch statement

switch 语句只能有一个 'default'标号。通常导致这种错误的原因是遗漏了 '}'来结束内部的 switch。

1116: type mismatch in return statement

返回值的类型和声明的函数返回值类型不一致。通常导致这种错误的原因包括遗漏了 '*'或者 '[]'运算符。

1117: scalar type expected in 'if' statement

'if' 语句的控制表达式必须是标量类型,即整型或者指针。

1118: scalar type expected in 'while' statement

'while'语句的控制表达式必须是标量类型,即整型或者指针。

1119: scalar type expected in 'do..while' statement

'do..while'语句的控制表达式必须是标量类型,即整型或者指针。

1120: scalar type expected in 'for' statement

'for'语句的控制表达式必须是标量类型,即整型或者指针。

- 1121: scalar type expected in '?:' expression
 - '?:'运算符的控制表达式必须是标量类型,即整型或者指针。
- 1122: scalar operand expected for '!' operator
 - '!'运算符的操作数必须是标量类型。
- 1123: scalar operands expected for '||' operator 逻辑 '或'运算符'||' 的操作数必须是标量类型。
- 1124: scalar operands expected for '&&' operator 逻辑 '与' 运算符 '&&' 的操作数必须是标量类型。
- 1126: 'continue' must appear in a loop statement 'continue' 语句只能用于 'while' 、'do' 、'for' 或 'switch' 语句内。
- 1127: operand type mismatch in '?:' operator '?:' 运算符的结果操作数必须是标量类型或兼容的类型。
- 1128: compatible scalar operands required for comparison 比较运算符的操作数必须是兼容的标量类型。
- 1129: [] operator requires a pointer and an integer as operands 要求数组存取运算符 '[]'的一个操作数是指针,另一个操作数是整型。也就是说,对于 'x[y]',表达式 '*(x+y)'一定是有效的。 'x[y]'在功能上等效于 '*(x+y)'。
- 1130: pointer operand required for '*' operator 反引用(取值)运算符 '*' 要求以指向非空对象的指针作为其操作数。
- type mismatch in assignment 赋值表达式运算符要求右侧表达式的结果与左侧表达式的结果类型兼容。 通常导致这种错误的原因是遗漏了 '*'或者 '‖'运算符。
- 1132: integer type expected for right hand operand of '-=' operator '-='运算符要求当运算符左侧为指针型时,右侧为整型。通常导致这种错误的原因是遗漏了'*'或者'[]'运算符。
- type mismatch in '-=' operator '-=' 运算符的操作数类型要求: 对于 'x-= y', 表达式 'x=x-y' 有效。
- arithmetic operands required for multiplication operator 乘法运算符 '*'和 '*='要求其操作数为算术类型。通常导致这种错误的原因是遗漏了反引用运算符 '*'或者下标运算符 '[]'。
- integer operands required for modulus operator 模运算符 '%'和 '%='要求其操作数为算术类型。通常导致这种错误的原因是遗漏了反引用运算符 '*'或者下标运算符 '[]'。

- integer operands required for shift operator 移位运算符的操作数为整型。通常导致这种错误的原因是遗漏了反引用运算符 '*'或者下标运算符 '[]'。
- 1137: integer types required for bitwise AND operator '&'和'&='运算符要求两个操作数都为整型。通常导致这种错误的原因是遗漏了'*'或者'[]'运算符。
- 1138: integer types required for bitwise OR operator '|'和'|='运算符要求两个操作数都为整型。通常导致这种错误的原因是遗漏了'*'或者'[]'运算符。
- 1139: integer types required for bitwise XOR operator '^'和'^='运算符要求两个操作数都为整型。通常导致这种错误的原因是遗漏了'*'或者'[]'运算符。
- integer type required for bitwise NOT operator'~'运算符要求其操作数为整型。通常导致这种错误的原因是遗漏了'*'或者 '∏'运算符。
- 1141: integer type expected for pointer addition 加法运算符要求当一个操作数为指针型时,另一个操作数必须为整型。通常导致这种错误的原因是遗漏了 '*'或者 '[]'运算符。
- type mismatch in '+' operator '+' 运算符的操作数类型必须符合以下条件:一个操作数为指针型,另一个操作数为整型;或者两个操作数都为算术型。
- 1143: pointer difference requires pointers to compatible types 当计算两个指针之间的差时,这两个指针必须指向类型兼容的两个对象。通常导致这种错误的原因是遗漏了括号和遗漏了'[]'运算符。
- integer type required for pointer subtraction 如果减法运算符左侧的操作数为指针型,则右侧的操作数必须为整型。通常导致这种错误的原因是遗漏了 '*'或者 '[]'运算符。
- arithmetic type expected for subtraction operator 当减法运算符左侧的操作数不是指针型时,则要求减法运算符的两个操作数都为算术型。
- type mismatch in argument %d 函数调用的实参类型必须和相应形参所声明的类型兼容。
- 1147: scalar type expected for increment operator 递增运算符要求其操作数是标量类型的左值(lvalue),其值可以修改。
- 1148: scalar type expected for decrement operator 递减运算符要求其操作数是标量类型的左值(lvalue),其值可以修改。
- 1149: arithmetic type expected for unary plus 单目加运算符要求其操作数为算术型。

1150: arithmetic type expected for unary minus 单目减运算符要求其操作数为算术型。

1151: struct or union object designator expected

成员存取运算符 '.'和 '->'要求分别以结构/联合和结构/联合的指针作为操作数。

1152: scalar or void type expected for cast

显式强制类型转换要求其操作数类型为标量型,转换为标量型或 void 类型。

1153: cannot assign array type objects

不可以直接对数组类型的对象赋值,只可以对数组的成员赋值。

1154: parameter %d in '%s' must have a name

定义函数时,必须对形参进行说明。形参说明要放在函数定义中,而不是 函数原型中。

1155: 'overlay' symbol '%s' not in function scope

在函数作用域内,变量只能为 overlay。

1156: member '%s' declared as having function type

结构和联合的成员不能为函数类型。原因可能是函数指针声明错误。

1157: function 'main' should be declared as 'void main (void)'

MPLAB C18 启动代码将调用 main 函数,没有参数和返回值。 main 函数应始终声明为没有参数和返回值。

1158: arithmetic operands required for division operator

除法运算符'I'和'/=''要求其操作数为算术类型。通常导致这种错误的原因是遗漏了反引用运算符'*'或者下标运算符'[]'。

1160: conflicting storage classes specified

一个变量定义,只能给变量指定一个存储类别。

1161: conflicting base types specified

一个变量定义,只能给变量指定一个基本类型(void、整型和浮点型等)。 同一个基本类型的多次指定也是错误的(例如 int int x;)。

1162: both 'signed' and 'unsigned' specified

一个类型只能包含一个'signed',或'unsigned',二者不能同时包含。

1163: function must be located in program memory

所有函数都必须位于程序存储器中,因为数据存储器是不可执行的。

1165: reference to incomplete tag '%s'

不能在声明中直接引用提前引用结构标记或联合标记。只能声明指向提前引用标记的指针。

1166: invalid type specification

类型说明无效。通常导致这种错误的原因包括输入错误或者误用了 typedef 类型。例如, 'int enum myEnum xyz;' 有无效的类型说明。

1168: reference to undefined enumeration tag '%s'

必须在引用枚举标记的任何声明前定义枚举标记。与结构标记和联合标记 不同,提前引用枚举标记是不允许的。

anonymous members allowed in unions only

匿名结构的成员只能定义为联合的成员。

1170: non-integral type bitfield detected

结构的位域成员的类型必须是整型。

1171: bitfield width greater than 8 detected

位域长度不能大于一个存储单元的长度,对于 MPLAB C18,一个存储单元是一个字节。因此,一个位域只能包含 8 位或更少位。

1172: enumeration value of '%s' does not match previous

在多个枚举标记中使用相同的枚举常量名时,枚举常量的值在每个枚举中都必须相同。

1173: cannot locate a parameter in program memory, '%s'

因为所有的参数都位于堆栈中,在程序存储器中定位参数是不可能的。通常导致这种错误的原因是指向程序存储器的指针定义拼写错误。

1174: local '%s' in program memory can not be 'auto'

位于程序存储器中的局部变量必须声明为静态或者外部变量,因为'auto'(自动)局部变量必须位于堆栈中。

1175: static parameter detected in function pointer '%s'

函数指针要求参数通过堆栈传递。当启用静态局部变量编译时,应将函数指针的参数以及函数指针所指向的函数的参数显式定义为'auto'类型。

1176: tag type mismatch in redeclaration of '%s'

结构、联合或枚举的定义使用了与先前定义的结构、联合或枚举相同的标记名,但是类型不匹配。例如,一个结构被重新定义为联合,或一个枚举被重新定义为结构。

1177: illegal reference to array of void

数组的元素不能为 void 类型。通常,这种错误意味着在类型定义中缺少指针声明符(*)。例如, void array[10];,而实际上应该为 void *array[10];。

1178: illegal declaration of object of type void

对象的类型不能为 void 类型。通常,这种错误意味着在声明中缺少指针声明符(*)。例如, void p;,而实际上应该为 void *p;。

1200: cannot reference the address of a bitfield

不能直接引用结构的位域成员的地址。

1201: cannot dereference a pointer to 'void' type

'*'反引用运算符要求一个指向非空对象的指针作为操作数。

1202: call of non-function

'()'函数调用后缀运算符的操作数必须是"指向函数的指针"类型。通常这是一个函数标识符。通常导致这种错误的原因是遗漏了表示范围的括号。

1203: too few arguments in function call

调用函数时,传递的实参个数必须和函数定义中指定的形参个数相等。

1204: too many arguments in function call

调用函数时,传递的实参个数必须和函数定义中指定的形参个数相等。

1205: unknown member '%s' in '%s'

结构标记或者联合标记中没有指定的成员名。通常导致这种错误的原因是成员名拼写错误和遗漏了嵌套结构中的成员访问运算符。

1206: unknown member '%s'

结构或者联合类型中没有指定的成员名。通常导致这种错误的原因是成员名拼写错误和遗漏了嵌套结构中的成员访问运算符。

1207: tag '%s' is incomplete

成员访问运算符不能引用不完整的结构标记或联合标记。通常导致这种错误的原因是在符号定义时结构标记名拼写错误。

1208: "#pragma interrupt" detected inside function body

'interrupt' pragma 伪指令只能在文件级范围内使用。

1210: unknown symbol '%s' in interrupt save list

'interrupt' pragma 伪指令要求列在 'save'列表中的符号必须已经声明过而且在作用域内。

1211: missing definition for interrupt function '%s'

函数被声明为中断服务程序,但是尚未定义。中断函数的定义必须和把函数声明为中断的 pragma 伪指令在同一个模块中。

1212: static function '%s' referenced but not defined

函数被声明为静态类型而且已经在模块内的其他地方被调用过,可是却没有定义。通常导致这种错误的原因是在函数定义中函数名拼写错误。

1213: initializer list expected

被初始化的符号需要一个包含在大括号内的初始化列表,但是却只有一个初始值。

1214: constant expression expected in initializer

静态分配的符号的初始值必须是常数表达式。

1216: string initializer used for non-character array object

字符串初始化只有在初始化 '字符数组'或者 "字符指针"类型对象的时候才有效 (都可以是无符号字符型)。

- 1218: extraneous initializer values 初始化值的数目和被初始化对象类型要求的值数目不相同。在初始化列表
- 1219: integer constant expected 要求整型的常数表达式,但是却发现了非整型的表达式或者非常数表达式。
- 1220: initializer detected in typedef declaration of '%s' typedef 定义中不能包括初始化。
- 1221: empty initializer list detected 初始化列表不能为空。在大括号中必须有一个或更多个初始值。
- 1222: "#pragma config" detected inside function body config pragma 伪指令仅在文件级范围有效。

中有太多值。

- 1223: configuration setting '%s' has already been specified 指定的配置设置已在一个不同的 #pragma config 伪指令中指定,或在这条 #pragma config 伪指令的前面指定了。
- 1224: configuration setting '%s' not recognized 所选择器件识别不到指定的配置设置。请确保指定的设置为全大写且拼写正确。可使用 --help-config 命令行选项来获得关于所选择器件配置设置的信息。
- 1225: configuration value '%s' not recognized for configuration setting '%s' 所选择器件和配置设置识别不到指定的配置值。请确保指定的值为全大写且拼写正确。可使用 --help-config 命令行选项来获得关于所选择器件配置设置和值的信息。
- 1226: cannot specify both #pragma config and _CONFIG_DECL macro 仅能使用 #pragma config 伪指令或 _CONFIG_DECL 宏来指定配置设置,最好使用 #pragma config 伪指令。
- 1227: cannot specify #pragma config directive when compiling for generic device #pragma config 伪指令是针对处理器的伪指令,要求在命令行中使用 -p 选项指定特定的处理器。
- 1228: %s cannot be specified in both interrupt save= and nosave= clauses 指定的存储单元不能在中断定义的 save= 和 nosave= 子句中使用。请从 save= 或 nosave= 列表中去除这一项。
- 1250: '%s' operand %s must be a literal 操作码的此操作数必须为常数值,而不是符号引用。
- 1251: '%s' operand count mismatch 此操作码的操作数数目和要求的数目不符。和 MPASM 不同, MPLAB C1x 行内汇编器要求显式说明所有的操作数。操作数(例如存取位和目标位)没有默认值。

1252: invalid opcode '%s' detected for processor '%s'

此操作码对目标处理器无效。通常导致这种错误的原因包括从不同指令集的处理器那里导入了行内汇编代码(例如从 PIC17CXX 导入到 PIC18CXX)以及操作码拼写有误。

1253: constant operand expected

行内汇编操作码的操作数必须是一个常数表达式,这个常数表达式定义为常量或静态分配的符号引用,也可以对其加或减一个整型常量。通常导致这种错误的原因是将动态分配的符号(auto 型局部变量和参数)用作行内汇编操作码的操作数。

1300: stack frame too large

栈帧的大小已经超出了最大的可寻址范围。通常导致这种错误的原因是在一个函数中把过多的局部变量分配为 auto 存储类型。

1301: parameter frame too large

参数帧的大小超出了最大可寻址范围。通常导致这种错误的原因是把太多 参数传递到同一个函数。

1302: old style function declarations not supported

MPLAB C18 目前不支持旧的 K&R 类型的函数定义,而是采用 ANSI 标准推荐的嵌入参数类型声明。

1303: 'near' symbol defined in non-access qualified section

分配到非存取段中的静态分配变量不能通过存取位访问,因此使用 near 范围限定符定义这些变量就会导致访问出错。

1304: illegal use of obsolete 'overlay' storage class for symbol '%s'

扩展模式下不支持 overlay 存储类别。还要注意在 非扩展模式下, overlay 存储类别仅对局部变量有效。

1500: unable to open file '%s'

编译器不能打开指定的文件。通常导致这种错误的原因包括文件名拼写错误和没有足够的访问权限。

1504: redefinition of '%s'

不能多次定义同一个函数名。

1505: redeclaration of label '%s'

不能多次定义同一个变量名。

1506: function '%s' cannot have 'overlay' storage class specifier

不能对函数使用 overlay 存储类别说明符。

1507: variable '%s' of 'overlay' storage class cannot have 'near' qualifier

编译器目前在存取 ram 中不支持 overlay 存储类别的变量。

1508: inconsistent linkage for %s

为标识符指定了内部和外部链接。

1509: %s cannot have 'extern' storage class 不能对参数使用 extern 存储类别说明符。

- 1510: %s cannot have 'extern' storage class, block scope, and an initializer 编译器不支持对 extern 存储类别的块作用域对象进行显式初始化。
- 1511: ran out of internal memory for temps 编译器不能再为任何临时变量分配存储空间。
- 1512: redefinition of label '%s' 不能在一个函数中多次定义同一个标号。
- 1513: redefinition of member '%s' 在结构或联合中,两个或两个以上成员不能使用相同的名字。
- 1514: cast of a pointer to floating point is undefined 请求的强制类型转换是非法的。这种错误可能是由赋值时遗漏了数组下标引起的。
- 1515: redefinition of case value %ld switch 语句中,对于某个值只能有一个 case 分支。
- 1516: array size must be greater than zero 表示数组长度的常数值必须大于零。

D.2 警告

- 2001: non-near symbol '%s' declared in access section '%s' 声明到 access 段中的静态分配变量总是被链接器存放在存取数据存储区中,因此这些变量总是可以用 near 范围限定符限定。不指定 near 范围限定符也不会导致错误的代码,但可能产生额外的存储区选择指令。
- 2002: unknown pragma '%s' 编译器遇到不能识别的 pragma 伪指令。按照 ANSI/ISO 的要求,会忽略此 pragma 伪指令。通常导致这个警告的原因是 pragma 伪指令名拼写错误。
- 2003: _CONFIG_DECL macro has been deprecated; please utilize #pragma config _CONFIG_DECL 宏视为被废弃,正被逐步淘汰。它被替换为 #pragma config 伪指令。
- 2025: default overlay locals is unsupported in Extended mode, -sco ignored 扩展模式下不支持 overlay 存储类别。
- 2026: default static locals is unsupported in Extended mode, -scs ignored 扩展模式下不支持将静态存储(static)作为默认的存储类别。
- 2027: default auto locals is redundant in Extended mode, -sca ignored 扩展模式下,局部变量的默认存储类别始终为动态存储 (auto)。
- 2028: default static locals is unsupported in Extended mode, -OI ignored 扩展模式下不支持将静态存储(static)作为默认的存储类别。

2029: default access RAM is unsupported in Extended mode, -Oa ignored 静态模式下不支持 near 型变量的默认存取存储空间范围。

2052: unexpected return value

在定义为没有返回值的函数中发现返回值语句。这个返回值会被忽略。

2053: return value expected

定义为有返回值的函数没有返回值,返回值不确定。

2054: suspicious pointer conversion

在没有显式强制类型转换的情况下,将指针用作整型或者将整型用作指针。

2055: expression is always false

条件语句的控制表达式的值恒为"假"。

2056: expression is always true

条件语句的控制表达式的值恒为"真"。

2058: call of function without prototype

调用函数时,在作用域内没有被调用函数的函数原型。这是不安全的,因 为不能对函数实参进行类型检查。

2059: unary minus of unsigned value

单目减法运算符通常只用于有符号值。

2060: shift expression has no effect

对一个值移位零位不会影响表达式的值。

2062: '->' operator expected, not '.'

通过结构/联合的指针访问结构/联合的成员时,使用了'.'运算符。

2063: '.' operator expected, not '->'

用 "->"运算符对结构/联合的成员进行了直接访问。

2064: static function '%s' not defined

函数被声明为静态类型,但是却没有对此函数进行定义。通常导致这种警告的原因是在函数定义时函数名输入错误。

2065: static function '%s' never referenced

定义过的静态函数未被调用。

2066: type qualifier mismatch in assignment

在指针赋值时,源指针和目的指针指向兼容类型的对象,但源指针指向以'const'或'volatile'限定的对象,目的指针却没有。

2068: obsolete use of implicit 'int' detected.

ANSI 标准允许声明变量时不指定基本类型,例如 "extern x;",这里隐含了 'int'基本类型。此标准没有采用这种做法,因此给出一个诊断信息。

- 2069: enumeration value exceeds maximum range
 - 定义的枚举值,它超出了 signed long 格式的范围,而且枚举标记中有负的 枚举值。此时将使用 unsigned long 类型来表示枚举,但不能正常进行包含 负值的枚举常量的相对比较。
- 2071: %s cannot have 'overlay' storage class; replacing with 'static' 此时不允许 overlay 存储类别的参数。默认的局部变量存储类别是 overlay 时,应该指定参数为 static 存储类别。
- 2072: invalid storage class specifier for %s; ignoring 使用了不允许用于此定义的存储类型说明符。
- 2073: null-terminated initializer string too long 以零字符结尾的初始化字符串长度与数组对象的长度不符。
- 2074: location %s specified in the interrupt save list is redundant 中断声明的 save= 子句中指定的符号无效。需要时编译器自动为这个符号生成现场保护代码,因此可安全地将此符号从 save= 列表中去除。
- 2075: location %s specified in the interrupt nosave list is changed by the interrupt, but will not be saved nosave= 子句中指定的符号被中断函数更改了。但是,编译器不会为这个符号生成现场保护代码且原始值将丢失。
- 2076: %s ignored in the interrupt nosave list, as it is preserved via shadow register 指定的存储单元由高优先级中断影子寄存器保存,因此对于高优先级中断,nosave= 子句对这个存储单元没有影响。
- 2077: %s is not a valid compiler managed resource for use in the interrupt nosave list 编译器管理的资源中可在 nosave= 子句中指定的包括 WREG、BSR、

- 2100: obsolete use of 'overlay' for symbol '%s', processing as auto 扩展模式下不支持 overlay 存储类别。将定义为此类别的变量按照 auto 存储类别处理。
- 2101: obsolete use of 'static' storage for parameter '%s', treating as 'auto' 在 扩展模式下编译时, MPLAB C18 要求所有函数参数为动态存储类别。 更多信息,请参阅本用户指南的相关章节。
- 2102: near range specifier ignored for 'auto' variable '%s' 存储类别为自动的变量位于堆栈中,因此将变量存放到快速存取存储区的'near'范围限定符不适用。

消息 **D.3**

3000: test of floating point for equality detected

测试两个浮点数是否相等有时可能得到错误的结果, 因为由于舍入错误,

两个算术上相等的表达式计算出的值可能会有很小的差异。

3002: comparison of a signed integer to an unsigned integer detected

> 有符号值是负数时,把有符号整型值和无符号整型值放在一起比较可能会 导致错误的结果。为比较无符号整型值和有符号值的二进制等价表示,有符号值应先被显式地转换为相同位数的无符号类型。



附录 E 扩展模式

本附录详细描述 非扩展模式和扩展模式的差别。这些差别包括:

- 源代码兼容性
 - 堆堆栈帧大小
 - static 型参数
 - overlay 关键字
 - 行内汇编
 - 预定义宏
- 命令行选项差别
- COFF 文件差别

E.1 源代码兼容性

E.1.1 堆栈帧大小

当编译器工作在扩展模式时,每个函数所占用的总堆栈帧大小 (局部变量、参数和帧指针保存)限制为96字节;而工作在非扩展模式时,对于每个函数,局部变量可占用120字节,参数可另外占用120字节。

E.1.2 static 型参数

编译器工作在扩展模式时,不支持 static 型参数。编译器工作在扩展模式时,如果识别到 static 型参数,将发出警告诊断。在这种情况下,编译器将这种参数视为 auto 型,如同代码显式指定这种参数为 auto 型一样。因此参数将存储在堆栈中,而不是为其全局分配存储空间。由于每个函数的总堆栈帧大小限制为 96 字节,将会发出应用程序 "stack frame too large(堆栈帧太大)"的诊断信息,而当编译器工作在非扩展模式时不会发生此问题。为解决这个问题,需要修改函数以减少其参数。

E.1.3 overlay 关键字

编译器工作在扩展模式时不支持 overlay 关键字。编译器工作在扩展模式时,如果识别到 overlay 关键字,将发出警告诊断。在这种情况下,编译器将这种参数视为 auto 型,如同代码显式指定这种参数为 auto 型一样。与 static 型参数类似,此时 overlay 局部变量将存储在堆栈中,而不是为其全局分配存储空间。由于每个函数局部变量的总堆栈帧大小限制为 96 字节,将会发出应用程序 "stack frame too large (堆栈帧太大)"的诊断信息,而当编译器工作在非扩展模式时不会发生此问题。为解决这个问题,需要修改函数以减少其 auto 型局部变量的个数。一种方法是将 overlay 变量更改为 static 型。

注: 不管编译器工作在何种模式下,均支持 Overlay 段 (#pragma overlay)。

E.1.4 行内汇编

工作在扩展模式时,编译器将在行内汇编中接受扩展指令 — ADDFSR、ADDULNK、CALLW、MOVSF、MOVSS、PUSHL、SUBFSR和 SUBULNK;但工作在非扩展模式时,编译器在行内汇编中遇到扩展指令时将发出错误。

此外,工作在扩展模式时,编译器不会识别 MPASM 汇编器所使用、用来表示立即数变址寻址的方括号语法(如 CLRF [2])。而是当 f 操作数小于或等于 $0 \times 5 F$ 以及访问位操作数(a)置为 0 时(如 CLRF 2, 0),编译器将在行内汇编中识别立即数变址寻址。当编译器工作在非扩展模式时,这一相同的指令将解释为引用快速存取 RAM。

E.1.5 预定义宏

无论编译器工作在何种模式,都可以在源代码中使用预定义宏来提高源代码的兼容性。 当为扩展模式编译时,__EXTENDED18__ 预定义宏将为常数值 1; 而当为非扩展模式 编译时, TRADITIONAL18 预定义宏将为常数值 1。

下面给出了几个使用预定义宏的具体例子:

1. 利用预定义宏来在非扩展模式下使用static型参数,而在扩展模式下使用auto型参数:

```
#ifdef __EXTENDED18__
    #define SCLASS auto
#else
    #define SCLASS static
#endif

void foo (SCLASS int bar);
```

2. 利用预定义宏来在非扩展模式下使用 overlay 关键字,而在扩展模式下使用 auto 关键字:

```
#ifdef __EXTENDED18__
    #define SCLASS auto
#else
    #define SCLASS overlay
#endif

void foo (void)
{
    SCLASS int bar;
    ...
}
```

3. 利用预定义宏来在非扩展模式下,在行内汇编中仅使用非扩展模式指令,而在扩展模式下,在行内汇编中使用扩展模式指令:

```
_asm
#ifdef __EXTENDED18__
PUSHL 5
#else
MOVLW 5
MOVWF POSTINC1, 0
#endif
...
MOVF POSTDEC1, 1, 0
endasm
```

E.2 命令行选项差别

编译器工作在扩展模式时不支持下列命令行选项:

- 默认局部变量存储类别(-scs/-sco/-sca) 当编译器工作在扩展模式时,编译器仅支持默认 auto 局部变量。
- 默认数据存储在存取存储区 (-Oa+/-Oa-) 由于工作在扩展模式时器件的快速存取 RAM 大小受限,因此工作在扩展模式时编译器不支持默认将数据存储在快速存取 RAM。

E.3 COFF 文件差别

E.3.1 一般处理器

当为一般处理器(-p18cxx)编译时,在 COFF 文件的可选文件头中指定的处理器类型(proc_type),编译器工作在扩展模式时将设置为 PIC18F4620,而编译器工作在非扩展模式时将设置为 PIC18C452。

E.3.2 文件头的 f_flags 字段

当工作在扩展模式时,生成的 COFF 文件将使文件头 f_flags 字段的 F EXTENDED18 位置位。编译器工作在 非扩展模式时,此位不会被置位。

注:



术语表

Α

ANSI

美国国家标准学会

В

八进制 (Octal)

使用数字 0-7,以 8 为基数的计数体制。最右边的位表示 1 的倍数,右侧第二位表示 8 的倍数,右侧第三位表示 8^2 = 64 的倍数,以此类推。

编译器 (Compiler)

将用高级语言编写的源文件翻译成机器代码的程序。

C

CPU

中央处理单元

存储类别(Storage Class)

确定与指定对象相关联存储区的生存时间。

存储模型 (Memory Model)

一种描述,它指定指向程序存储器的指针的位数。

存储限定符(Storage Qualifier)

表明所定义的对象的特性 (例如 CONST)。

存取存储区 (Access Memory)

PIC18 PICMICRO 单片机的一些特殊通用寄存器,对这些寄存器的访问与存储区选择寄存器(BSR)的设置无关。

错误文件 (Error File)

包含 MPLAB C18 所生成的诊断信息的文件。

D

单片机 (Microcontroller)

高度集成的芯片,它包括 CPU、 RAM、某种类型的 ROM、 I/O 端口和定时器。

递归函数 (Recursive)

自调用的函数 (即调用自己的函数)。

地址 (Address)

确定信息在存储器中位置的代码。

低字节低地址 (Little Endian)

将给定对象的最低有效字节存储在较低的地址。

段 (Section)

位于存储器特定地址的应用程序的一部分。

段属性 (Section Attribute)

段的特性 (如 ACCESS 段)。

Ε

二进制 (Binary)

使用数字 0 和 1,以 2 为基数的计数体制。最右边的位表示 1 的倍数,右边第二位表示 2 的倍数,右边第三位表示 2^2 = 4 的倍数,以此类推。

F

Free-standing

一种实现,它接受任何不使用复杂数据类型的严格符合程序,而且在这种实现中,对库条款中规定的属性的使用,仅限于标准头文件: <FLOAT.H>、 <ISO646.H>、 <LIMITS.H>、 <STDARG.H>、 <STDBOOL.H>、 <stddef.h> 和 <stdint.h>。

非扩展模式 (Non-extended Mode)

在非扩展模式下,编译器不会使用扩展指令和立即数变址寻址。

G

高级语言(High-level Language)

编写程序的语言,与汇编语言相比,它不依赖于具体的处理器。

Н

汇编器 (Assembler)

把汇编源代码翻译成机器代码的语言工具。

汇编语言 (Assembly)

以可读形式描述二进制机器代码的符号语言。

I

ICD

在线调试器

ICE

在线仿真器

IDE

集成开发环境

IEEE

电子和电气工程师协会

ISO

国际标准化组织

ISR

中断服务程序

J

绝对段 (Absolute Section)

具有链接器不能改变的固定地址的段。

Κ

可重定位 (Relocatable)

没有被指定到固定的存储器地址的对象。

可重入函数 (Reentrant)

可以有多个同时运行的实例的函数。在下面两种情况下可能发生函数重入:直接或间接递归调用函数;或者在由函数转入的中断处理过程中又执行此函数。

库 (Library)

可重定位目标模块的集合。

库管理器 (Librarian)

建立并管理库的程序。

扩展模式 (Extended Mode)

在扩展模式下,编译器将使用扩展指令(即 ADDFSR、ADDULNK、 CALLW、 MOVSF、 MOVSS、 PUSHL、 SUBFSR 和 SUBULNK)以及立即数变址寻址。

L

链接器 (Linker)

把目标文件和库文件结合起来生成可执行代码的程序。

M

MPASM 汇编器 (MPASM Assembler)

Microchip PICmicro 系列单片机的可重定位宏汇编器。

MPLIB 目标库管理器 (MPLIB Object Librarian)

Microchip PICmicro 系列单片机的库管理器。

MPLINK 目标链接器 (MPLINK Object Linker)

Microchip PICmicro 系列单片机的链接器。

目标代码 (Object Code)

由汇编器或编译器生成的机器代码。

目标文件 (Object File)

包含目标代码的文件。它可以直接执行或需要与其他目标代码文件 (比如库文件)链接,以生成完全可执行的程序。

Ν

匿名结构 (Anonymous Structure)

未命名的对象。

Р

Pragma

一种伪指令,它对于特定的编译器有意义。

R

RAM

随机访问存储器

ROM

只读存储器

S

十六进制 (Hexadecimal)

使用数字 0-9 以及字母 A-F (或 a-f),以 16 为基数的计数体制。字母 A-F 表示十进制数 10 到 15。最右边的位表示 1 的倍数,右边第二位表示 16 的倍数,第三位表示 $16^2 = 256$ 的倍数,以此类推。

随机访问存储器 (Random Access Memory)

一种存储器,可以在这种存储器中以任意顺序读写信息。

Т

特殊功能寄存器 (Special Function Register)

控制 I/O 处理函数、I/O 状态、定时器、其他模式或外围模块的寄存器。

条件编译 (Conditional Compilation)

只有当预处理伪指令指定的某个常数表达式为真时才编译程序段的操作。

X

向量 (Vector)

复位或中断发生时,应用程序跳转到的存储器地址。

Υ

已分配段 (Assigned Section)

在链接器命令文件中已分配到目标存储区的段。

异步(Asynchronously)

不同时发生的多个事件。通常用来指可能在处理器执行过程中的任意时刻发生的中断。

运行时模型 (Runtime Model)

编译器运行所遵循的各项前提。

Ζ

帧指针 (Frame Pointer)

指向堆栈中地址的指针,它用于区分堆栈中的函数参数和局部变量。

只读存储器 (Read Only Memory)

存储器硬件,它允许快速访问其中永久存储的数据,但不允许添加或更改数据。

致命错误(Fatal Error)

引起编译立即停止的错误。不产生其他消息。

中断(Interrupt)

发送到 CPU 的信号,它使 CPU 暂停正在运行的应用程序,把控制权转交给中断服务程序,以处理事件。执行完中断服务程序后,继续正常执行应用程序。

中断服务程序 (Interrupt Service Routine)

处理中断的函数。

中断响应时间 (Latency)

从事件发生到得到响应的时间。

中央处理单元 (Central Processing Unit)

芯片的一部分,其功能是取出要执行的指令,再对指令进行译码,然后执行指令。如果有必要,它和算术逻辑单元(ARITHMETIC LOGIC UNIT, ALU)一起工作,来完成指令的执行。它控制程序存储器的地址总线、数据存储器的地址总线和对堆栈的访问。

字节存储顺序 (Endianness)

多字节对象的字节存储顺序。

注:



索引

符号		typedef	12
6 H = N. II. A		存储模型	39
#pragma。 <i>参见</i> Pragma 伪指令	40		39
.cinit	_	改变设置	39
.stringtable			39
.tmpdata		小	39
18CXX		存储限定符	14
EXTENDED18		const	14
LARGE		extern	36
PROCESSOR			14, 23, 39
SMALL		near	14, 25, 36, 39
TRADITIONAL18		ram	14
_asm		rom	14, 16–17, 21, 26
_endasm	19	volatile	14, 36
Α		D	
auto	12–13, 40, 43–44	大存储模型	39
В			11
В		低优先级中断	27, 30
BSR	. 27–28. 30. 37. 50		20
保留段名			48
编译器管理的资源		.stringtable	16
编译器临时变量			23, 30–31, 50
洞仔证明又里	27, 31		23
С			20–26
	44 04 00		20–23, 26, 48
char			20
signed			23, 30, 50
unsigned		-	22–23
ClrWdt()			35
code	20–26		16, 20–22, 26
COFF 文件			22–26
差别	115		22—20
格式			25–26
const	14	_	20–23, 26–28
长度			20
指针	39		20
程序存储器指针。参见 rom 指针			20–23
程序存储器指针。参见rom 指针			20–23
处理器		堆栈 放供	12 27 20 40 42 44 49
类型		扒什 → 刑	13, 27, 30, 40, 43–44, 48
选择	9–10		
一般	9, 61, 76, 115		40
存储类别		有印	40, 50
auto		E	
extern	12, 43, 45, 47		
overlay			12
register		extern	12, 36, 43, 45, 47
static12—1	13, 43, 45, 113–114		

F		Rrncf()	37
		Sleep()	37
far		Swapf()	37
float		预定义	
FSR0		18CXX	15
FSR1		EXTENDED18	15, 114
FSR2	40, 43, 48, 50	LARGE	
返回值		PROCESSOR	
位置	42	SMALL	
非扩展模式	113–115	TRADITIONAL18	
COFF 文件	76		
存储类别		行内	10 114
存取段		1J PJ	
返回值		_asm	
z			
选择模式		与 C 的混合编程	43–47
预定义宏		汇编器	40
		MPASM	
浮点型double		内部	
		与 MPASM	20
float	I I	J	
G		安士明卢刘子师	20. 20
高优先级中断	27 30	寄存器定义文件	
关键字	27, 00	idata	20–23, 20, 40
_asm	19	int	44.45
_endasm	10	signed	
auto		unsigned	
		interrupt pragma	
const		interruptlow pragma	27
extern		结构	
far		匿名	18–19, 36
near		V	
overlay		K	
ram		客户通知服务	Б
register		客户支持	
rom			
static		快速存取 RAM	
typedef	12	扩展模式	
volatile	14, 36	COFF 文件	
		返回值	
Н		选择模式	
存由汇 护	10 20 114	预定义宏	15
行内汇编 _asm		扩展指令	
_asiii	19	ADDFSR	
_endasm	19	ADDULNK	
宏。 <i>参见</i> 宏,行内汇编		CALLW	
宏		MOVSF	9, 114
定义	9	MOVSS	9, 114
行内汇编		PUSHL	9, 114
ClrWdt()		SUBFSR	9, 114
Nop()		SUBULNK	
Reset()	37		, ,
Rlcf()	37		
Rlncf()	37		
Rrcf()	37		

L		-Ou	
1		-Ow-	
long	11	-p	
signed		-pa=n	
unsigned		-sca	
long short int	11	-sco	
链接描述文件	05	-scs	13, 115
ACCESSBANK		-M	
SECTION	20, 26	-verbose	7
链接器脚本		命令行选项 -Os	53
SECTION	26	命令行用法	
临时变量		默认段	
编译器	27, 31	模式	
		非扩展	113-115
М		COFF 文件	
MATH DATA	23 30 50	存储类别	
		存取段	
MCC_INCLUDE		static 参数	
Microchip 网站			
MPASM	• • • • • • • • • • • • • • • • • • • •	扩展	
MPLINK		COFF 文件	
命令行选项		选择模式	
extended		预定义宏	15
help		N	
help-config	35	14	
help-message	8	near	14, 25, 36, 39
help-message-all	8	Nop()	
help-message-list	8	内部汇编器	
no-extended		与 MPASM	
-D	9		
-fe	8	匿名结构	18–19, 30
-fo		0	
-I			
-k		overlay	12–13, 113–114
-ls			
-		Р	
-ml		1.0 1-	27
-ms		p18cxxx.h	
-nw		PC	
-0		PCLATH	•
-0a+	,	PCLATU	•
-Ob+	51–52	PORTA	36–38
-0b		Pragma 伪指令	
-Od+	51, 57	#pragma config	
-0d	•	<pre>#pragma interrupt</pre>	
-Oi	15, 92	<pre>#pragma interruptlow</pre>	27
-Om+	51	<pre>#pragma sectiontype</pre>	20–23
-Om	51	#pragma tmpdata	
-On+	51–52	#pragma varlocate	
-On		PROD	
-Op+		PRODH	
-Op		PRODL	
-Opa+		配置 Pragma 伪指令	
		_	
-0pa		配置字	34–35
-Or+	′	Q	
-or	•	-	
-Os+	•	启动代码	48–49
-Os		定制	
-Ot+	•	,C.,-	
-Ot	51, 54		
-Ou+	51, 55		
-Ow+	E4 E0		

R			28, 30, 50
RAM			30, 50
快速存取	22.26		30, 50
ramram			30
指针			27–28, 30, 37, 42, 44, 50
register			9
Reset()		头文件	4-5
reset 向量			15
RETFIE。 <i>参见</i> 中断返回			37
Rlcf()		用尸	15
Rlncf()		V	
rom		-	
	14, 17, 39		33–34
romdata		volatile	14, 36
Rrcf()		W	
Rrncf()		VV	
软件堆栈1		udata	20–23, 26–28
大型			27–28, 30, 37, 42, 44, 50
, . <u>—</u>			2
S		X1021/C	
		X	
SFR。 <i>参见</i> 特殊功能寄存器			
short	4.4		39
signed		小尾数法	12, 120
unsigned		Υ	
short long int		•	
signed		一般处理器	
unsigned		头文件	37
Sleep()		硬件堆栈	40
static		影子寄存器	27, 30
STATUS			51
Swapf()		存储区选择	51–52
输出文件		代码排序	51, 53–54
数据存储器指针。参见 ram 扌	省针		51, 55–57
Т		过程抽象	51, 57–58
		合并相同的字符串	51
TABLAT	30, 50	冗余存储删除	51, 56
TBLPTR	30, 50	删除死代码	51, 57
TBLPTRU	30		51, 55
tmpdata pragma	31–33	WREG 内容跟踪	51, 53
typedef	12	尾部合并	51, 54
特殊功能寄存器	27, 36–38, 50	转移	51–52
BSR		预定义宏	
FSR0			15
FSR1	40, 48, 50	EXTENDED18	15, 114
FSR2	40, 43, 48, 50	LARGE	15
PC	50		15
PCLATH	30, 50		15
PCLATU	30, 50	TRADITIONAL18_	15, 114
PORTA	36–38		39 _ 50
PROD	30, 50		
PRODH	42		
PRODI.	42		

Ζ

诊断	
禁止	
诊断级别	8
针对处理器	36–37
帧指针	
初始化	43
整型	
正主 char	11 91–92
signed	11 01
unsigned	11, 91
_	11, 91
int	44.4=
signed	
unsigned	11
long	
signed	11
unsigned	11
long short int	
short	
signed	11
unsigned	
short long int	
signed	
unsigned	
整型的提升	15–16
指针	
长度	39
堆栈	40. 50
ram	
rom	
· · · · · · · · · · · · · · · · · · ·	
初始化	
	43
指向程序存储器。参见 rom 指针	
指向数据存储器。参见 ram 指针	
中断	
保护和恢复现场	27, 29
不保存编译器管理的资源	30
低优先级	27, 30
高优先级	27. 30
嵌套	
向量	
响应时间	
中断返回	
中断服务程序	
最小现场	27



全球销售及服务网点

美洲

公司总部 Corporate Office 2355 West Chandler Blvd. Chandler, AZ 85224-6199

Tel: 1-480-792-7200 Fax: 1-480-792-7277

技术支持:

http://support.microchip.com

网址: www.microchip.com 亚特兰大 Atlanta

Alpharetta, GA Tel: 1-770-640-0034 Fax: 1-770-640-0307

波士顿 Boston Westborough, MA Tel: 1-774-760-0087 Fax: 1-774-760-0088

芝加哥 Chicago Itasca, IL

Tel: 1-630-285-0071 Fax: 1-630-285-0075

达拉斯 Dallas Addison, TX

Tel: 1-972-818-7423 Fax: 1-972-818-2924

底特律 Detroit

Farmington Hills, MI Tel: 1-248-538-2250 Fax: 1-248-538-2260

科科莫 Kokomo Kokomo, IN

Tel: 1-765-864-8360 Fax: 1-765-864-8387

洛杉矶 Los Angeles Mission Viejo, CA

Tel: 1-949-462-9523 Fax: 1-949-462-9608 圣何塞 San Jose

Mountain View. CA Tel: 1-650-215-1444 Fax: 1-650-961-0286

加拿大多伦多 Toronto Mississauga, Ontario,

Canada

Tel: 1-905-673-0699 Fax: 1-905-673-6509

亚太地区

中国 - 北京

Tel: 86-10-8528-2100 Fax: 86-10-8528-2104

中国 - 成都

Tel: 86-28-8676-6200 Fax: 86-28-8676-6599

中国 - 福州

Tel: 86-591-8750-3506 Fax: 86-591-8750-3521

中国 - 香港特别行政区 Tel: 852-2401-1200 Fax: 852-2401-3431

中国 - 青岛 Tel: 86-532-8502-7355 Fax: 86-532-8502-7205

中国 - 上海

Tel: 86-21-5407-5533 Fax: 86-21-5407-5066

中国 - 沈阳

Tel: 86-24-2334-2829 Fax: 86-24-2334-2393

中国 - 深圳

Tel: 86-755-8203-2660 Fax: 86-755-8203-1760

Tel: 86-757-2839-5507 Fax: 86-757-2839-5571

中国 - 武汉

Tel: 86-27-5980-5300 Fax: 86-27-5980-5118

中国 - 西安

Tel: 86-29-8833-7252 Fax: 86-29-8833-7256

台湾地区 - 高雄

Tel: 886-7-536-4818 Fax: 886-7-536-4803

台湾地区 - 台北 Tel: 886-2-2500-6610 Fax: 886-2-2508-0102

台湾地区 - 新竹 Tel: 886-3-572-9526 Fax: 886-3-572-6459

亚太地区

澳大利亚 Australia - Sydney

Tel: 61-2-9868-6733 Fax: 61-2-9868-6755

印度 India - Bangalore Tel: 91-80-2229-0061

Fax: 91-80-2229-0062

印度 India - New Delhi

Tel: 91-11-5160-8631 Fax: 91-11-5160-8632

印度 India - Pune

Tel: 91-20-2566-1512 Fax: 91-20-2566-1513

日本 Japan - Yokohama

Tel: 81-45-471- 6166 Fax: 81-45-471-6122

韩国 Korea - Gumi Tel: 82-54-473-4301

Fax: 82-54-473-4302

韩国 Korea - Seoul Tel: 82-2-554-7200

Fax: 82-2-558-5932 或

82-2-558-5934

马来西亚 Malaysia - Penang

Tel: 60-4-646-8870 Fax: 60-4-646-5086

菲律宾 Philippines - Manila Tel: 63-2-634-9065

Fax: 63-2-634-9069 新加坡 Singapore

Tel: 65-6334-8870 Fax: 65-6334-8850

泰国 Thailand - Bangkok Tel: 66-2-694-1351

Fax: 66-2-694-1350

欧洲

奥地利 Austria - Wels

Tel: 43-7242-2244-399 Fax: 43-7242-2244-393

丹麦 Denmark-Copenhagen

Tel: 45-4450-2828 Fax: 45-4485-2829

法国 France - Paris

Tel: 33-1-69-53-63-20 Fax: 33-1-69-30-90-79

德国 Germany - Munich

Tel: 49-89-627-144-0 Fax: 49-89-627-144-44

意大利 Italy - Milan

Tel: 39-0331-742611 Fax: 39-0331-466781

荷兰 Netherlands - Drunen

Tel: 31-416-690399 Fax: 31-416-690340

西班牙 Spain - Madrid Tel: 34-91-708-08-90

Fax: 34-91-708-08-91

英国 UK - Wokingham Tel: 44-118-921-5869 Fax: 44-118-921-5820

10/31/05